

**ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ –
ΥΠΟΜΝΗΜΑ ΣΠΟΥΔΩΝ ΚΑΙ
ΕΡΕΥΝΗΤΙΚΗΣ – ΕΠΑΓΓΕΛΜΑΤΙΚΗΣ
ΔΡΑΣΤΗΡΙΟΤΗΤΑΣ**

**ΠΑΡΑΣΚΕΥΑ ΘΕΟΔ. ΚΙΤΣΟΥ
ΑΝΑΠΛΗΡΩΤΗ ΚΑΘΗΓΗΤΗ
ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ ΚΑΙ
ΜΗΧΑΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ
ΠΑΝΕΠΙΣΤΗΜΙΟ ΠΕΛΟΠΟΝΝΗΣΟΥ**

ΙΟΥΝΙΟΣ 2019

Περιεχόμενα

I. ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ	3
II. ΣΥΝΤΟΜΟ ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ	3
III. ΧΡΟΝΟΛΟΓΙΚΟΣ ΠΙΝΑΚΑΣ ΣΠΟΥΔΩΝ	4
IV. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ	4
IV1. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΘΕΣΗ	4
IV2. ΔΙΔΑΚΤΙΚΗ ΕΜΠΕΙΡΙΑ	5
IV3. ΔΙΔΑΚΤΙΚΟ ΕΡΓΟ ΚΑΤΑ ΤΗ ΔΙΑΡΚΕΙΑ ΤΟΥ ΔΙΔΑΚΤΟΡΙΚΟΥ	12
<i>B. Επίβλεψη Διπλωματικών Εργασιών</i>	12
IV4. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΒΛΕΨΗ ΔΙΔΑΚΤΟΡΙΚΩΝ ΔΙΑΤΡΙΒΩΝ	13
IV5. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΒΛΕΨΗ ΠΤΥΧΙΑΚΩΝ ΕΡΓΑΣΙΩΝ	13
IV6. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΓΑ	13
IV7. ΔΙΟΙΚΗΤΙΚΟ ΕΡΓΟ ΣΤΟ ΤΜΗΜΑ ΜΗΧΑΝΙΚΩΝ ΠΛΗΡΟΦΟΡΙΚΗΣ ΤΕ	16
V. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΟΥΣ ΟΡΓΑΝΙΣΜΟΥΣ	17
VI. ΕΜΠΕΙΡΙΑ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ	17
VII. ΣΤΡΑΤΙΩΤΙΚΗ ΘΗΤΕΙΑ	18
VII. ΞΕΝΕΣ ΓΛΩΣΣΕΣ	18
IX. ΔΗΜΟΣΙΕΥΜΕΝΟ ΕΡΓΟ	18
IX1. ΔΙΑΤΡΙΒΕΣ	18
IX2. ΒΙΒΛΙΑ / ΕΚΠΑΙΔΕΥΤΙΚΟ ΥΛΙΚΟ	18
<i>IX2I. Ελληνόγλωσσα</i>	18
<i>IX2II. Ξενόγλωσσα</i>	18
<i>IX2III. Εργαστηριακές Σημειώσεις</i>	19
IX3. ΚΕΦΑΛΑΙΑ ΣΕ ΒΙΒΛΙΑ ΜΕ ΚΡΙΤΕΣ	19
IX4. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΜΕ ΚΡΙΤΕΣ	20
IX5. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΣΥΝΕΔΡΙΑ ΜΕ ΚΡΙΤΕΣ	22
<i>A. Δημοσιεύσεις σε πρακτικά διεθνών συνεδρίων</i>	22
<i>B. Διαλέξεις (Tutorials) σε διεθνή συνέδρια</i>	26
IX6. ΑΛΛΕΣ ΑΝΑΚΟΙΝΩΣΕΙΣ	26
X. ΟΜΙΛΙΕΣ ΜΕΤΑ ΑΠΟ ΠΡΟΣΚΛΗΣΗ	27
XI. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΤΡΟΠΕΣ, ΟΜΑΔΕΣ ΕΡΓΑΣΙΑΣ ΚΑΙ ΘΕΣΕΙΣ ΔΙΟΙΚΗΣΗΣ	27
XI1. ΣΕ ΔΙΕΘΝΗ ΠΕΡΙΟΔΙΚΑ	27
XI2. ΣΕ ΔΙΕΘΝΗ ΣΥΝΕΔΡΙΑ	28
<i>XI2A. Μέλος Επιτροπών Διοργάνωσης</i>	28
<i>XI2B. Μέλος Επιτροπών Προγράμματος</i>	30
<i>XI3. Σε Ελληνικές Κοινότητες</i>	37
XI2. ΚΡΙΤΗΣ ΣΕ ΔΙΕΘΝΗ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΚΑΙ ΣΥΝΕΔΡΙΑ	37
<i>XII1. Επιστημονικά Περιοδικά</i>	37
<i>XII2. Διεθνή Συνέδρια</i>	38
XIII. ΤΙΜΗΤΙΚΕΣ ΔΙΑΚΡΙΣΕΙΣ	39

I. ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ

Όνοματεπώνυμο : Παρασκευάς Κίτσος
Πατρώνυμο: Θεόδωρος
Ημερομηνία γέννησης: 12 Φεβρουαρίου 1975
Τόπος γέννησης: Αθήνα
Οικογενειακή κατάσταση: Έγγαμος με δύο παιδιά
Διεύθυνση γραφείου: Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου.
Διεύθυνση: Μεγάλου Αλεξάνδρου 1, Κουκούλι, Πάτρα
E-mails: rkitsos @ ieee.org , rkitsos @ teimes.gr
Ιστοσελίδα: <http://diceslab.cied.teiwest.gr>

II. ΣΥΝΤΟΜΟ ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ

Μετά τη συμμετοχή του στις πανελλήνιες εξετάσεις του 1993 εισήχθη στο τμήμα Φυσικής του Πανεπιστημίου Πατρών απ' όπου αποφοίτησε το Σεπτέμβριο του 1999. Η διπλωματική του εργασία με θέμα: «*Επεξεργασία Ψηφιακών Συστημάτων με το SIMULINK του MATLAB*», εκπονήθηκε στο Εργαστήριο Ηλεκτρονικής και Η/Υ του τμήματος Φυσικής.

Από το Φεβρουάριο του 2000 έως τον Απρίλιο του 2004 ασχολήθηκε με την εκπόνηση της διδακτορικής του διατριβής με θέμα: «*Μελέτη και Υλοποίηση σε Υλικό Αλγορίθμων Κρυπτογραφίας και Συστημάτων Ασφαλούς Μετάδοσης Πληροφοριών για Ασύρματες Επικοινωνίες*», η οποία ολοκληρώθηκε με απόδοση «Άριστα». Η διατριβή εκπονήθηκε στο Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας στο τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών.

Από το Μάιο του 2014 έως τον Μάιο του 2019 ήταν μέλος ΔΕΠ (Επίκουρος και έπειτα Αναπληρωτής Καθηγητής) στο τμήμα Μηχανικών Πληροφορικής Τ.Ε. του ΤΕΙ Δυτικής Ελλάδας. Από τον Μάιο του 2019 είναι Αναπληρωτής Καθηγητής στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου. Επίσης, από τον Ιανουάριο του 2012 συνεργάζεται με το Ινστιτούτο Βιομηχανικών Συστημάτων (INBIS) / Ερευνητικό Κέντρο ΑΘΗΝΑ σε ερευνητικά και αναπτυξιακά έργα. Επιπλέον, από το Μάιο του 2005 έως τον Μάιο του 2015 συνεργάζονταν με το εργαστήριο Ψηφιακών Συστημάτων & Επεξεργασίας Ψηφιακών Μέσων, της Σχολής Θετικών Επιστημών και Τεχνολογίας, στο Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ). Τέλος, έχει εργαστεί ως επισκέπτης καθηγητής στο Πανεπιστήμιο της Παβία, Ιταλία.

Συμμετέχει σε ομάδες εργασίας διεθνών περιοδικών (Associate Editor στο περιοδικό "IEEE Systems Journal (ISJ)", Editorial Board Member στο περιοδικό "Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)", και Associate Editor στο περιοδικό "International Journal of Reconfigurable Computing (Hindawi Journal)". Έχει συμμετάσχει σε μεγάλο αριθμό διεθνών συνεδρίων σαν μέλος των επιτροπών προγράμματος. Ήταν Track Co-chair στο συνέδριο "The 4th International Conference on ReConFigurable Computing and FPGA's, ReConFig' 08" στο Μεξικό, συμμετείχε στη διοργάνωση (General Local Chair) του συνεδρίου "12th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2009", που έγινε στη Πάτρα τον Αύγουστο του 2009 καθώς και στην επιλογή του τεχνικού προγράμματος (Deputy Program Chair) του συνεδρίου "13th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2010", που έγινε στη Lille της Γαλλίας το Σεπτέμβριο του 2010. Επίσης ήταν Technical Program Chair του συνεδρίου "14th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2011", που έγινε στο Ούλου της Φιλανδίας το Σεπτέμβριο του 2011, ήταν Program co-Chair του συνεδρίου "18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015" που έγινε στη

Μαδέιρα της Πορτογαλίας και ήταν επίσης *Program Chair* του συνεδρίου “19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016” που έγινε στη Λεμεσό της Κύπρου. Επίσης έχει οργανώσει ή συν-οργανώσει επτά special issues (XIII. Σε Διεθνή Περιοδικά) σε έγκριτα περιοδικά και δέκα special sessions (XII2A. Μέλος Επιτροπών Διοργάνωσης) σε αντίστοιχα διεθνή συνέδρια σε θέματα σχεδιασμού ολοκληρωμένων κυκλωμάτων συστημάτων ασφάλειας και σε θέματα συστημάτων ασφάλειας - κρυπτογραφίας. Τέλος ήταν υπεύθυνος για την επιμέλεια δύο συλλογικών τόμων σε θέματα μελέτης αλγορίθμων ασφάλειας και υλοποιήσεις αυτών για το RFID (“*RFID Security: Techniques, Protocols and System-On-Chip Design*”, Springer-USA, 2008) και σε Wireless Sensor Networks (“*Security in RFID and Wireless Sensor Networks*”, Auerbach Publications, 2009), ενός συλλογικού τόμου σε θέματα ενσωματωμένων συστημάτων με εφαρμογές στις Τηλεπικοινωνίες (“*System-Level Design Methodologies for Telecommunication*”, Springer-USA, 2013), και επίσης των πρακτικών των συνεδρίων DSD 2011 και DSD 2016.

III. ΧΡΟΝΟΛΟΓΙΚΟΣ ΠΙΝΑΚΑΣ ΣΠΟΥΔΩΝ

2004	Διδακτορική διατριβή, Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων, τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, Πολυτεχνική Σχολή, Πανεπιστήμιο Πάτρας.
1999	Πτυχίο Φυσικού, Σχολή Θετικών Επιστημών, Πανεπιστήμιο Πάτρας.

IV. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ

IV1. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΘΕΣΗ

10/2018-7/2019	Συντονιστής, στη ΘΕ «Ενσωματωμένα Συστήματα (ΣΔΥ62)» του μεταπτυχιακού προγράμματος σπουδών Τεχνολογία Υλικού και Λογισμικού: Σχεδίαση και Ανάπτυξη Διάχυτων Συστημάτων Υπολογισμού του Ελληνικού Ανοικτού Πανεπιστημίου.
5/2019 – Σήμερα	Αναπληρωτής Καθηγητής στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.
2/2019 – 5/2019	Αναπληρωτής Καθηγητής στο τμήμα Μηχανικών Πληροφορικής Τ.Ε. του ΤΕΙ Δυτικής Ελλάδας.
5/2014 – 2/2019	Επίκουρος Καθηγητής στο τμήμα Μηχανικών Πληροφορικής Τ.Ε. του ΤΕΙ Δυτικής Ελλάδας.
5/2014 – Σήμερα	Συνεργαζόμενος μέλος ΔΕΠ με το Ινστιτούτο Βιομηχανικών Συστημάτων (INBIS) / Ερευνητικό Κέντρο ΑΘΗΝΑ σε ερευνητικά και αναπτυξιακά έργα.
1/2012 – 4/2014	Συνεργάτης ερευνητής με το Ινστιτούτο Βιομηχανικών Συστημάτων (INBIS) / Ερευνητικό Κέντρο ΑΘΗΝΑ σε ερευνητικά και αναπτυξιακά έργα.
5/2005 – 5/2015	Συνεργάτης με το εργαστήριο Ψηφιακών Συστημάτων & Επεξεργασίας Ψηφιακών Μέσων, της Σχολής Θετικών Επιστημών και Τεχνολογίας, στο Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ).

IV2. ΔΙΔΑΚΤΙΚΗ ΕΜΠΕΙΡΙΑ

2018-2019			
Αναπληρωτής Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	6 ^ο Εξάμηνο		Μάθημα: Επεξεργαστές Ειδικού Σκοπού (αυτόνομη διδασκαλία)
	6 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs - θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	1 ^ο Εξάμηνο		Μάθημα: προηγμένα Συστήματα Ασφαλείας (συν - διδάσκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες Ευφών Συστημάτων Πληροφορικής και Επικοινωνιών
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	5 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων- θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο		Μάθημα: Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης- θεωρία (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Συστημάτων Ασφάλειας σε Υλικό - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)
Ελληνικό Πανεπιστήμιο Ανοικτό (ΕΑΠ). Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).	01/10/2018-31/07/2019		Μάθημα: Ενσωματωμένα Συστήματα (ΣΔΥ62) του μεταπτυχιακού προγράμματος σπουδών Τεχνολογία Υλικού και Λογισμικού: Σχεδίαση και Ανάπτυξη Διάχυτων Συστημάτων Υπολογισμού (Συντονιστής)

2017-2018			
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	4 ^ο Εξάμηνο		Μάθημα: Κρυπτογραφία και Ασφάλεια Υπολογιστών - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)
	6 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs - θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	2 ^ο Εξάμηνο		Μάθημα: Αρχές Συστημάτων Ασφαλείας (συν - διδάσκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών Εφαρμογών και Υπηρεσιών
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	5 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων- θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο		Μάθημα: Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης- θεωρία (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Συστημάτων

			Ασφάλειας σε Υλικό - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)
Ελληνικό Πανεπιστήμιο Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).	Ανοικτό (ΕΑΠ).	01/10/2017-31/07/2018	Μάθημα: Ενσωματωμένα Συστήματα (ΣΔΥ62) του μεταπτυχιακού προγράμματος σπουδών Τεχνολογία Υλικού και Λογισμικού: Σχεδίαση και Ανάπτυξη Διάχυτων Συστημάτων Υπολογισμού

2016-2017			
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	4 ^ο Εξάμηνο		Μάθημα: Κρυπτογραφία και Ασφάλεια Υπολογιστών - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)
	6 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs - θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	2 ^ο Εξάμηνο		Μάθημα: Αρχές Συστημάτων Ασφαλείας (συν - διδάσκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών Εφαρμογών και Υπηρεσιών
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	7 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs - θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων- θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο		Μάθημα: Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης- θεωρία (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Συστημάτων Ασφάλειας σε Υλικό - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)

2015-2016			
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	4 ^ο Εξάμηνο		Μάθημα: Κρυπτογραφία και Ασφάλεια Υπολογιστών - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)
	6 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Συστημάτων Ασφάλειας σε Υλικό - θεωρία και εργαστήριο (αυτόνομη διδασκαλία)
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	2 ^ο Εξάμηνο		Μάθημα: Αρχές Συστημάτων Ασφαλείας (συν - διδάσκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών Εφαρμογών και Υπηρεσιών
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών	5 ^ο Εξάμηνο		Μάθημα: Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων- θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο		Μάθημα: Συστήματα Πολύ Μεγάλης

Πληροφορικής ΤΕ.		Κλίμακας Ολοκλήρωσης- θεωρία και εργαστήριο (αυτοδύναμη διδασκαλία)
------------------	--	---

2014-2015			
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	4 ^ο Εξάμηνο	Μάθημα: Κρυπτογραφία και Ασφάλεια Υπολογιστών - θεωρία (αυτόνομη διδασκαλία)	
	4 ^ο Εξάμηνο	Μάθημα: Κρυπτογραφία και Ασφάλεια Υπολογιστών - εργαστήριο (αυτόνομη διδασκαλία)	
	4 ^ο Εξάμηνο	Μάθημα: Ενσωματωμένα Συστήματα I - εργαστήριο (αυτόνομη διδασκαλία)	
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	2 ^ο Εξάμηνο	Μάθημα: Αρχές Συστημάτων Ασφαλείας (συν - διδασκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών Εφαρμογών και Υπηρεσιών	
	2 ^ο Εξάμηνο	Μάθημα: Ψηφιακή Επεξεργασία Σήματος και Σχεδιασμός Υλικού (συν - διδασκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών Εφαρμογών και Υπηρεσιών	
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	5 ^ο Εξάμηνο	Μάθημα: Αναλογικά – Ψηφιακά Συστήματα - θεωρία (αυτοδύναμη διδασκαλία)	
	5 ^ο Εξάμηνο	Μάθημα: Αναλογικά – Ψηφιακά Συστήματα – εργαστήριο (αυτοδύναμη διδασκαλία)	
	1 ^ο Εξάμηνο	Μάθημα: Ψηφιακή Σχεδίαση – εργαστήριο (αυτοδύναμη διδασκαλία)	
Ελληνικό Πανεπιστήμιο Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).	Ανοικτό (ΕΑΠ).	01/10/2014-31/07/2015	Μάθημα: Ενσωματωμένα Συστήματα (ΣΔΥ62) του μεταπτυχιακού προγράμματος σπουδών Τεχνολογία Υλικού και Λογισμικού: Σχεδίαση και Ανάπτυξη Διάχυτων Συστημάτων Υπολογισμού

2013-2014		
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	4 ^ο Εξάμηνο	Μάθημα: Κρυπτογραφία και Ασφάλεια Υπολογιστών - εργαστήριο (αυτόνομη διδασκαλία)
	4 ^ο Εξάμηνο	Μάθημα: Ενσωματωμένα Συστήματα I - εργαστήριο (αυτόνομη διδασκαλία)
Επίκουρος Καθηγητής. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	2 ^ο Εξάμηνο	Μάθημα: Αρχές Συστημάτων Ασφαλείας (συν - διδασκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών Εφαρμογών και Υπηρεσιών
	2 ^ο Εξάμηνο	Μάθημα: Ψηφιακή Επεξεργασία Σήματος και Σχεδιασμός Υλικού (συν - διδασκων) στο Πρόγραμμα Μεταπτυχιακών σπουδών στις Τεχνολογίες και Συστήματα Ευρυζωνικών

		Εφαρμογών και Υπηρεσιών
Καθηγητής Εφαρμογών με πλήρη προσόντα. Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΤΕΙ) Δυτικής Ελλάδας, τμήμα Μηχανικών Πληροφορικής ΤΕ.	5 ^ο Εξάμηνο	Μάθημα: Αναλογικά – Ψηφιακά Συστήματα - θεωρία (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο	Μάθημα: Αναλογικά – Ψηφιακά Συστήματα – εργαστήριο (αυτοδύναμη διδασκαλία)
	1 ^ο Εξάμηνο	Μάθημα: Ψηφιακή Σχεδίαση – εργαστήριο (αυτοδύναμη διδασκαλία)
Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ). Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).	01/10/2013-31/07/2014	Μάθημα: Ενσωματωμένα Συστήματα (ΣΔΥ62) του μεταπτυχιακού προγράμματος σπουδών Τεχνολογία Υλικού και Λογισμικού: Σχεδίαση και Ανάπτυξη Διάχυτων Συστημάτων Υπολογισμού

2012-2013		
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Μεσολογγίου. τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων.	1 ^ο Εξάμηνο	Μάθημα: Λογική Σχεδίαση - θεωρία (αυτοδύναμη διδασκαλία)
	3 ^ο Εξάμηνο	Μάθημα: Αρχιτεκτονική Υπολογιστών - θεωρία (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων - θεωρία (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδιασμός Συστημάτων Υλικού - θεωρία (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδιασμός Συστημάτων Υλικού - εργαστήριο (αυτοδύναμη διδασκαλία)

2011-2012		
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Μεσολογγίου. τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων.	1 ^ο Εξάμηνο	Μάθημα: Λογική Σχεδίαση - θεωρία (αυτοδύναμη διδασκαλία)
	3 ^ο Εξάμηνο	Μάθημα: Αρχιτεκτονική Υπολογιστών - θεωρία (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων - θεωρία (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων – εργαστήριο (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδιασμός Συστημάτων Υλικού - θεωρία (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδιασμός Συστημάτων Υλικού - εργαστήριο (αυτοδύναμη διδασκαλία)

Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	5 ^ο Εξάμηνο	Μάθημα: Παραγωγή Πολυμεσικών Εφαρμογών - θεωρία (αυτοδύναμη διδασκαλία)
--	------------------------	--

2010-2011		
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Μεσολογγίου. τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων.	1 ^ο Εξάμηνο	Μάθημα: Λογική Σχεδίαση - θεωρία (αυτοδύναμη διδασκαλία)
	3 ^ο Εξάμηνο	Μάθημα: Αρχιτεκτονική Υπολογιστών - θεωρία (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων - θεωρία (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων - Εργαστήριο (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδιασμός Συστημάτων Υλικού - θεωρία (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	5 ^ο Εξάμηνο	Μάθημα: Παραγωγή Πολυμεσικών Εφαρμογών - θεωρία (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με Π.Δ. 407/80. Πανεπιστήμιο Πάτρας. Τμήμα Μηχανικών Η/Υ και Πληροφορικής.	2 ^ο Εξάμηνο	Μάθημα: Εργαστήριο Προγραμματισμού σε Συμβολική Γλώσσα (αυτοδύναμη διδασκαλία)

2009-2010		
Λέκτορας με Π.Δ. 407/80. Πανεπιστημίου Πελοποννήσου. Σχολή Θετικών Επιστημών και Τεχνολογίας. Τμήμα Επιστήμης και Τεχνολογίας Υπολογιστών.	7 ^ο Εξάμηνο	Μάθημα: Γλώσσες Περιγραφής Υλικού II (αυτοδύναμη διδασκαλία), Μάθημα: Αριθμητική Υπολογιστών (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Σύνθεση Ψηφιακών Αρχιτεκτονικών (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Μεσολογγίου. τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων.	1 ^ο Εξάμηνο	Μάθημα: Λογική Σχεδίαση (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδιασμός Συστημάτων Υλικού (Εργαστήριο) (αυτοδύναμη διδασκαλία)

Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	5 ^ο Εξάμηνο	Μάθημα: Παραγωγή Multimedia (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο	Μάθημα: Δημιουργικός Σχεδιασμός Multimedia (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής στην Διοίκηση και Οικονομία	5 ^ο Εξάμηνο	Μάθημα: Ασφάλεια Πληροφοριακών Συστημάτων (αυτοδύναμη διδασκαλία)
Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ). Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).	01/10/2009-31/07/2010	Μάθημα: Ψηφιακά Συστήματα (Ψηφιακή Σχεδίαση, Αρχιτεκτονική Υπολογιστών, Μικροεπεξεργαστές), (ΠΛΗ 21)

2008-2009		
Λέκτορας με Π.Δ. 407/80. Πανεπιστημίου Πελοποννήσου. Σχολή Θετικών Επιστημών και Τεχνολογίας. Τμήμα Επιστήμης και Τεχνολογίας Υπολογιστών.	7 ^ο Εξάμηνο	Μάθημα: Σύνθεση Ψηφιακών Αρχιτεκτονικών (αυτοδύναμη διδασκαλία)
	8 ^ο Εξάμηνο	Μάθημα: Σχεδίαση Ψηφιακών Ολοκληρωμένων Κυκλωμάτων (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Μεσολογγίου. τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων.	3 ^ο Εξάμηνο	Μάθημα: Αρχιτεκτονική Υπολογιστών (αυτοδύναμη διδασκαλία)
	6 ^ο Εξάμηνο	Μάθημα: Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	5 ^ο Εξάμηνο	Μάθημα: Παραγωγή Multimedia (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο	Μάθημα: Δημιουργικός Σχεδιασμός Multimedia (αυτοδύναμη διδασκαλία)
Καθηγητής εφαρμογών με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	6 ^ο Εξάμηνο	Μάθημα: Εκπαιδευτικά Multimedia Προγράμματα (αυτοδύναμη διδασκαλία)
Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ).	01/10/2008-31/07/2009	Μάθημα: «Πρακτική Εξάσκηση σε θέματα Λογισμικού», (ΠΛΗ 40).

Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).		
--	--	--

2007-2008		
Λέκτορας με Π.Δ. 407/80. Πανεπιστημίου Πελοποννήσου. Σχολή Θετικών Επιστημών και Τεχνολογίας. Τμήμα Επιστήμης και Τεχνολογίας Υπολογιστών.	6 ^ο Εξάμηνο	Μάθημα: Σχεδίαση Ψηφιακών Κυκλωμάτων και Συστημάτων με FPGAs (αυτοδύναμη διδασκαλία)
	7 ^ο Εξάμηνο	Μάθημα: Σχεδίαση Ψηφιακών Ολοκληρωμένων Κυκλωμάτων (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με Π.Δ. 407/80. Πανεπιστήμιο Πάτρας. Τμήμα Μηχανικών Η/Υ και Πληροφορικής.	3 ^ο Εξάμηνο	Μάθημα: Αρχιτεκτονική Υπολογιστών I (αυτοδύναμη διδασκαλία)
	4 ^ο Εξάμηνο	Μάθημα: Εργαστήρια Αρχιτεκτονικής Υπολογιστών (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	5 ^ο Εξάμηνο	Μάθημα: Παραγωγή Multimedia (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο	Μάθημα: Δημιουργικός Σχεδιασμός Multimedia (αυτοδύναμη διδασκαλία)
Καθηγητής εφαρμογών με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	6 ^ο Εξάμηνο	Μάθημα: Εκπαιδευτικά Multimedia Προγράμματα (αυτοδύναμη διδασκαλία)
Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ). Συνεργαζόμενο Εκπαιδευτικό Προσωπικό (Σ.Ε.Π.).	01/10/2007-31/07/2008	Μάθημα: «Πρακτική Εξάσκηση σε θέματα Λογισμικού», (ΠΛΗ 40).

2006-2007		
Επίκουρος καθηγητής με Π.Δ. 407/80. Πανεπιστήμιο Πάτρας. Τμήμα Μηχανικών Η/Υ και Πληροφορικής.	4 ^ο Εξάμηνο	Μάθημα: Εργαστήρια Αρχιτεκτονικής Υπολογιστών (αυτοδύναμη διδασκαλία)
Καθηγητής εφαρμογών με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	6 ^ο Εξάμηνο	Μάθημα: Εκπαιδευτικά Multimedia Προγράμματα (αυτοδύναμη διδασκαλία)
	5 ^ο Εξάμηνο	Μάθημα: Γραφιστικής Τεχνολογίας WEB (αυτοδύναμη διδασκαλία)

2005-2006		
Λέκτορας με Π.Δ. 407/80. Πανεπιστημίου Πελοποννήσου. Σχολή Θετικών Επιστημών και Τεχνολογίας. Τμήμα Επιστήμης και Τεχνολογίας Τηλεπικοινωνιών.	6 ^ο Εξάμηνο	Μάθημα: Κρυπτολογία (Κρυπτογραφία – Κρυπτανάλυση (αυτοδύναμη διδασκαλία)
	8 ^ο Εξάμηνο	Μάθημα: Εφαρμοσμένες Στοχαστικές Διαδικασίες (αυτοδύναμη διδασκαλία)
Επίκουρος καθηγητής με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	6 ^ο Εξάμηνο	Μάθημα: Γραφιστική Τεχνολογίας WEB (αυτοδύναμη διδασκαλία)
Καθηγητής εφαρμογών με πλήρη προσόντα. Ανώτατο Τεχνολογικό Εκπαιδευτικό Ίδρυμα (ΑΤΕΙ) Πάτρας. Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης.	6 ^ο Εξάμηνο	Μάθημα: Γραφιστική Τεχνολογίας WEB (αυτοδύναμη διδασκαλία)

IV3. ΔΙΔΑΚΤΙΚΟ ΕΡΓΟ ΚΑΤΑ ΤΗ ΔΙΑΡΚΕΙΑ ΤΟΥ ΔΙΔΑΚΤΟΡΙΚΟΥ

A. Διδασκαλία Μαθημάτων

Κατά τα ακαδημαϊκά έτη 2000-2004 υπήρξε υπεύθυνος για την διδασκαλία εργαστηριακών μαθημάτων του τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών. Πιο συγκεκριμένα ήταν υπεύθυνος για τα εργαστήρια των παρακάτω μαθημάτων:

1. “Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων Ι”, 7ο εξάμηνο, (από ακαδημαϊκό έτος 2000-01 έως 2004).
2. “Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων ΙΙ”, 8ο εξάμηνο, (από ακαδημαϊκό έτος 1999-00 έως 2004).
3. “Σχεδιασμός Ολοκληρωμένων Συστημάτων με Τεχνικές VLSI”, 9ο εξάμηνο, (από ακαδημαϊκό έτος 2000-01 έως 2004).
4. “Σχεδιασμός Ολοκληρωμένων Συστημάτων Υλικού και Λογισμικού”, (Πρώτο εξάμηνο ακαδημαϊκού έτος 2001-2002), Πρόγραμμα Μεταπτυχιακών Σπουδών “Ολοκληρωμένα Συστήματα Υλικού και Λογισμικού (ΟΣΥΛ)”.
5. “Εισαγωγή στους Υπολογιστές Ι – Λειτουργικά Συστήματα”, 1ο εξάμηνο, (από ακαδημαϊκό έτος 2000-01 έως 2004).
6. “Εισαγωγή στους Υπολογιστές ΙΙ”, 2ο εξάμηνο, (ακαδημαϊκό έτος 1999-00).

B. Επίβλεψη Διπλωματικών Εργασιών

Κατά τα ακαδημαϊκά έτη 2001-2004 είχε προσφέρει επικουρικό έργο ως προς την επίβλεψη 5 διπλωματικών εργασιών που εκπονήθηκαν στο εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας του τμήματος Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, σε θέματα υλοποίησης σε υλικό αλγορίθμων κρυπτογραφίας και συστημάτων ασφάλειας κινητών επικοινωνιών και συστημάτων χαμηλής κατανάλωσης.

IV4. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΒΛΕΨΗ ΔΙΔΑΚΤΟΡΙΚΩΝ ΔΙΑΤΡΙΒΩΝ

1. Διδακτορική Διατριβή του Ignacio Algreto Badillo με θέμα, «A Software-Radio Platform with Reconfigurable Architecture on MAC Layer for Security Systems», από το National Institute of Astrophysics, Optics and Electronics, Πουέμπλα, Μέξικο, Δεκέμβριος 2008. (Μέλος 3-μελούς Συμβουλευτικής και 7-μελους Εξεταστικής επιτροπής)
2. Διδακτορική Διατριβή του Miguel Morales Sandoval με θέμα, «An Interoperable and Reconfigurable Hardware Architecture for Elliptic Curve Cryptography», από το National Institute of Astrophysics, Optics and Electronics, Πουέμπλα, Μέξικο, Δεκέμβριος 2008. (Μέλος 3-μελούς Συμβουλευτικής και 7-μελους Εξεταστικής επιτροπής)
3. Τριμελής συμβουλευτική επιτροπή (συνέλευση τμήματος 102η /26.09.2018) του υποψήφιου διδάκτορα κ. Κωνσταντίνου Λιάκου στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Θεσσαλίας με θέμα «Intelligent Computational System for Defects and Anomalies Detection in Electrical Engineering | Ευφύες υπολογιστικό σύστημα για ανίχνευση ελαττωμάτων και ανωμαλιών στην ηλεκτρολογία».

IV5. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΒΛΕΨΗ ΠΤΥΧΙΑΚΩΝ ΕΡΓΑΣΙΩΝ

Κατά τη χρονική διάρκεια από 2006 έως σήμερα έχει επιβλέψει και συν-επιβλέψει περισσότερες από 50 πτυχιακές εργασίες στο Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ) τόσο στο προπτυχιακό πρόγραμμα Πληροφορικής όσο και σε μεταπτυχιακά προγράμματα Πληροφορικής (Μεταπτυχιακή Εξειδίκευση στα Πληροφοριακά Συστήματα (ΠΛΣ) και Τεχνολογία Υλικού & Λογισμικού: Σχεδίαση & Ανάπτυξη Διάχυτων Συστημάτων Υπολογισμού (ΣΔΥ), στο ΑΤΕΙ Μεσολογγίου (Τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων), στο ΑΤΕΙ Πάτρας (Τμήμα Πληροφορικής και Μέσων Μαζικής Ενημέρωσης) και στο ΤΕΙ Δυτικής Ελλάδας (Τμήμα Μηχανικών Πληροφορικής ΤΕ) σε θέματα σχεδιασμού ψηφιακών ολοκληρωμένων κυκλωμάτων για συστήματα ασφάλειας, σε θέματα σχεδιασμού ψηφιακών ολοκληρωμένων κυκλωμάτων και σε θέματα εφαρμογών πληροφορικής.

IV6. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΓΑ

A/A	Χρονική Διάρκεια	Πρόγραμμα	Φορέας Υλοποίησης
1	14/02/2000-30/09/2001	Ανάπτυξη μεθόδων για υλοποίηση αλγορίθμων κρυπτογράφησης με ολοκληρωμένα κυκλώματα (ερευνητικό πρόγραμμα)	(ΥΠΕΡ) Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
2	01/10/2001-28/02/2002	Ενοποίηση ασύρματης πρόσβασης τεχνολογίας DECT σε υφιστάμενα και μελλοντικά συστήματα-δίκτυα του ΟΤΕ (ερευνητικό πρόγραμμα)	Οργανισμός Τηλεπικοινωνιών Ελλάδας Α.Ε. (ΟΤΕ) σε συνεργασία με το Πανεπιστήμιο Πατρών
3	28/06/2002-27/12/2002	Σύστημα Bluetooth χαμηλής κατανάλωσης ισχύος (ερευνητικό πρόγραμμα)	(ΠΕΠΕΡ) Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το

			Πανεπιστήμιο Πατρών
4	01/01/2003-31/05/2003	Asynchronous low power methodology and implementation of an encryption decryption design (ερευνητικό πρόγραμμα)	Ευρωπαϊκή Ένωση σε συνεργασία με το Πανεπιστήμιο Πατρών
5	01/11/2003-31/12/2004	Σύστημα Bluetooth χαμηλής κατανάλωσης ισχύος (ερευνητικό πρόγραμμα)	(ΠΕΠΕΡ) Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
6	01/01/2005-28/02/2005	Flexible network and gateways architecture for enhanced access network services and applications (ερευνητικό πρόγραμμα)	Ευρωπαϊκή Ένωση σε συνεργασία με το Πανεπιστήμιο Πατρών
7	01/06/2005-31/12/2005	Ενίσχυση σπουδών Πληροφορικής στο Πρόγραμμα Σπουδών Πληροφορικής του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ)	Ευρωπαϊκή Ένωση και Εθνικοί Πόροι (ΕΡΕΑΕΚ-II)-Γ' ΚΠΣ
8	01/10/2005-31/07/2006	Διοικητική Υποστήριξη και Ανάπτυξη των Προγραμμάτων Σπουδών του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ)	Οικονομική Υπηρεσία του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ)
9	16/02/2007-31/10/2007	Σύστημα παροχής αλληλεπιδραστικών υπηρεσιών εξυπηρέτησης πολιτών (ερευνητικό και αναπτυξιακό πρόγραμμα)	Περιφερειακός πόλος καινοτομίας Δυτικής Ελλάδας σε Συνεργασία με το Πανεπιστήμιο Πατρών
10	08/06/2007 - 28/11/2008	Ανάπτυξη και βελτίωση της ποιότητας των παρεχόμενων υπηρεσιών του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ)	Ευρωπαϊκή Ένωση και Εθνικοί Πόροι (ΕΡΕΑΕΚ-II)- Γ' ΚΠΣ
11	01/05/2008 - 31/08/2008	Σύστημα παροχής αλληλεπιδραστικών υπηρεσιών εξυπηρέτησης πολιτών (ερευνητικό και αναπτυξιακό πρόγραμμα)	Περιφερειακός πόλος καινοτομίας Δυτικής Ελλάδας σε Συνεργασία με το Πανεπιστήμιο Πατρών
12	01/09/2008 - 30/06/2009	STREP VITAL: Enabling convergence of IP multimedia services over next generation networks technology-Εθνική συμμετοχή (ερευνητικό πρόγραμμα)	Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
13	01/01/2012 – 28/02/2013	Σχεδιασμός και Ανάπτυξη Δομημένης Αρχιτεκτονικής Υλικού και Λογισμικού Κόμβων Δικτύου Αισθητήρων - ModSense (ερευνητικό πρόγραμμα)	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)
14	01/04/2012 – 31/03/2013	Πράξη: Υποδομές και Υπηρεσίες ΤΠΕ στο Μελλοντικό Διαδίκτυο. Υπό-έργο: Πρωτόκολλα, Μηχανισμοί και Υποσυστήματα Μετάδοσης	ΤΕΙ Μεσολογγίου, τμήμα Τηλεπικοινωνιακών Συστημάτων και

		Κλιμακωτού Video σε Ετερογενή Ασύρματα Δίκτυα (ερευνητικό πρόγραμμα)	Δικτύων (Επιχειρησιακό πρόγραμμα «Δυτική Ελλάδα- Πελοπόννησος-Ιόνιοι Νήσοι» (ΟΠΣ 312180))
15	06/2012 - 06/2016	COST ACTION IC1204 “Trustworthy Manufacturing and Utilization of Secure Devices”	COST ACTION
16	13/04/2013 – 28/04/2013	Ενδιάμεση Αξιολόγηση των Διδακτορικών Διατριβών της Θεματικής Περιοχής 6	Ηράκλειτος ΙΙ – Πανεπιστήμιο Πατρών: Ενίσχυση του Ανθρωπίνου Δυναμικού μέσω της Υλοποίησης Βασικής και Εφαρμοσμένης Έρευνας σε Επίπεδο Διδακτορικού Διπλώματος – Κεντρικές Δράσεις
17	18/06/2013 – μέχρι τέλος του έργου	Ανάπτυξη Έντυπου Εκπαιδευτικού Υλικού για τα νέα Προγράμματα του ΕΑΠ: Κριτική Ανάγνωση του τόμου Ψηφιακά Συστήματα (ΠΛΣ 51Α)	Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ)
18	01/07/2013 – 05/05/2014	Βιομηχανικά Συστήματα για την Αειφόρο Ανάπτυξη και το Ευ Ζην: Έρευνα, Τεχνολογική Ανάπτυξη και Καινοτομία (ΒΙΣΕΤΑΚ): Ανάπτυξη Μεθόδων και Τεχνικών Ανίχνευσης Ιόμορφου Υλικού (Hardware Trojan Horse Detection) σε συστήματα υλικού (ερευνητικό πρόγραμμα)	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)
19	06/05/2014 – 31/12/2015	Βιομηχανικά Συστήματα για την Αειφόρο Ανάπτυξη και το Ευ Ζην: Έρευνα, Τεχνολογική Ανάπτυξη και Καινοτομία (ΒΙΣΕΤΑΚ): Ανάπτυξη Μεθόδων και Τεχνικών Ανίχνευσης Ιόμορφου Υλικού (Hardware Trojan Horse Detection) σε συστήματα υλικού (ερευνητικό πρόγραμμα)	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)
20	17/7/2017 - 31/10/2017	Διοικητική Υποστήριξη και Ανάπτυξη των Προγραμμάτων Σπουδών του ΕΑΠ. Συγγραφή του εργαστηριακού τόμου του Α΄ Κύκλου του Εργαστηρίου Ψηφιακών Συστημάτων του Προγράμματος Σπουδών Πληροφορικής.	Ελληνικό Ανοικτό Πανεπιστήμιο
21	02/01/2018 - 31/10/2020	Ι3Τ - Καινοτόμος Εφαρμογή του Βιομηχανικού Διαδικτύου των	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο

		Πραγμάτων σε Ευφή Περιβάλλοντα	Βιομηχανικών Συστημάτων)
--	--	--------------------------------	-----------------------------

IV7. ΔΙΟΙΚΗΤΙΚΟ ΕΡΓΟ ΣΤΟ ΤΜΗΜΑ ΜΗΧΑΝΙΚΩΝ ΠΛΗΡΟΦΟΡΙΚΗΣ ΤΕ

- 1) Επιτροπή αξιολόγησης Επιστ./Εργ. Συνεργατών Ακαδ. Έτους 2014/2015.
- 2) Επιστημονική επιτροπή σεμιναρίων/εκδηλώσεων του τμήματος Μηχανικών Πληροφορικής ΤΕ.
- 3) Σύμβουλος καθηγητής του φοιτητικού παραρτήματος της ΙΕΕΕ του τμήματος Μηχανικών Πληροφορικής ΤΕ.
- 4) Επιτροπή σύνταξης οδηγού σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ.
- 5) Επιτροπή αναγνώρισης μαθημάτων φοιτητών προς μεταγραφή στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Συνέλευση 27/23-12-2014).
- 6) Επιτροπή εγκαταστάσεων Αντιρρίου (αναπληρωματικό μέλος) του τμήματος Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 389/9-1-2015).
- 7) Επιτροπή τήρησης όρων των παρεχόμενων υπηρεσιών καθαριότητας στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 389/9-1-2015).
- 8) Επιτροπή (αναπληρωματικό μέλος) τήρησης όρων των παρεχόμενων υπηρεσιών σίτισης στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 389/9-1-2015).
- 9) Επιτροπή για την διενέργεια και αξιολόγηση των αποτελεσμάτων του ανοικτού διαγωνισμού «Δημιουργία – Εμπλουτισμό Ιδρυματικού Καταθετηρίου / Αποθετηρίου ΤΕΙ Μεσολογγίου». (υπ. αριθ. 57692/8-12-2014 ΤΕΙ Δυτικής Ελλάδας).
- 10) Επιτροπή παραλαβής αναλωσίμων του τμήματος Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 389/9-1-2015).
- 11) Επιτροπή αξιολόγησης Επιστημόνων - Ερευνητών του Μεταπτυχιακού του τμήματος (Συνέλευση με ειδική σύνθεση 04/9-10-2015).
- 12) Επιτροπή τέλεσης εκλογών για την ανάδειξη προέδρου στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (43409/16-10-2015).
- 13) Επιτροπή αναγνώρισης / απαλλαγής μαθημάτων/εργαστηρίων στον καταταγέντων στο τμήμα φοιτητών. (Απ. προέδρου τμ. στο υπ. αριθμ. 11534/24-3-2016)
- 14) Επιτροπή αξιολόγησης εκτάκτων επιστημονικών και εργαστηριακών συνεργατών. (Συνέλευση τμήματος 15/18.07.2016).
- 15) Επιτροπή αξιολόγησης εκτάκτων επιστημονικών και εργαστηριακών συνεργατών. (Συνέλευση τμήματος 16/12.09.2016).
- 16) Επιτροπή αξιολόγησης υποψήφιων Πανεπιστημιακών Υποτρόφων στο αντικείμενο Τεχνολογία Υλικού Συστημάτων. (Συνέλευση τμήματος 20/12.10.2016).
- 17) Επιτροπή αξιολόγησης υποψήφιων Πανεπιστημιακών Υποτρόφων στο αντικείμενο Τεχνολογία Υλικού Συστημάτων. (Συνέλευση τμήματος 21/24-10-2016).
- 18) Επιτροπή αναγνώρισης / απαλλαγής μαθημάτων/εργαστηρίων των καταταγέντων στο τμήμα φοιτητών. (Συνέλευση τμήματος 21/24-10-2016).
- 19) Επιτροπή Αναβάθμισης / Συντήρησης εξοπλισμού και αναλωσίμων του τμήματος Μηχανικών Πληροφορικής ΤΕ. (Συνέλευση τμήματος 23/21.11.2016).
- 20) Επιτροπή σύνταξης Ωρολογίου Προγράμματος του τμήματος Μηχανικών Πληροφορικής ΤΕ. (Συνέλευση τμήματος 23/21.11.2016).
- 21) Επιτροπή Κατατακτήριων Εξετάσεων του τμήματος Μηχανικών Πληροφορικής ΤΕ. (Συνέλευση τμήματος 23/21.11.2016).
- 22) Επιτροπή Σεμιναρίων και Εκδηλώσεων του τμήματος Μηχανικών Πληροφορικής ΤΕ. (Συνέλευση τμήματος 23/21.11.2016).
- 23) Συντονιστής – Τμηματικός υπεύθυνος του ERASMUS+ Students Mobility. (Συνέλευση τμήματος 23/21.11.2016).

- 24) Εφορευτική Επιτροπή για την εκλογή Εκπροσώπου του Τμήματος Μηχανικών Πληροφορικής Τ.Ε. του Τ.Ε.Ι. Δυτικής Ελλάδας. (Συνέλευση τμήματος 24/22.11.2016).
- 25) Επιτροπή Αξιολόγησης των Υποψήφιων Μεταπτυχιακών Φοιτητών, του Μεταπτυχιακού Προγράμματος Σπουδών, για το Ακαδημαϊκό Έτος 2016-17. Συνέλευση τμήματος 23/21.11.2016).
- 26) Επιτροπή τήρησης όρων των παρεχόμενων υπηρεσιών σίτισης και εκμετάλλευσης κλικίων στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 48768/29-12-2016).
- 27) Επιτροπή τήρησης όρων των παρεχόμενων υπηρεσιών καθαριότητας στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 48768/29-12-2016).
- 28) Επιτροπή τήρησης όρων των παρεχόμενων υπηρεσιών φύλαξης στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 48768/29-12-2016).
- 29) Επιτροπή τήρησης όρων των παρεχόμενων υπηρεσιών καθαριότητας στο τμήμα Μηχανικών Πληροφορικής ΤΕ. (Απ. Προέδρου Ιδρύματος 48768/29-12-2016).
- 30) Επιτροπή αξιολόγησης ακαδημαϊκών υποτρόφων τμήματος μηχανικών πληροφορικής ΤΕ. Συνέλευση τμήματος 10/12.07.2017.
- 31) Επιτροπή αξιολόγησης των υποψηφίων στα πλαίσια του έργου Education for ideas, inventions and innovations for entrepreneurship, Πρόγραμμα Εδαφικής Συνεργασίας Interreg Balkan-Mediterranean 2014-2020. (Απόφ. ΕΛΚΕ 24/22-09-2017).
- 32) Μέλος της επιτροπής Στρατηγικού και Επιχειρησιακού Σχεδίου Ανάπτυξης (Σ.Ε.Σ.Α) του Τμήματος Μηχανικών Πληροφορικής Τ.Ε. (Απ. Προέδρου Τμήματος 35294/17-10-2017).
- 33) Επιτροπή αναμόρφωσης του προγράμματος προπτυχιακών σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ. Συνέλευση τμήματος 8/6-11-2017.
- 34) Μέλος της επιτροπής Ομάδα Εσωτερικής Αξιολόγησης (ΟΜ.Ε.Α) του τμήματος Μηχανικών Πληροφορικής ΤΕ. Συνέλευση τμήματος 19/27-11-2017.
- 35) Μέλος της προσωρινής συνέλευσης του μη αυτοδύναμου τμήματος Πληροφορικής και Μ.Μ.Ε. του ΤΕΙ Δυτικής Ελλάδας με έδρα τον Πύργο από 01/12/2017 έως 31/10/2019. (Απ. Προέδρου Ιδρύματος 41327/29-11-2017).
- 36) Πρόεδρος της κεντρικής εφορευτικής επιτροπής για την ανάδειξη κοσμήτορα στη Σχολή Τεχνολογικών Εφαρμογών του ΤΕΙ Δυτικής Ελλάδας. (Απ. Πρύτανη Ιδρύματος 28845/20-09-2018).
- 37) Μέλος της επιτροπής ενστάσεων υποψηφίων φοιτητών του ΠΜΣ του τμήματος Μηχανικών Πληροφορικής ΤΕ. Συνέλευση τμήματος 21/02-11-2018.

V. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΟΥΣ ΟΡΓΑΝΙΣΜΟΥΣ

- Μέλος του Ελληνικού Επιστημονικού Δυναμικού για την αξιολόγηση προτάσεων ερευνητικών και τεχνολογικών έργων που υποβάλλονται στο πλαίσιο Εθνικών Προγραμμάτων, Γενική Γραμματεία Έρευνας και Τεχνολογίας.
- Μέλος στο Institute of Electrical and Electronics Engineers (IEEE).

VI. ΕΜΠΕΙΡΙΑ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ

1. Εκτεταμένη γνώση της γλώσσας περιγραφής υλικού, VHSIC Hardware Description Language (VHDL).
2. Εκτεταμένη γνώση εργαλείων σχεδιασμού, σύνθεσης και εξομοίωσης ολοκληρωμένων κυκλωμάτων FPGA και ASIC (Xilinx, Mentor Graphics, Synopsis) και εξομοίωσης συστημάτων (Questa, ModelSIM, Microwind).
3. Εργαλεία ανάπτυξης FPGA: Xilinx ISE, Sinplify, LeonardoSpecrum.
4. Εκτεταμένη γνώση WINDOWS και εφαρμογών τους και προγραμμάτων οργάνωσης γραφείου (Office)

VII. ΣΤΡΑΤΙΩΤΙΚΗ ΘΗΤΕΙΑ

Εκπληρωμένες στρατιωτικές υποχρεώσεις από 25 Μαΐου 2004 έως 25 Μαΐου 2005. Όπλο: Τεθωρακισμένα. Ειδικότητες: Προγραμματιστής Η/Υ, Υπαξιωματικός Κίνησης και Οδηγός Αυτοκινήτων.

VII. ΞΕΝΕΣ ΓΛΩΣΣΕΣ

Πολύ καλή γνώση της Αγγλικής γλώσσας

IX. ΔΗΜΟΣΙΕΥΜΕΝΟ ΕΡΓΟ

IX1. ΔΙΑΤΡΙΒΕΣ

1. Παρασκευάς Κίτσος. «Μελέτη και Υλοποίηση σε Υλικό Αλγορίθμων Κρυπτογραφίας και Συστημάτων Ασφαλούς Μετάδοσης Πληροφοριών για Ασύρματες Επικοινωνίες», Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας, τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών. Απρίλιος 2004.
2. Παρασκευάς Κίτσος. «Επεξεργασία Ψηφιακών Συστημάτων με το SIMULINK του MATLAB». Διπλωματική εργασία στο Εργαστήριο Ηλεκτρονικής και Η/Υ, τμήμα Φυσικής του Πανεπιστημίου Πατρών. Σεπτέμβριος 1999.

IX2. ΒΙΒΛΙΑ / ΕΚΠΑΙΔΕΥΤΙΚΟ ΥΛΙΚΟ

IX2I. Ελληνόγλωσσα

- E1. Νικόλαος Σκλάβος και Παρασκευάς Κίτσος, “Ένας Πρακτικός Οδηγός για τη Συσχεδίαση Υλικού και Λογισμικού”, Εκδόσεις Νέων Τεχνολογιών, 2019. ISBN: 978-960-578-039-5.
- E2. Παρασκευάς Κίτσος και Νικόλαος Σκλάβος, “Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs”, Εκδόσεις Νέων Τεχνολογιών, 2014. ISBN: 978-960-6759-88-8.
- E3. Παρασκευάς Κίτσος, Εκπαιδευτικό υλικό (Webcast, Υπερκείμενο και Ασκήσεις) για τη θεματική ενότητα ΠΛΣ51 (Βασικές Εξειδικεύσεις σε Αρχιτεκτονική και Δίκτυα των Υπολογιστών) του Μεταπτυχιακού Προγράμματος Σπουδών «Μεταπτυχιακή Εξειδίκευση στα Πληροφοριακά Συστήματα» του Ελληνικού Ανοικτού Πανεπιστημίου, Πάτρα, 2008.
- E4. Παρασκευάς Κίτσος, Εκπαιδευτικό υλικό (Ασκήσεις) για τη θεματική ενότητα ΠΛΣ62 (Εξειδικεύσεις Δικτύων και Επικοινωνιών) του Μεταπτυχιακού Προγράμματος Σπουδών «Μεταπτυχιακή Εξειδίκευση στα Πληροφοριακά Συστήματα» του Ελληνικού Ανοικτού Πανεπιστημίου, Πάτρα, 2005.

IX2II. Ξενόγλωσσα

- Ξ5. Paris Kitsos, “Digital System Design: Architectures, Methods and Tools”, Proceedings of 19th EUROMICRO Conference on Digital System Design (DSD), Limmasol, Cyprus, August 31st - September 2nd, 2016. Published by the IEEE Computer Society, ISBN-13: 978-1-5090-2816-0.
- Ξ4. Nicolas Sklavos, Michael Huebner, Diana Goehringer, Paris Kitsos, “System-Level Design Methodologies for Telecommunication”, Springer-USA, ISBN 978-3-319-00663-5, 2013.
- Ξ3. Paris Kitsos, “Digital System Design: Architectures, Methods and Tools”, Proceedings of 14th EUROMICRO Conference on Digital System Design (DSD), Oulu, Finland, August

31st - September 2nd, 2011. Published by the IEEE Computer Society, ISBN 978-0-7695-4494-6.

- Ξ2. Y. Zhang and P. Kitsos, “Security in RFID and Sensor Networks”, Auerbach Publications, ISBN-10: 1420068393, ISBN-13: 978-1420068399, 2009.
- Ξ1. P. Kitsos and Y. Zhang, “RFID Security: Techniques, Protocols and System-On-Chip Design”, Springer-USA, ISBN-10: 0387764801, ISBN-13: 978-0387764801, 2008.

IX2III. Εργαστηριακές Σημειώσεις

- EP11. Α. Φούρναρης, Λ. Πύργας, Π. Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης”, Έκδοση 2η, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2017.
- EP10. Α. Φούρναρης, Π. Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Κρυπτογραφία και Ασφάλεια Υπολογιστών”, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2015.
- EP9. Α. Φούρναρης, Π. Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων”, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2015.
- EP8. Α. Φούρναρης, Π. Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης”, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2015.
- EP7. Α. Φούρναρης, Π. Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Αναλογικά – Ψηφιακά Συστήματα”, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2014.
- EP6. Α. Φούρναρης, Π. Κίτσος, Ν. Σκλάβος, Σ. Λούβρος, “Εργαστηριακές Σημειώσεις του μαθήματος Ψηφιακή Σχεδίαση”, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2014.
- EP5. Παρασκευάς Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Σχεδιασμός Συστημάτων Υλικού”, του προγράμματος σπουδών του τμήματος Τηλεπικοινωνιακών Συστημάτων και Δικτύων, ΑΤΕΙ Μεσολογγίου, 2011.
- EP4. Παρασκευάς Κίτσος, “Εργαστηριακές Σημειώσεις/Ασκήσεις του μαθήματος Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων”, του προγράμματος σπουδών του τμήματος Τηλεπικοινωνιακών Συστημάτων και Δικτύων, ΑΤΕΙ Μεσολογγίου, 2011.
- EP3. Παρασκευάς Κίτσος, “Εργαστηριακές Σημειώσεις του μαθήματος Εκπαιδευτικά Multimedia Προγράμματα”, του προγράμματος σπουδών του τμήματος Πληροφορικής και ΜΜΕ, ΑΤΕΙ Πάτρας, 2008.
- EP2. Παρασκευάς Κίτσος, “Εργαστηριακές Σημειώσεις/Ασκήσεις του μαθήματος Σχεδίαση Ψηφιακών Ολοκληρωμένων Κυκλωμάτων”, του προγράμματος σπουδών του τμήματος Επιστήμης και Τεχνολογίας Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, 2008.
- EP1. Παρασκευάς Κίτσος, “Εργαστηριακές Σημειώσεις/Ασκήσεις του μαθήματος Σχεδίαση Ψηφιακών Κυκλωμάτων και Συστημάτων με FPGAs”, του προγράμματος σπουδών του τμήματος Επιστήμης και Τεχνολογίας Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, 2007.

IX3. ΚΕΦΑΛΑΙΑ ΣΕ ΒΙΒΛΙΑ ΜΕ ΚΡΙΤΕΣ

- 8. Paris Kitsos, Nicolas Sklavos and Artemios G. Voyiatzis, “Ring Oscillators and Hardware Trojan Detection”, Hardware Security and Trust: Design and Deployment of Integrated Circuits in a Threatened Environment, Springer, 2017, ISBN: 978-3-319-44316-4.
- 7. Ricardo Chaves, Leonel Sousa, Nicolas Sklavos, Apostolos P. Fournaris, Georgina Kalogeridou, Paris Kitsos, Farhana Sheikh, “Secure Hashing: SHA-1, SHA-2, and SHA-

- 3”, Circuits and Systems for Security and Privacy, CRC Press, ISBN: 9781482236880, 2016.
6. Apostolos P. Fournaris, Paris Kitsos and Nicolas Sklavos, “Security and Cryptographic Engineering in Embedded Systems”, Embedded Computing Systems: Applications, Optimization, and Advanced Design, IGI Global, ISBN13: 9781466639225, 2013.
 5. G. Kalogeridou, N. Sklavos, P. Kitsos, “System Design and FPGA Implementation for a Cognitive Radio Wireless Device”, Chapter in the book Cognitive Radio and its Technological Impact on Wireless Cellular and Vehicular Networks, Series Lectures Notes in Electrical Engineering, Vol. 116, Springer, ISBN: 978-94-007-1826-5, 2012.
 4. Joan Daemen and Paris Kitsos, “The Self-Synchronizing Stream Cipher Moustique”, Chapter in the book *The eStream Finalists*, Lecture Notes in Computer Science, Volume 4986/2008, ISBN: 978-3-540-68350, Springer, 2008.
 3. Giorgos Kostopoulos, Paris Kitsos and Odysseas Koufopavlou, “Mobile Pervasive Computing Security Implementations: The Bluetooth Example”, Chapter in the book *The Internet of Things: From RFID to the Next-Generation Pervasive Networked Systems*, Auerbach Publications, Taylor&Francis Group, ISBN: 1420052810, USA, February, 2008.
 2. Paris Kitsos, “System-on-chip Design of the Whirlpool Hash Function”, chapter in the book *Handbook of Research on Wireless Security*, Idea Group Inc., ISBN-10: 159904899X, 2007.
 1. Paris Kitsos and Nikos Sklavos, “Security Architecture and Implementation of the Universal Mobile Telecommunication System (UMTS)”, chapter in the book *Handbook of Wireless Security: From Specifications to Implementations*, CRC-Press, ISBN: 9780849387715, 2007.

IX4. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΜΕ ΚΡΙΤΕΣ

21. Lampros Pyrgas, Paris Kitsos, Athanassios Skodras, “Compact FPGA Architectures for the Two-Band Fast Discrete Hartley Transform”, Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 61, September 2018. (περιλαμβάνεται στο ISI/SCI)
20. Filippos Pirpilidis, Kyriakos G. Stefanidis, Artemios G. Voyiatzis, and Paris Kitsos, “Effect analysis of ring oscillator length and hardware Trojan size on an FPGA-based Implementation of the AES algorithm”, Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol: 54, October 2017. (περιλαμβάνεται στο ISI/SCI)
19. Apostolos P. Fournaris, Ioannis Zafeirakis, Paris Kitsos and Odysseas Koufopavlou, “Comparing Elliptic Curve Point Multiplication Design Approaches for Cryptography”, Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, 2015. (περιλαμβάνεται στο ISI/SCI)
18. E. Cuevas-Farfan, M. Morales-Sandoval, A. Morales-Reyes, C. Feregrino-Uribe, I. Algreto-Badilio, P. Kitsos, R. Cumplido, “Karatsuba-Ofman Multiplier with Integrated Modular Reduction for (2^m)”, Advances in Electrical and Computer Engineering, Volume 13, Number 2, 2013. (περιλαμβάνεται στο ISI/SCI)
17. Paris Kitsos, Nicolas Sklavos, George Provelengios, Athanassios Skodras, “FPGA-based Performance Analysis of Stream Ciphers ZUC, Snow3g, Grain v1, Mickey v2, Trivium and E0”, Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 37, Issue 2, 2013. (περιλαμβάνεται στο ISI/SCI)
16. Morales-Sandoval, C. Feregrino-Uribe, R. Cumplido, P. Kitsos, “Area/performance trade-off analysis of an FPGA digit-serial GF(2^m) Montgomery Multiplier based on LFSR”, Computer and Electrical Engineering της Elsevier, Vol. 39, Issue 2, 2013. (περιλαμβάνεται στο ISI/SCI)

15. P. Kitsos, N. Sklavos, M. Parousi, A. N. Skodras, "A Comparative Study of Hardware Architectures for Lightweight Block Ciphers", *Computer and Electrical Engineering*, Elsevier, Vol. 38, Issue 1, 2012. (περιλαμβάνεται στο ISI/SCI)
14. M. Morales-Sandoval, C. Feregrino-Uribe, P. Kitsos, "Bit-Serial and Digit-Serial GF(2^m) Montgomery Multipliers using Linear Feedback Shift Registers", *IET Computers & Digital Techniques journal*, Vol. 5, Issue. 2, March 2011. (περιλαμβάνεται στο ISI/SCI)
13. P. Kitsos, N. Sklavos, and O. Koufopavlou, "UMTS Security: System Architecture and Hardware Implementation", *Wireless Communications and Mobile Computing Journal*, Wiley, Volume 7, Issue 4, May 2007. (περιλαμβάνεται στο ISI/SCI)
12. P. Kitsos, "Hardware Implementations for the ISO/IEC 18033-4:2005 Standard for Stream Ciphers", *International Journal of Signal Processing (IJSP)*, Vol: 3, No. 2, 2007.
11. P. Kitsos, M. D. Galanis, and O. Koufopavlou, "Architectures and FPGA Implementations of the 64-bit MISTY1 Block Cipher", *World Scientific Journal of Circuits, Systems, and Computers (JCSC)*, Vol. 15, No. 6, December 2006. (περιλαμβάνεται στο ISI/SCI)
10. N. Sklavos, P. Kitsos, K. Papadopoulos and O. Koufopavlou, "Design, Architecture and Performance Evaluation of the Wireless Transport Layer Security (WTLS)", *Journal of Supercomputing*, Kluwer Academic Publishers, Volume 36, No. 1, pp: 33-50, 2006. (περιλαμβάνεται στο ISI/SCI)
9. M. D. Galanis, P. Kitsos, G. Kostopoulos, N. Sklavos, and C. E. Goutis, "Comparison of the Hardware Implementation of Stream Ciphers", *The International Arab Journal of Information Technology (IAJIT)*, Colleges of Computer and Information Society, Vol. 2, No. 4, October 2005, pp. 267-274. (περιλαμβάνεται στο ISI/SCI)
8. P. Kitsos, M. D. Galanis, and O. Koufopavlou, "An FPGA Implementation of the GPRS Encryption Algorithm 3 (GEA3)", *Journal of Circuits, Systems, and Computers (JCSC)*, World Scientific Publishing Company, Vol. 14, No. 2, pp: 217-231, 2005. (περιλαμβάνεται στο ISI/SCI)
7. P. Kitsos, O. Koufopavlou, G. Selimis, and N. Sklavos, "Low Power Cryptography", (selected to be published from *Microelectronics, Microsystems and Nanotechnology: MMN'04*), *Journal of Physics: Conferences series, IoP Journals*, Vol. 10, pp: 343-347, 2005. (προσκαλεσμένη εργασία).
6. N. Sklavos, P. Kitsos, E. Alexopoulos, and O. Koufopavlou, "Open Mobile Alliance (OMA) Security Layer: Architecture Implementation and Performance Evaluation of the Integrity Unit", *New Generation Computing: Computing Paradigms and Computational Intelligence*, Springer- Verlag, Vol. 23, No 1, pp. 77-100, 2005. (περιλαμβάνεται στο ISI/SCI)
5. P. Kitsos, N. Sklavos, M. D. Galanis, and O. Koufopavlou, "64-bit Block Ciphers: Hardware Implementation and Comparison Analysis", *Computers and Electrical Engineering*, Elsevier Science, Vol. 30, Issue: 8, pp. 593-604, November 2004. (περιλαμβάνεται στο ISI/SCI)
4. P. Kitsos and O. Koufopavlou, "Efficient Architecture and Hardware Implementation of the Whirlpool Hash Function", *IEEE Transactions on Consumer Electronics*, Vol. 50, Issue 1, February 2004, pp. 208-213. (περιλαμβάνεται στο ISI/SCI)
3. P. Kitsos and O. Koufopavlou, "Configurable Hardware Implementations of Bulk Encryption Units for Wireless Communications", *The International Arab Journal of Information Technology (IAJIT)*, Colleges of Computer and Information Society, Vol. 1, No. 1, January 2004, pp. 122-126. (περιλαμβάνεται στο ISI/SCI)
2. P. Kitsos, G. Theodoridis, and O. Koufopavlou, "An Efficient Reconfigurable Multiplier Architecture for Galois field GF(2^m)", *Elsevier Microelectronics Journal*, Vol. 34, Issue 10, October 2003, pp. 975-980. (περιλαμβάνεται στο ISI/SCI)

1. P. Kitsos, N. Sklavos, K. Papadomanolakis and O. Koufopavlou, "Hardware Implementation of the Bluetooth Security", IEEE Pervasive Computing, Mobile and Ubiquitous Systems, Vol. 2, No. 1, Jan.-Mar. 2003, pp. 21-29. (περιλαμβάνεται στο ISI/SCI)

IX5. ΑΠΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΣΥΝΕΔΡΙΑ ΜΕ ΚΡΙΤΕΣ

A. Δημοσιεύσεις σε πρακτικά διεθνών συνεδρίων

58. Filippou Pirpilidis, Lampros Pyrgas, Paris Kitsos, "A 4-bit Architecture of SEED Block Cipher for IoT Applications", 25th IEEE International Conference on Electronics Circuits and Systems (ICECS 2018), Bordeaux, France, 9-12 December 2018.
57. Apostolos Fournaris, Lampros Pyrgas, Paris Kitsos, "An FPGA Hardware Trojan Detection Approach Based on Multiple Parameter Analysis", 21st Euromicro Conference on Digital Systems (DSD'18), Prague, Czech Republic, August 29 - August 31, 2018.
56. Lampros Pyrgas, Paris Kitsos, "A Hybrid FPGA Trojan Detection Technique Based-on Combinatorial Testing and On-chip Sensing", 14th International Symposium on Applied Reconfigurable Computing (ARC 2018), Santorini, Greece, May 2-4, 2018.
55. Lampros Pyrgas, Filippou Pirpilidis, Alike Panayiotarou, Paris Kitsos, "Thermal Sensor Based Hardware Trojan Detection in FPGAs", 20th Euromicro Conference on Digital Systems Design (DSD 2017), Vienna, Austria, August 30-September 1, 2017.
54. Fotios Kounelis, Nicolas Sklavos, Paris Kitsos, "Run-Time Effect by Inserting Hardware Trojans, in Combinational Circuits", 20th Euromicro Conference on Digital Systems Design (DSD 2017), Vienna, Austria, August 30-September 1, 2017.
53. Lampros Pyrgas, Paris Kitsos and Athanassios N. Skodras, "An FPGA Design for the Two-Band Fast Discrete Hartley Transform", 16th IEEE International Symposium on Signal Processing and Information Technology (ISSPIT 2016), Limassol, Cyprus, 12-14 December, 2016.
52. N. Sklavos, P. Kitsos, A. G. Voyiatzis, "On the Hardware Implementation Efficiency of CAESAR Authentication Ciphers for FPGA Devices", Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE'16), Barcelona, Spain, November 14-16, 2016.
51. Filippou Pirpilidis, Artemios G. Voyiatzis, Lampros Pyrgas, Paris Kitsos, "An Efficient Reconfigurable Ring Oscillator for Hardware Trojan Detection", 20th Pan-Hellenic Conference on Informatics (PCI 2016), Patras, Greece, November 10th-12th, 2016.
50. Paris Kitsos, Kyriakos G. Stefanidis, Artemios G. Voyiatzis, "TERO-based Detection of Hardware Trojans on FPGA Implementation of the AES Algorithm", 19th Euromicro Conference on Digital Systems Design (DSD 2016), Limassol, Cyprus, August 31-September 2, 2016.
49. Artemios G. Voyiatzis, Kyriakos G. Stefanidis, Paris Kitsos, "Efficient Triggering of Trojan Hardware Logic", 19th IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2016), Kosice, Slovakia, April 20-22, 2016.
48. Paris Kitsos, Dimitris Simos, Kyriakos Stefanidis and Artemios G. Voyiatzis, "Malicious hardware logic detection based on combinatorial testing", Fourth Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2016), co located with Design Automation and Test in Europe (DATE 2016), Dresden, Germany, 14-18 March, 2016.
47. Paris Kitsos, Dimitris E. Simos, Jose Torres-Jimenez, Artemios G. Voyiatzis "Exciting FPGA Cryptographic Trojans using Combinatorial Testing", 26th IEEE International Symposium on Software Reliability Engineering (ISSRE 2015), Gaithersburg, MD, USA, November 2-5, 2015.

46. Paris Kitsos and Artemios G. Voyiatzis, "TERO vs. RO for Hardware Trojan Horse Detection", *18th Euromicro Conference on Digital Systems Design (DSD'15)*, Madeira, Portugal, 26-28 August, 2015.
45. Filippos Pirpilidis, Paris Kitsos, Athanasios Kakarountas, "A Compact Design of SEED Block Cipher", *4th Mediterranean Conference on Embedded Computing (MECO 2015)*, Budva, Montenegro, 14-18, June 2015.
44. Paris Kitsos and Artemios G. Voyiatzis, "Investigating TERO for Hardware Trojan Horse Detection", Third Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2015), co located with Design Automation and Test in Europe (DATE 2015), Grenoble, France, 9-13 March, 2015.
43. Paris Kitsos and Artemios G. Voyiatzis, "FPGA Trojan Detection Using Length-optimized Ring Oscillators", *17th Euromicro Conference on Digital Systems Design (DSD'14)*, Verona, Italy, 27-29 August, 2014.
42. Paris Kitsos and Artemios G. Voyiatzis, "Advances in Detection of Hardware Trojan Horses", *3rd Mediterranean Conference on Embedded Computing (MECO 2014)*, Budva, Montenegro, 15-19, June 2014.
41. Epameinontas Hatzidimitriou, Athanasios Kakarountas, Paris Kitsos, "Cipher Text Stealing Integrated in Implementations of IEEE P1619 for Shared Storage Media", *6th International Symposium on Communications, Control, and Signal Processing (ISCCSP 2014)*, Athens, Greece, May 21-23, 2014.
40. F. Pirpilidis, P. Kitsos, N. Sklavos, "An Efficient FPGA-Based Architecture of Skein for Simple Hashing and MAC Function", *16th Euromicro Conference on Digital Systems Design (DSD'13)*, Santander, Cantabria, Spain, 4-6 September, 2013.
39. Paris Kitsos, Nikolaos S. Voros, Tasos Dagiuklas, Athanassios N. Skodras, "A High Speed FPGA Implementation of the 2D DCT for Ultra High Definition Video Coding", *18th International Conference on Digital Signal Processing (DSP 2013)*, Island of Santorini, Greece, July 1-3, 2013.
38. G. Provelengios, P. Kitsos, N. Sklavos, C. Koulamas, "FPGA-based Design Approaches of Keccak Hash Function", *15th Euromicro Conference on Digital Systems Design (DSD'12)*, Izmir, Turkey, 5-8 September, 2012.
37. N. Sklavos, P. Kitsos, "Architectural Optimizations & Hardware Implementations of WLANs Encryption Standard", *5th International Conference on New Technologies, Mobility and Security (NTMS'12)*, Istanbul, Turkey, May 7-10, 2012.
36. P. Kitsos, N. Sklavos and A. N. Skodras, "A FPGA Implementation of the ZUC Stream Cipher", *14th Euromicro Conference on Digital Systems Design (DSD'11)*, Oulu, Finland, August 31 - September 2, 2011.
35. G. Provelengios, N. Voros and P. Kitsos, "Low Power FPGA Implementations of JH and Fugue Hash Functions", *14th Euromicro Conference on Digital Systems Design (DSD'11)*, Oulu, Finland, August 31 - September 2, 2011.
34. P. Kitsos and A. N. Skodras, "An FPGA Implementation and Performance Evaluation of the Seed Block Cipher", *17th Int. Conference on Digital Signal Processing (DSP'11)*, Corfu, Greece, 6-8 July 2011.
33. P. Kitsos, N. Sklavos, "On the Hardware Implementation Efficiency of SHA-3 Candidates", *17th IEEE International Conference on Electronics, Circuits, and Systems, (ICECS'10)*, December 12-15, Athens, Greece, 2010.
32. Paris Kitsos, Nicolas Sklavos, Athanassios N. Skodras, "Low Power FPGA Implementations of 256-bit Luffa Hash Function", *13th Euromicro Conference on Digital Systems Design (DSD'10)*, Lille, France, September 1-3, 2010.

31. Nicolas Sklavos and Paris Kitsos, "BLAKE HASH Function Family on FPGA: From the Fastest to the Smallest", *IEEE Computer Society Annual Symposium on VLSI (IEEE ISVLSI'10)*, Kefalonia, Greece, July 5-7, 2010.
30. P. Kitsos, G. Selimis, O. Koufopavlou, "High Performance ASIC Implementation of the SNOW 3G Stream Cipher", *IFIP/IEEE VLSI-SOC 2008 - International Conference on Very Large Scale Integration (VLSI SOC)*, Rhodes Island, Greece, October 13-15, 2008.
29. P. Kitsos, G. Selimis, O. Koufopavlou, A. N. Skodras, "A Hardware Implementation of CURUPIRA Block Cipher for Wireless Sensors", *11th Euromicro Conference on Digital System Design Design, Architectures, Methods and Tools, DSD 2008*, Parma Italy, 3 - 5 September, 2008.
28. Paris Kitsos and Ulrich Kaiser, "A High-Speed Hardware Implementation of the Hermes8-128 Stream Cipher", *18th European Conference on Circuit Theory and Design 2007 - ECCTD 2007*, August 26- 30, 2007, Seville, Spain.
27. Paris Kitsos and Odysseas Koufopavlou, "An FPGA-Based Implementation of the Pomaranch Stream Cipher", *3rd International Mobile Multimedia Communications Conference (MSAN) - MobiMedia 2007*, August 27-29, 2007, Nafpaktos, Greece.
26. Paris Kitsos and Bhanu Prasad, "A System-on-Chip Design of the RadioGatún Hash Function", *International Conference on High Performance Computing, Networking and Communication Systems*, 9-12 of July 2007 in Orlando, FL, USA.
25. J. Daemen and P. Kitsos, "The self-synchronizing stream cipher Moustique", *eSTREAM Phase 2, the ECRYPT Stream Cipher Project, (ECRYPT NoE)*. August 2006.
24. P. Kitsos and A. N. Skodras, "On the Hardware Implementation of the MUGI Pseudorandom Number Generator", In proc. of the *Fifth International Symposium on Communications Systems, Networks and Digital Signal Processing, (CSNDSP'2006)*, Patras, Greece, 19-21 July, 2006.
23. P. Kitsos, N. Sklavos and O. Koufopavlou, "A High-Speed Hardware Implementation of the LILI-II Keystream Generator", In proc. of the *Fifth International Symposium on Communications Systems, Networks and Digital Signal Processing, (CSNDSP'2006)*, Patras, Greece, 19-21 July, 2006.
22. J. Daemen and P. Kitsos, "The self-synchronizing stream cipher Mosquito", *First Phase of ECRYPT Stream Cipher Project Report 2005/018*, 2005, Scandinavian Congress Center, Aarhus, Denmark, 26-27 May 2005. Η εργασία αυτή έχει παρουσιαστεί επίσης και στο *Symmetric Key Encryption Workshop (SKEW)* κατά την διάρκεια της παρουσίασης του ECRYPT project, Scandinavian Congress Center, Aarhus, Denmark, 26-27 May 2005.
21. P. Kitsos, M. D. Galanis, and O. Koufopavlou, "A RAM-Based FPGA Implementation of the 64-bit MISTY1 Block Cipher", In proc. of *IEEE International Symposium on Circuits & Systems (ISCAS'05)*, Kobe, Japan, May 23-26, 2005.
20. M. D. Galanis, P. Kitsos, G. Kostopoulos, N. Sklavos, O. Koufopavlou, and C. E. Goutis, "Comparison of the Hardware Architectures and FPGA Implementations of Stream Ciphers", In proc. of *11th IEEE International Conference on Electronics, Circuits and Systems, (ICECS 2004)*, Tel-Aviv, Israel, December 13-15, 2004.
19. G. Selimis, P. Kitsos and O. Koufopavlou, "High Performance Cryptographic Engine PANAMA: Hardware Implementation", In proc. of *11th IEEE International Conference on Electronics, Circuits and Systems, (ICECS 2004)*, Tel-Aviv, Israel, December 13-15, 2004.
18. M. D. Galanis, P. Kitsos, G. Kostopoulos and O. Koufopavlou, "Comparison of the Performance of Stream Ciphers for Wireless Communications", In proc. of *International Conference on Computing, Communications and Control Technologies 2004 (CCCT'04)*, Austin, Texas, USA, August 14-17, 2004.

- 17 P. Kitsos, N. Sklavos, M. D. Galanis and O. Koufopavlou, "An FPGA-Based Performance Comparison of the 64-bit Block Ciphers", In *proc. of World Automation Congress 2004 (WAC 2004)*, Spain, Seville, June 28-July 1, 2004 (προσκαλεσμένη εργασία).
- 16 P. Kitsos, M. D. Galanis and O. Koufopavlou, "High-Speed Hardware Implementations of the KASUMI Block Cipher", In *proc. of IEEE International Symposium on Circuits & Systems (ISCAS'04)*, Canada, May 23-26, 2004.
- 15 P. Kitsos and O. Koufopavlou, "Whirlpool Hash Function: Architecture and VLSI Implementation", In *proc. of IEEE International Symposium on Circuits & Systems (ISCAS'04)*, Canada, May 23-26, 2004.
- 14 P. Kitsos and O. Koufopavlou, "A Reconfigurable Most/Least Significant Bit Multiplier for GF(2^m)", In *proc. of IEEE Workshop on Wireless Circuits and Systems (WoWCAS 2004)*, Canada, May 21-22, 2004.
- 13 P. Kitsos, N. Sklavos, and O. Koufopavlou, "An End-to-End Hardware Approach Security for the GPRS", In *proc. of The 12th IEEE Mediterranean Electrotechnical Conference - MELECON 2004*, Croatia, Dubrovnic, May 12-15, 2004.
- 12 P. Kitsos and O. Koufopavlou, "A Time and Area Efficient Hardware Implementation of the MISTY1 Block Cipher", In *proc. of 46th IEEE Midwest Symposium on Circuits & Systems '03*, December 27-30, Cairo, Egypt, 2003.
- 11 P. Kitsos, G. Kostopoulos, N. Sklavos and O. Koufopavlou, "Hardware Implementation of the RC4 stream Cipher", In *proc. of 46th IEEE Midwest Symposium on Circuits & Systems '03*, December 27-30, Cairo, Egypt, 2003.
- 10 N. Sklavos, A. Priftis, P. Kitsos and O. Koufopavlou, "Reconfigurable Crypto-Processor Design of Encryption Algorithms Operation Modes: Methods and FPGA Integration", In *proc. of 46th IEEE Midwest Symposium on Circuits & Systems '03*, December 27-30, Cairo, Egypt, 2003.
- 9 P. Kitsos, S. Goudevenos and O. Koufopavlou, "VLSI Implementations of the Triple-DES Block Cipher", In *proc. of 10th IEEE International Conference on Electronics, Circuits and Systems (ICECS'03)*, United Arab Emirates, December 14-17, 2003.
- 8 P. Kitsos, G. Theodoridis, and O. Koufopavlou, "An Reconfigurable Multiplier in GF(2^m) for Elliptic Curve Cryptosystem", In *proc. of 10th IEEE International Conference on Electronics, Circuits and Systems (ICECS'03)*, United Arab Emirates, December 14-17, 2003.
- 7 N. Sklavos, P. Kitsos and O. Koufopavlou, "VLSI Implementation of Password (PIN) Authentication Unit", In *proc. of IEEE International Conference on Electronics, Circuits and Systems (ICECS'02)*, Croatia, September 15-18, 2002.
- 6 P. Kitsos, N. Sklavos and O. Koufopavlou, "An Efficient Implementation of the Digital Signature Algorithm", In *proc. of IEEE International Conference on Electronics, Circuits and Systems (ICECS'02)*, Croatia, September 15-18, 2002.
- 5 N. Sklavos, K. Papadomanolakis, P. Kitsos and O. Koufopavlou, "Euclidean Algorithm VLSI Implementations", In *proc. of IEEE International Conference on Electronics, Circuits and Systems (ICECS'02)*, Croatia, September 15-18, 2002.
- 4 P. Kitsos, N. Sklavos and O. Koufopavlou, "Hardware Implementation of the SAFER+ Encryption Algorithm for the Bluetooth System", In *proc. of IEEE International Symposium on Circuits & Systems (ISCAS'02)*, USA, May 26-29, 2002.
- 3 N. Sklavos, P. Kitsos, K. Papadomanolakis and O. Koufopavlou, "Random Number Generator Architecture and VLSI Implementation", In *proc. of IEEE International Symposium on Circuits & Systems (ISCAS'02)*, USA, May 26-29, 2002.
- 2 P. Kitsos, N. Sklavos, N. Zervas and O. Koufopavlou, "A Reconfigurable Linear Feedback Shift Register (LFSR) for the Bluetooth System", In *proc. of IEEE International*

Conference on Electronics, Circuits and Systems (ICECS'01), Malta, September 2-5, 2001.

- 1 N. Sklavos, P. Kitsos, N. Zervas and O. Koufopavlou, “A New Low Power and High Speed Bidirectional Shift Register Architecture”, In *proc. of International Workshop on Power And Timing Modeling, Optimization and Simulation (PATMOS'01)*, Switzerland, September 26-28, 2001.

B. Διαλέξεις (Tutorials) σε διεθνή συνέδρια

- 6 O. Koufopavlou, G. Selimis, N. Sklavos, and P. Kitsos, “Cryptography: Circuits and Systems Approach”, 5th IEEE International Symposium on Signal Processing and Information Technology (ISSPIT'05), Greece, December 18-21, 2005.
- 5 O. Koufopavlou, G. Selimis, N. Sklavos, P. Kitsos, “Cryptography: Circuits and Systems Approach”, *International Workshop on Power And Timing Modelling, Optimization and Simulation (PATMOS'05)*, Leuven, Belgium, September 20-23, 2005.
- 4 P. Kitsos, O. Koufopavlou, G. Selimis, and N. Sklavos, “Low Power Cryptography”, *Second Conference On Microelectronics, Microsystems and NanoTechnology, (MMN'04)*, Greece, November 14-17, 2004.
- 3 O. Koufopavlou, N. Sklavos and P. Kitsos, “Cryptography: Circuits and Systems Approach”, in *4th Marlow Workshop*, September 14th 2004, Isle of Santorini, Greece.
- 2 P. Kitsos, O. Koufopavlou, and N. Sklavos, “Cryptography: Circuits and Systems Approach”, tutorial proceedings of *IEEE International Symposium on Circuits & Systems (ISCAS'04)*, Canada, May 23-26, 2004.
- 1 O. Koufopavlou, N. Sklavos and P. Kitsos, “Cryptography in Wireless Protocols: Hardware and Software Implementations”, *IEEE International Symposium on Circuits and Systems (ISCAS'03)*, Thailand, May 25-28, 2003.

IX6. ΑΛΛΕΣ ΑΝΑΚΟΙΝΩΣΕΙΣ

9. Joao Ferreira and Paris Kitsos, “Guest Editors' Introduction to the Special Issue on Selected Papers from Digital System Design 2015”, *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*, 2016.
8. Lilian Bossuet, Giorgio Di Natale, Paris Kitsos, “Guest Editors' Introduction to the Special Issue on Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE)”, *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*, Volume 47, Part A, November 2016.
7. Seong-Lyun Kim, Paris Kitsos, Maziar Nekovee, Richard Yu, Yan Zhang, “Guest Editors' Introduction to the Special Issue on Smart Grid Communications Systems”, *IEEE Systems Journal*, 2014.
6. Hana Kubatova and Paris Kitsos, “Guest Editors' Introduction to the Special Issue on Digital System Security and Safety”, *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*, 2012.
5. Shiguo Lian, Yan Zhang, Jong Hyuk Park, Paris Kitsos, “Guest Editors' Introduction to the Special Issue on Secure Multimedia Communication”, *Security and Communication Networks (Wiley)*, Volume 1, Issue 6, pages 437–440, November/December 2008.
4. J.H. Park, H.-C. Chao, W.-E. Chen and P. Kitsos, “Guest Editors' Introduction to the Special Issue on Information Security and Data Protection in Future Generation Communication and Networking”, *Wireless Personal Communications, An International Journal (Springer)*, Volume 51, Number 1 2008.

3. P. Kitsos and N. Sklavos, "Guest Editors' Introduction to the Special Issue on Security of Computers and Networks", *Computers and Electrical Engineering Journal (Elsevier Ltd.)*, Volume 33, Issue 5-6, Pages 321-323, September, 2007.
2. P. Kitsos, "System-on-Chip Architectures and Implementations for Private-Key Data Encryption-A Review", *IEEE Circuits and Devices Magazine*, Volume 21, Issue 6, Jan.-Feb. 2006, Page(s): 54 – 56.
1. Paris Kitsos, "On the hardware implementation of the Mickey-128 stream cipher", Cryptology ePrint Archive, Report 2005/301, 2005. Η εργασία αυτή παρουσιάζεται, επίσης, στη λίστα εργασιών (δημοσιεύσεων) του eSTREAM, <http://www.ecrypt.eu.org/stream/papersdir/2006/059.pdf>

X. ΟΜΙΛΙΕΣ ΜΕΤΑ ΑΠΟ ΠΡΟΣΚΛΗΣΗ

- | | |
|----------------------------|---|
| 16/02/2007 | “Applied Cryptography and Hardware Architectures”, Cyprus University of Technology, Lemesos, Cyprus. |
| 29/03/2007 | “Hardware Architectures of the Whirlpool Hash Function”, Information and Communication Systems Engineering Department, University of the Aegean, Greece. |
| 24/05/2011 | “FPGA-based Considerations of SEED Block Cipher”, The Claude Shannon Institute Workshop for Coding and Cryptography - CSI-WCC 2011, University of College Cork, Cork, Ireland. |
| 03/07/2012 | “Block Ciphers in FPGA Design: A Case Study of SEED Block Cipher”, 3rd IEEE Greece GOLD A.G. ATHENA Summer School, Pyrgos, GREECE, 1 to 6 July, 2012. |
| 17/09/2014 | “Σχεδιασμός Υλικού Ενσωματωμένων Συστημάτων σε FPGAs”, 1ο Θερινό Σχολείο ΣΔΥ-ΕΑΠ, Τεχνολογίες Ασύρματων και Κινητών Επικοινωνιών & Εφαρμογές Κινητού και Διάχυτου Υπολογισμού, 08 - 20 Σεπτεμβρίου 2014, Θεσσαλονίκη, Ελλάδα. |
| 07/07/2017 | “Hardware Trojan Detection Techniques”, Design Test Verification and EDA (DTVEDA) Workshop, Volos, Greece, 6-7 July 2017. |
| 28/08/2017 | “Detection of Hardware Trojans - Lab tutorial”, Norwegian Computer and Information Security (COINS) summer school 2017 on Secure Implementation of Cryptographic Software, Metochi on Lesbos island, Greece, 27 August – 3 September, 2017. |
| 01/10/2017 -
30/09/2018 | Visitor Professor at the University of Pavia, Dept. of Electrical, Computer and Biomedical Engineering, Industrial Informatics and Embedded Systems MSc Program, Computer Engineering course, 12 hours lectures about Cryptography, Secure Hardware and FPGA-based Design of Digital Systems. |

XI. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΤΡΟΠΕΣ, ΟΜΑΔΕΣ ΕΡΓΑΣΙΑΣ ΚΑΙ ΘΕΣΕΙΣ ΔΙΟΙΚΗΣΗΣ

XII. ΣΕ ΔΙΕΘΝΗ ΠΕΡΙΟΔΙΚΑ

13. Διοργανωτής Special Issue με θέμα “Επιλεγμένες Εργασίες του Special Session AHSa (Architectures and Hardware for Security Applications) του συνεδρίου DSD 2018”, στο περιοδικό *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO)* (Elsevier Ltd.)”, 2018.

12. Συν-διοργανωτής Special Issue με θέμα “Επιλεγμένες Εργασίες του DSD 2016”, στο περιοδικό *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*”, 2016.
11. Συν-διοργανωτής Special Issue με θέμα “Επιλεγμένες Εργασίες του DSD 2015”, στο περιοδικό *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*”, 2015.
10. Συν-διοργανωτής Special Issue με θέμα “Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE)”, στο περιοδικό *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*”, 2015.
9. Συν-διοργανωτής και υπεύθυνος για τις εργασίες σχετικές με υλοποιήσεις συστημάτων ασφάλειας στο Special Issue με θέμα “Smart Grid Communications Systems”, στο περιοδικό *IEEE Systems Journal (ISJ)*, 2014.
8. Συν-διοργανωτής Special Issue με θέμα “Digital System Security and Safety”, στο περιοδικό *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*, 2012.
7. Associate Editor στο περιοδικό “*IEEE Systems Journal (ISJ)*”. Από Ιανουάριο 2011 έως σήμερα.
6. Μέλος της ομάδας εργασίας (Editorial Board Member) στο “*Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)*”. Από Σεπτέμβριο 2010 έως σήμερα.
5. Συν-διοργανωτής Special Issue με θέμα “Information Security and Data Protection in Future Generation Communication and Networking”, στο περιοδικό *Wireless Personal Communications, An International Journal (Springer)*, Volume 51, Number 1 2008.
4. Συν-διοργανωτής Special Issue με θέμα “Secure Multimedia Communication”, στο περιοδικό *Wiley Journal: Security and Communication Network (SCN)*, Volume 1, Issue 6 (November/December 2008).
3. Associate Editor στο περιοδικό “*International Journal of Reconfigurable Computing (Hindawi Journal)*”. Από τον Μάιο 2007 έως σήμερα.
2. Συν-διοργανωτής Special Issue με θέμα “Security of Computers & Networks”, στο περιοδικό *Computer and Electrical Engineering, An International Journal (Elsevier Ltd.)*, Vol. 33, Issues 5-6, 2007.
1. Μέλος της ομάδας εργασίας (Editorial Board Member) στο “*Computer and Electrical Engineering, An International Journal (Elsevier Ltd.)*”. Από Ιανουάριο 2006 έως Μάρτιο 2011.

ΧΙ2. ΣΕ ΔΙΕΘΝΗ ΣΥΝΕΔΡΙΑ

XI2A. Μέλος Επιτροπών Διοργάνωσης

26. Πρόεδρος της επιτροπής προγράμματος (Technical Program co-chair) στο συνέδριο “*22th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2019*”, Θεσσαλονίκη, Ελλάδα από 28 έως 30 Αυγούστου 2019.
25. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*22th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2019*”, Θεσσαλονίκη, Ελλάδα από 28 έως 30 Αυγούστου 2019.
24. Υπεύθυνος για τη προβολή και τη δημοσιότητα (Publicity Chair) του συνεδρίου “*29th International Symposium on Power and Timing Modeling, Optimization and Simulation – PATMOS 2019*”, Ρόδος, Ελλάδα από 1 έως 3 Ιουλίου, 2019.

23. Συν-διοργανωτής (Local Chair) του συνεδρίου “*International Conference on Omni-layer Intelligent systems - COINS*”, Limenas Hersonissou, Heraklion, Crete, Greece από 5 έως 7 Μαΐου 2019.
22. Διοργανωτής Special Session με θέμα “Secure Hardware for IoT Applications” κατά την διάρκεια του συνεδρίου “*ICECS 2018 - 25th IEEE International Conference on Electronics Circuits and System*”, Bordeaux, Γαλλία από 9 έως 12 Δεκεμβρίου 2018.
21. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*21th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2018*”, Πράγα, Τσεχία από 29 έως 31 Αυγούστου 2018.
20. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*20th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2017*”, Βιέννη, Αυστρία από 31 Αυγούστου έως 2 Σεπτεμβρίου 2017.
19. Μέλος της οργανωτικής επιτροπής (Organizing Committee Chairs) του συνεδρίου “*20th Pan-Hellenic Conference on Informatics (PCI 2016)*”, Patras, Greece, November 10th – 12th, 2016.
18. Πρόεδρος της επιτροπής προγράμματος (Technical Program chair) στο συνέδριο “*19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016*”, Λεμεσός, Κύπρος, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2016.
17. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016*”, Λεμεσός, Κύπρος, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2016.
16. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015*”, Μαδέιρα, Πορτογαλία, από 26 έως 28 Αυγούστου 2015.
15. Technical Program Co-chair στο συνέδριο “*18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015*”, Μαδέιρα, Πορτογαλία, από 26 έως 28 Αυγούστου 2015.
14. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*17th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2014*”, Βερόνα (Ιταλία), από 27 έως 29 Αυγούστου, 2014.
- 13 Υπεύθυνος για τη προβολή και τη δημοσιότητα (Publicity Chair) του συνεδρίου “*17th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2014*”, Βερόνα (Ιταλία), από 27 έως 29 Αυγούστου, 2014.
12. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*16th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2013*”, Santander (Ισπανία), από 4 έως 6 Σεπτεμβρίου, 2013.
11. Exhibits Chair του συνεδρίου “*18th International Conference on Digital Signal Processing*”, 1-3 July 2013, Santorini, Greece.
10. Διοργανωτής Special Session με θέμα “Architectures and Hardware for Security Applications (AHSA)” κατά την διάρκεια του συνεδρίου “*15th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2012*”, Cesme-Izmir (Τουρκία), από 5 έως 7 Σεπτεμβρίου, 2012.
9. Συν-διοργανωτής Special Session με θέμα “VLSI Architectures, Designs, and Implementations of Cryptographic Systems for Constrained Resources Environments”

- κατά την διάρκεια του συνεδρίου *IEEE Computer Society Annual Symposium on VLSI (ISVLSI 2012)*, University of Massachusetts, Amherst, USA, August 19-21, 2012.
8. Technical Program Chairman στο συνέδριο “*14th Euromicro Conference on Digital System Design, Architectures, Methods and Tools - DSD'2011*”, Ούλου, Φιλανδία, 31 Αυγούστου -2 Σεπτεμβρίου, 2011.
 7. Συν-διοργανωτής Special Session με θέμα “*Cryptographic Hardware & Embedded Systems*” κατά την διάρκεια του συνεδρίου *17th IEEE International Conference on Electronics, Circuits, and Systems (ICECS 2010)*, Αθήνα, 12-15 Δεκεμβρίου 2010, Ελλάδα.
 6. Deputy Program Chair στο συνέδριο “*13th Euromicro Conference on Digital System Design: Architectures, Methods and Tools - DSD'2010*”, Lille, Γαλλία, 1-3 Σεπτεμβρίου, 2010.
 5. Συν-διοργανωτής (General Local Chair) του συνεδρίου “*12th Euromicro Conference on Digital System Design: Architectures, Methods and Tools - DSD'2009*”, Πάτρα - Ελλάδα, 27-29 Αυγούστου, 2009.
 4. Track Co-chair του συνεδρίου “*The 4th International Conference on ReConFigurable Computing and FPGA's, ReConFig'08*”, 3-5 Δεκεμβρίου, 2008, Cancun, Mexico.
 3. Publicity Co-Chair “*The 2007 International Conference on Future Generation Communication and Networking (FGCN 2007)*”, December 6th ~ 8th, 2007, in Jeju Island, Korea.
 2. Συν-διοργανωτής Special Session με θέμα “*Information Security and Hardware Implementations*” κατά την διάρκεια του συνεδρίου “*World Automation Congress (WAC)*”, 25 έως 28 Ιουλίου 2006.
 1. Συν-διοργανωτής Special Session με θέμα “*New Generation Architectures/Implementations for Security Protocols and Cryptography Applications*” κατά την διάρκεια του συνεδρίου “*IEEE International Symposium on Circuits and Systems (ISCAS 2006)*”, Κως, 21-24 Μαΐου, 2006, Ελλάδα.

XI2B. Μέλος Επιτροπών Προγράμματος

113. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2019 PAnhellenic Conference on Electronics and Telecommunications (PACET 2019)*”, Βόλος, Ελλάδα από 8 έως 9 Νοεμβρίου 2019.
112. Μέλος της επιτροπής προγράμματος του συνεδρίου “*24th IEEE International Conference on Emerging Technologies And Factory Automation (ETF A 2019) - Track 9 - Complex Engineering Systems and Systems Engineering*”, September 10-13, 2019, Zaragoza, Spain.
111. Μέλος της επιτροπής προγράμματος του συνεδρίου “*22th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2019*”, Θεσσαλονίκη, Ελλάδα από 28 έως 30 Αυγούστου 2019.
110. Μέλος της επιτροπής προγράμματος του συνεδρίου “*29th International Symposium on Power and Timing Modeling, Optimization and Simulation – PATMOS 2019*”, Ρόδος, Ελλάδα από 1 έως 3 Ιουλίου, 2019.
109. Μέλος της επιτροπής προγράμματος του συνεδρίου “*22nd IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Cluj-Napoca, Romania, April 24-26, 2019.
108. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Sixth Workshop on Cryptography and Security in Computing Systems (CS2 2019)*”, 21 January 2019, Co-located with HiPEAC 2019 Conference, Valencia, Spain.

107. Μέλος της επιτροπής προγράμματος του συνεδρίου “*25th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*”, December 9-12, 2018, Bordeaux, France.
106. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2018 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2018)*”, December 3-5, 2018, Cancun, Mexico.
105. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2018 European Conference on Ambient Intelligence (AmI 2018)*”, 12-14 November 2018, Larnaca, Cyprus.
104. Μέλος της επιτροπής προγράμματος του συνεδρίου “*23rd IEEE International Conference on Emerging Technologies And Factory Automation (ETFA 2018) - Track 9 - Complex Engineering Systems and Systems Engineering*”, September 4-7, 2018, Turin, Italy.
103. Μέλος της επιτροπής προγράμματος του συνεδρίου “*21th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2018*”, Πράγα, Τσεχία από 29 έως 31 Αυγούστου 2018.
102. Μέλος της επιτροπής προγράμματος του συνεδρίου “*6th EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (ECYPS2018)*”, Budva, Montenegro, June 11-14, 2018
101. Μέλος της επιτροπής προγράμματος του συνεδρίου “*21st IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Budapest, Hungary, April 25-27, 2018.
100. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2018)*”, Co-located with DATE 2018, Dresden, March 23, 2018.
99. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Fifth Workshop on Cryptography and Security in Computing Systems (CS2 2018)*”, 24 January 2018, Co-located with HiPEAC 2018 Conference, Manchester, UK.
98. Μέλος της επιτροπής προγράμματος του συνεδρίου “*24th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*”, December 5-8, 2017, Batumi, Georgia.
97. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2017 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2017)*”, December 4-6, 2017, Cancun, Mexico.
96. Μέλος της επιτροπής προγράμματος του συνεδρίου “*22nd IEEE International Conference on Emerging Technologies And Factory Automation (ETFA 2017) - Track 9 - Complex Engineering Systems and Systems Engineering*”, September 12-15, 2017, Limassol, Cyprus.
96. Μέλος της επιτροπής προγράμματος του συνεδρίου “*23rd edition of the European Conference on Circuit Theory and Design 2017 (ECCTD2017)*”, September 4-6, 2017, Catania, Italy.
95. Μέλος της επιτροπής προγράμματος του συνεδρίου “*20th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2017*”, Βιέννης, Αυστρία, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2017.
94. Μέλος της επιτροπής προγράμματος του συνεδρίου “*22nd International Conference on Digital Signal Processing (DSP 2017)*”, August 23-25, London, United Kingdom.
93. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2017 International Conference on Computer, Information and Telecommunication Systems (CITS 2017)*”, July 21-23, 2017, Dalian, China.

92. Μέλος της επιτροπής προγράμματος του συνεδρίου “*19th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Dresden, Germany, April 18-21, 2017.
91. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Fourth Workshop on Cryptography and Security in Computing Systems (CS2 2017)*”, 24 January 2017, Co-located with HiPEAC 2017 Conference, Stockholm.
90. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2016 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2016)*”, November 30 - December 2, 2016, Cancun, Mexico.
89. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Fourth Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2016)*”, UPC (BarcelonaTech) - ETSEIB, Barcelona (Spain), November 14th - 16th, 2016.
88. Μέλος της επιτροπής προγράμματος του συνεδρίου “*20th Pan-Hellenic Conference on Informatics (PCI 2016)*”, Patras, Greece, November 10th – 12th, 2016.
87. Μέλος της επιτροπής προγράμματος του συνεδρίου “*19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016*”, Λεμεσός, Κύπρος, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2016.
86. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 4th Prague Embedded Systems Workshop (PESW 2016)*”, Roztoky u Prahy, Czech Republic, June 30 - July 2, 2016.
85. Μέλος της επιτροπής προγράμματος του συνεδρίου “*4th EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (ECYPS 2016)*”, Bar, Montenegro, June 12-16, 2016.
84. Μέλος της επιτροπής προγράμματος του συνεδρίου “*18th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Kosice, Slovakia, April 20-22, 2016.
83. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2015 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2015)*”, December 7-9, 2015 Cancun, Mexico.
82. Μέλος της επιτροπής προγράμματος του συνεδρίου “*18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015*”, Μαδέιρα, Πορτογαλία, από 26 έως 28 Αυγούστου 2015.
81. Μέλος της επιτροπής προγράμματος του συνεδρίου “*22nd European Conference on Circuit Theory and Design (ECCTD 2015)*”, 24 – 26 Αυγούστου 2015, Trondheim, Νορβηγία.
80. Μέλος της επιτροπής προγράμματος του συνεδρίου “*EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (ECYPS’2015)*”, Montenegro, Budva, June 14-18, 2015.
79. Μέλος της επιτροπής προγράμματος του συνεδρίου “*17th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Belgrade, Serbia, April 22-24, 2015.
78. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Third Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2015)*”, co located with *Design Automation and Test in Europe (DATE 2015)*, Grenoble, France, 9-13 March 2015.
77. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2nd Workshop on Cryptography and Security in Computing Systems*”, co-located with HiPEAC 2015 Conference, Άμστερνταμ, Ολλανδία, 19-21 Ιανουαρίου 2015.

76. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2014 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2014)*”, December 8-10, 2014, Cancun, Mexico.
75. Μέλος της επιτροπής προγράμματος του συνεδρίου “*17th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2014*”, Βερόνα, Italy, από 27 έως 29 Αυγούστου, 2014.
74. Μέλος της επιτροπής προγράμματος του συνεδρίου “*EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (ECYPS’2014)*”, Montenegro, Budva, June 16-19, 2014.
73. Μέλος της επιτροπής προγράμματος του συνεδρίου “*16th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Warsaw, Poland, April 23-25, 2014.
72. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 4th International Symposium on Electronic System Design (ISED 2013)*”, 12-13 December, 2013, NTU, Singapore.
71. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 9th International Conference on ReConFigurable Computing and FPGA’s, (ReConFig’13)*”, Dec 9, 2013 - Dec 11, 2013, Cancun, Mexico.
70. Μέλος της επιτροπής προγράμματος του συνεδρίου “*21st European Conference on Circuit Theory and Design (ECCTD 2013)*”, 8 – 12 September 2013, Dresden, Germany.
69. Μέλος της επιτροπής προγράμματος του συνεδρίου “*16th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2013*”, Santander, Spain, από 4 έως 6 Σεπτεμβρίου, 2013.
68. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The third International Conference on Advances in Computing and Communications (ACC-2013)*”, Kochi, Kerala, India, August, 29-31, 2013.
67. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Engineering of Reconfigurable Systems and Algorithms - ERSA’13*”, 22-25 Ιουλίου 2013, Las Vegas, Nevada, USA.
66. Μέλος της επιτροπής προγράμματος του συνεδρίου “*EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (ECYPS’2013)*”, Montenegro, Budva, June 19, 2013.
65. Μέλος της επιτροπής προγράμματος του συνεδρίου “*First Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE 2013)*”, Avignon – France, May 30th-31st, 2013.
64. Μέλος της επιτροπής προγράμματος του συνεδρίου “*16th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*”, Karlovy Vary, Czech Republic, April 8-10, 2013.
63. Μέλος της επιτροπής προγράμματος του συνεδρίου “*International Symposium on Electronic System Design (ISED) 2012*”, 21-23 December 2012, Kolkata, India.
62. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 8th International Conference on ReConFigurable Computing and FPGA’s, (ReConFig’12)*”, Dec 5, 2012 - Dec 7, 2012, Cancun, Mexico.
61. Μέλος της επιτροπής προγράμματος του συνεδρίου “*15th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2012*”, Izmir (Τουρκία), από 3 έως 5 Σεπτεμβρίου, 2012.
60. Μέλος της επιτροπής προγράμματος του Special Session με θέμα “*European Projects in Digital System Design - (EPDSD)*” κατά τη διάρκεια του συνεδρίου *15th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2012*, Izmir (Τουρκία), από 3 έως 5 Σεπτεμβρίου, 2012.

59. Μέλος της επιτροπής προγράμματος του συνεδρίου “*International Symposium on Electronic System Design (ISED) 2011*”, 19-21 December 2011, Kochi, India.
58. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 7th International Conference on ReConFigurable Computing and FPGA’s, (ReConFig’11)*”, Nov 30, 2011 - Dec 2, 2011, Cancun, Mexico.
57. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Workshop on Cryptographic Hardware and Embedded Systems 2011 (CHES 2011)*”, September 28th - October 1st 2011, Nara, Japan.
56. Μέλος της επιτροπής προγράμματος του συνεδρίου “*ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA’11*”, 18-21 Ιουλίου, Las Vegas, Nevada, USA.
55. Μέλος της επιτροπής προγράμματος του συνεδρίου “*3rd International ICST Conference on Security and Privacy in Mobile Information and Communication Systems (Mobisec 2011)*”, May 17-19, 2011 - Aalborg, Denmark.
54. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Fourth International Conference on New Technologies, Mobility and Security (NTMS 2011)*”, 7 – 10 Φεβρουαρίου 2011, Παρίσι, Γαλλία.
53. Μέλος της επιτροπής προγράμματος του συνεδρίου “*International Symposium on Electronic System Design (ISED) 2010*”, 20-22 December 2010, Bhubaneswar, India.
52. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 6th International Conference on ReConFigurable Computing and FPGA’s, ReConFig’10*”, 6-8 Δεκεμβρίου, 2010, Cancun, Mexico.
51. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 2nd International Workshop on Security in Cloud Computing (SCC’2010)*”, 13-15 Σεπτεμβρίου 2010, San Diego, California, USA.
50. Μέλος της επιτροπής προγράμματος του συνεδρίου “*ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA’10*”, 12-15 Ιουλίου, Las Vegas, Nevada, USA.
49. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2010 International Conference on High Performance Computing Systems (HPCS-10)*”, 12-14 Ιουλίου 2010, Orlando, FL, USA.
48. Μέλος της επιτροπής προγράμματος του συνεδρίου “*IEEE Computer Society Annual Symposium on VLSI (ISVLSI 2010)*”, 5-7 Ιουλίου 2010, Kefalonia, Greece.
47. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2010 IEEE International Conference on Wireless Communications, Networking and Information Security (WCNIS2010)*”, June 25-27, 2010 in Beijing, China.
46. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2nd International ICST Conference on Security and Privacy in Mobile Information and Communication Systems-MOBISEC 2010*”, 26-28 Μαΐου 2010, Catania, Sicily, Italy.
45. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 5th International Conference on Future Information Technology (FutureTech 2010)*”, May 21-23, 2010, Busan, Korea.
44. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Design, Analysis and Tools for Integrated Circuits and Systems - IMECS 2010-DATICS-IMECS’10*”, Hong Kong, 17-19 March, 2010.
43. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 5th International Conference on ReConFigurable Computing and FPGA’s, ReConFig’09*”, 9-11 Δεκεμβρίου, 2009, Cancun, Mexico.

42. Μέλος της επιτροπής προγράμματος του συνεδρίου “2009 International Conference on High Performance Computing, Networking and Communication Systems (HPCNCS-09)”, 13-16 Ιουλίου 2009, Orlando, FL, USA.
41. Μέλος της επιτροπής προγράμματος του συνεδρίου “ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'09”, 13-16 Ιουλίου, Las Vegas, Nevada, USA, τμήμα του συνεδρίου “The 2009 World Congress in Computer Science, Computer Engineering, and Applied Computing (WORLDCOMP'09)”.
40. Μέλος της επιτροπής προγράμματος του συνεδρίου “16th International Conference on Digital Signal Processing (DSP 2009)”, 5-7 Ιουλίου 2009, Σαντορίνη, Ελλάδα.
39. Μέλος της επιτροπής προγράμματος του συνεδρίου, “IEEE DATICS-ICIEA'09, Design, Analysis and Tools for Integrated Circuits and Systems”, Xian, China, Μάιος 25-27, 2009.
38. Μέλος της επιτροπής προγράμματος του συνεδρίου “DATICS-IMECS'09, Design, Analysis and Tools for Integrated Circuits and Systems”, Hong Kong, Μάρτιος 18-20, 2009.
37. Μέλος της επιτροπής προγράμματος του συνεδρίου “The 4th International Conference on ReConFigurable Computing and FPGA's, ReConFig'08”, 3-5 Δεκεμβρίου, 2008, Cancun, Mexico.
36. Μέλος της επιτροπής προγράμματος του συνεδρίου και επικεφαλής συνεδρίας (Session Chair) “11th EUROMICRO CONFERENCE ON DIGITAL SYSTEM DESIGN, Architectures, Methods and Tools - DSD'2008”, Πάρμα, Ιταλία, 3 - 5 Σεπτεμβρίου, 2008.
35. Μέλος της επιτροπής προγράμματος του συνεδρίου “ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'08”, 14-17 Ιουλίου, Las Vegas, Nevada, USA, τμήμα του συνεδρίου “The 2008 World Congress in Computer Science, Computer Engineering, and Applied Computing (WORLDCOMP'08)”.
34. Μέλος της επιτροπής προγράμματος του συνεδρίου “2008 International Conference on High Performance Computing, Networking and Communication Systems (HPCNCS-08)”, 7-10 Ιουλίου 2008, Orlando, FL, USA.
33. Μέλος της επιτροπής προγράμματος του συνεδρίου “International Conference on Theoretical and Mathematical Foundations of Computer Science (TMFCS-08)”, 7-10 Ιουλίου 2008, Orlando, FL, USA.
32. Μέλος της επιτροπής προγράμματος του συνεδρίου “The 5th International Conference on Ubiquitous Intelligence and Computing (UIC-08)”, Organized by Oslo University College, Norway, June 23-25, 2008.
31. Μέλος της επιτροπής προγράμματος του συνεδρίου “IWRT 2008 - the 2nd International Workshop on RFID Technology - Concepts, Applications, Challenges”, Barcelona, Spain, from 12 to 13 June 2008.
30. Μέλος της επιτροπής προγράμματος του συνεδρίου “Workshop on Security of Communication Systems (SCS-2008)”, Damascus, Syria, April 9th, 2008.
29. Μέλος της επιτροπής προγράμματος του συνεδρίου “The 9th International Conference on Information and Communications Security (ICICS 2007)”, Zhengzhou, Henan Province, China, 12-15 December, 2007.
28. Μέλος της επιτροπής προγράμματος του συνεδρίου “The 2nd International Workshop on Trustworthiness, Reliability and services in Ubiquitous and Sensor neTworks (TRUST 2007)”, Taipei, Taiwan, 10-13 Δεκεμβρίου 2007.
27. Μέλος της επιτροπής προγράμματος του συνεδρίου “Multimedia Networking and QoS Track”, που γίνεται ταυτόχρονα με το συνέδριο “IEEE International Symposium on Multimedia 2007”, Taichung, Taiwan, Δεκεμβρίου 10-12, 2007.

26. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 2007 International Conference on Future Generation Communication and Networking (FGCN 2007)*”, December 6th ~ 8th, 2007, in Jeju Island, Korea.
25. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 2nd International Symposium on Information Security (IS'07)*”, Vilamoura, Algarve, Portugal, Nov 25-30, 2007.
24. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The IEEE International Symposium on Integrated Circuits, ISIC-2007*”, Orchard Hotel, Signapore, 26 - 28 Σεπτεμβρίου 2007.
23. Μέλος της επιτροπής προγράμματος του συνεδρίου “*3rd International Conference on Intelligent Environments (IE'07)*”, University of Ulm, Southern Germany, 24 – 25 Σεπτεμβρίου, 2007.
22. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The IEEE Region 8 EUROCON 2007, International Conference on “Computer as a Tool”*”, Warsaw, Poland, 9-12 Σεπτεμβρίου 2007.
21. Μέλος της επιτροπής προγράμματος του συνεδρίου “*10th EUROMICRO CONFERENCE ON DIGITAL SYSTEM DESIGN, Architectures, Methods and Tools - DSD'2007*”, Lübeck, Germany, 29 - 31 Αυγούστου, 2007.
20. Μέλος της επιτροπής προγράμματος του συνεδρίου “*International Conference on Security and Cryptography, SECRYPT 2007*”, Barcelona – Spain, 28-31 Ιουλίου 2007.
19. Μέλος της επιτροπής προγράμματος του συνεδρίου “*International Conference on Signal Processing and Multimedia Applications, SIGMAP 2007*”, Barcelona – Spain, 28-31 Ιουλίου 2007.
18. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2007 International Conference on High Performance Computing, Networking and Communication Systems (HPCNCS-07)*”, 9-12 Ιουλίου 2007, Orlando, FL, USA.
17. Μέλος της επιτροπής προγράμματος του συνεδρίου “*ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'07*”, June 25-28, Monte Carlo Resort, Las Vegas, Nevada, USA, τμήμα του συνεδρίου “*The 2007 World Congress in Computer Science, Computer Engineering, and Applied Computing (WORLDCOMP'07)*”.
16. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 2007 international Workshop on Application and Security Service in Web and pervasive eNvironments (ASWAN '07)*”, 16-18 Ιουνίου 2007, HuangShan (Yellow Mountains), China.
15. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 4th International Workshop on Ubiquitous Computing (IWUC 2007)*” που γίνεται ταυτόχρονα με το συνέδριο “*9th International Conference on Enterprise Information Systems (ICEIS 2007)*”, 12-13 Ιουνίου 2007 - Funchal, Madeira – Portugal.
14. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 1st International Workshop on RFID Technology - Concepts, Applications, Challenges (IWRT 2007)*”, που γίνεται ταυτόχρονα με το συνέδριο “*9th International Conference on Enterprise Information Systems (ICEIS 2007)*”, 12 – 13 Ιουνίου 2007 - Funchal, Madeira – Portugal.
13. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2007 International Conference on Multimedia and Ubiquitous Engineering (MUE 2007)*”, Seoul, Korea, 26 ~ 28 Απριλίου, 2007.
12. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Eighth International Conference on Information and Communications Security (ICICS '06)*”, Raleigh, North Carolina, USA, 4-7 Δεκεμβρίου 2006.

11. Μέλος της επιτροπής προγράμματος του συνεδρίου “2006 International Conference on Hybrid Information Technology”, International Convention Center, Cheju Island, Korea, 9 ~ 11 Νοεμβρίου, 2006.
10. Μέλος της επιτροπής προγράμματος του συνεδρίου “The 3rd International Conference on ReConFigurable Computing and FPGA’s, ReConFig’06”, San Luis Potosi, Mexico, 20-22 Σεπτεμβρίου 2006.
9. Μέλος της επιτροπής προγράμματος του συνεδρίου “The 2006 International Conference on High Performance Computing and Communications”, Munich, Germany, 13-15 Σεπτεμβρίου 2006.
8. Μέλος της επιτροπής προγράμματος του συνεδρίου “International Conference on Security and Cryptography, SECRYPT 2006”, Setibal – Portugal, 7-10 Αυγούστου 2006.
7. Μέλος της επιτροπής προγράμματος του συνεδρίου “International Conference on Signal Processing and Multimedia Applications, SIGMAP 2006”, Setibal – Portugal, 7-10 Αυγούστου 2006.
6. Μέλος της επιτροπής προγράμματος στο συνέδριο “2nd IEE International Conference on Intelligent Environments, IE’06”, 5-6 Ιουλίου 2006, National University of Athens, Greece.
5. Μέλος της επιτροπής προγράμματος στο συνέδριο “The 2006 International Conference on Scientific Computing (CSC’06)”, 26-29 Ιουνίου 2006, Las Vegas, USA.
4. Μέλος της επιτροπής προγράμματος στο συνέδριο “The 2006 International Conference on Security and Management (SAM’06)”, 26-29 Ιουνίου 2006, Las Vegas, USA.
3. Μέλος της επιτροπής προγράμματος στο συνέδριο “The 2006 International Conference on Computer Design (CDES’06)”, 26-29 Ιουνίου 2006, Las Vegas, USA.
2. Μέλος της επιτροπής προγράμματος στο συνέδριο “The 2006 International Conference on Embedded Systems and Applications (ESA’06)”, 26-29 Ιουνίου 2006, Las Vegas, USA.
1. Μέλος της τεχνικής επιτροπής (Technical Program Committee) του “IEEE Workshop on Signal Processing Systems (SIPS) – Design and Implementations”, November 2-4, 2005, Αθήνα, Ελλάδα.

XI3. Σε Ελληνικές Κοινότητες

Συνυπεύθυνος για την έκδοση του τριμηνιαίου ενημερωτικού φυλλαδίου της Ελληνικής ενοποιημένης κοινότητας του Circuit and Systems (CAS) και του Solid-State Circuits (SSC) της IEEE. Από 01/11/2006 έως 31/12/2008.

XII. ΚΡΙΤΗΣ ΣΕ ΔΙΕΘΝΗ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΚΑΙ ΣΥΝΕΔΡΙΑ
--

XIII. Επιστημονικά Περιοδικά

- IEEE Transactions on Computers.
- IEEE Transactions on Very Large Scale Integration.
- IEEE Transactions on Circuits and Systems-I (TCAS-I).
- IEEE Transactions on Circuits and Systems-II (TCAS-II).
- IEEE Transactions on Parallel and Distributed Systems.
- IEEE Transactions on Emerging Topics in Computing
- IEEE Transactions on Industrial Informatics.
- IEEE Proceedings Journal.
- IEEE Computer Magazine.
- IEEE Multimedia Magazine.

- IET Circuits, Devices & Systems
- IET Computers and Digital Techniques.
- IEE Proceedings on Information Security.
- ACM Transactions on Embedded Computing Systems Journal.
- Elsevier Journal of Computational and Applied Mathematics.
- Integration, the VLSI Journal, Elsevier Ltd.
- Elsevier Microelectronics Journal, Circuits and Systems.
- Elsevier Journal of Systems Architecture.
- Computers and Electrical Engineering Journal, Elsevier Ltd.
- Journal of Supercomputing, Springer.
- Wireless Personal Communications, Springer.
- Journal of Real-Time Image Processing, Springer.
- The Computer Journal, OXFORD University Press.

XII2. Διεθνή Συνέδρια

- IEEE, International Conferences on Electronics, Circuits and Systems (ICECS).
- IEEE, International Symposium on Circuits and Systems (ISCAS).
- IEEE, Midwest Symposium on Circuits and Systems (MWSCAS).
- IEEE International Conference on Industrial Informatics (INDIN)
- IEEE, Mediterranean Electrotechnical Conference (MELECON).
- IEEE International Conference on Communications (ICC), Signal Processing for Communications.
- IEEE International Conference on Telecommunications (ConTEL).
- IEEE The International Conference on “Computer as a Tool” (EUROCON).
- IEEE Workshop on Signal Processing Systems (SIPS).
- IEEE International Symposium on Pervasive Computing and Ad Hoc Communications (PCAC).
- European Conference on Circuit Theory and Design (ECCTD).
- Pan-Hellenic Conference on Informatics (PCI)
- International Conference on Digital Signal Processing (DSP).
- Mediterranean Conference on Embedded Computing (MECO)
- World Automation Congress (WAC).
- International Conference on Communication Systems, Networks and Digital Signal Processing (CSNDSP).
- International Conference on Computer, Communication and Control Technologies (CCCT).
- International conference on High Performance Computing and Communications. Special Session: Pervasive Computing Application & Security Service (PCASS).
- International Conference on Intelligent Computing (ICIC).
- IEEE International Conference on Industrial Technology (ICIT)
- International Conference on Information Security Practice and Experience (ISPEC)

XIII. ΤΙΜΗΤΙΚΕΣ ΔΙΑΚΡΙΣΕΙΣ

- Υποτροφία για μεταδιδακτορική έρευνα από το *Ίδρυμα Κρατικών Υποτροφιών (ΙΚΥ)* για το ακαδημαϊκό έτος 2008-2009.
- Μέχρι σήμερα έχουν γίνει γνωστές πάνω από *1300* ετεροαναφορές (σύμφωνα με το Google Scholar Citations) των εργασιών του σε εργασίες άλλων ερευνητών.

Σύμφωνα με το Google Scholar:

<https://scholar.google.gr/citations?user=ByA11KQAAAAJ&hl=en>

	Όλα	Από το 2013
Παραθέσεις	1502	699
h-index	21	16
i10-index	39	23