ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ

ΠΑΡΑΣΚΕΥΑ ΘΕΟΔ. ΚΙΤΣΟΥ
ΚΑΘΗΓΗΤΗ
ΤΜΗΜΑ ΗΛΕΚΤΡΟΛΟΓΩΝ ΜΗΧΑΝΙΚΩΝ ΚΑΙ ΜΗΧΑΝΙΚΩΝ ΥΠΟΛΟΓΙΣΤΩΝ
ΠΑΝΕΠΙΣΤΗΜΙΟ ΠΕΛΟΠΟΝΝΗΣΟΥ

ΑΠΡΙΛΙΟΣ 2025

Περιεχόμενα

I. ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ ... 3

II. ΣΥΝΤΟΜΟ ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ ... 3

III. ΧΡΟΝΟΛΟΓΙΚΟΣ ΠΙΝΑΚΑΣ ΣΠΟΥΔΩΝ ... 4

IV. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ ... 4

IV1. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΘΕΣΗ ... 4
IV2. ΔΙΔΑΚΤΙΚΗ ΕΜΠΕΙΡΙΑ ... 4
IV3. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΒΛΕΨΗ ΔΙΔΑΚΤΟΡΙΚΏΝ ΔΙΑΤΡΙΒΩΝ ... 4
IV4. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΓΑ ... 5

IV6. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΟΥΣ ΟΡΓΑΝΙΣΜΟΥΣ ... 8

V. ΕΜΠΕΙΡΙΑ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ ... 8

VI. ΔΗΜΟΣΙΕΥΜΕΝΟ ΕΡΓΟ ... 8

VI1. ΔΙΑΤΡΙΒΕΣ ... 8
VI2. ΒΙΒΛΙΑ / ΕΚΠΑΙΔΕΥΤΙΚΟ ΥΛΙΚΟ ... 8
X2I. Ελληνόγλωσσα ... 8
X2II. Ξενόγλωσσα ... 9
X2III. Εργαστηριακές Σημειώσεις ... 9
VI3. ΚΕΦΑΛΑΙΑ ΣΕ ΒΙΒΛΙΑ ΜΕ ΚΡΙΤΕΣ ... 10
VI4. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΜΕ ΚΡΙΤΕΣ ... 10
VI5. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΣΥΝΕΔΡΙΑ ΜΕ ΚΡΙΤΕΣ ... 13
A. Δημοσιεύσεις σε πρακτικά διεθνών συνεδρίων ... 13
B. Διαλέξεις (Tutorials) σε διεθνή συνέδρια ... 18
VI6. ΑΛΛΕΣ ΑΝΑΚΟΙΝΩΣΕΙΣ ... 18

VII. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΤΡΟΠΕΣ, ΟΜΑΔΕΣ ΕΡΓΑΣΙΑΣ ΚΑΙ ΘΕΣΕΙΣ ΔΙΟΙΚΗΣΗΣ ... 19

VII1. ΣΕ ΔΙΕΘΝΗ ΠΕΡΙΟΔΙΚΑ ... 19
VII2. ΣΕ ΣΥΝΕΔΡΙΑ ... 20
VII2A. Μέλος Επιτροπών Διοργάνωσης ... 20
VII2B. Μέλος Επιτροπών Προγράμματος ... 22

VIII. ΓΝΩΣΤΙΚΕΣ ΠΕΡΙΟΧΕΣ ΕΝΔΙΑΦΕΡΟΝΤΟΣ ΚΑΙ ΕΡΕΥΝΑΣ ... 30

I. ΠΡΟΣΩΠΙΚΑ ΣΤΟΙΧΕΙΑ

Ονοματεπώνυμο :	Παρασκευάς Κίτσος
Πατρώνυμο:	Θεόδωρος
Ημερομηνία γέννησης:	12 Φεβρουαρίου 1975
Τόπος γέννησης:	Αθήνα
Οικογενειακή κατάσταση:	Έγγαμος με δύο παιδιά
Διεύθυνση γραφείου:	Τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, Μεγ. Αλεξάνδρου 1, Κουκούλι, ΤΚ 26334, Πάτρα
Τηλέφωνο γραφείου:	+30 2610 - 369 236
E-mails:	kitsos@uop.gr, kitsos@go.uop.gr
Ιστοσελίδα:	https://ecsalab.ece.uop.gr/

II. ΣΥΝΤΟΜΟ ΒΙΟΓΡΑΦΙΚΟ ΣΗΜΕΙΩΜΑ

Μετά τη συμμετοχή του στις πανελλήνιες εξετάσεις του 1993 εισήχθη στο τμήμα Φυσικής του Πανεπιστημίου Πατρών απ’ όπου αποφοίτησε το Σεπτέμβριο του 1999. Η διπλωματική του εργασία με θέμα: *«Επεξεργασία Ψηφιακών Συστημάτων με το SIMULINK του MATLAB»*, εκπονήθηκε στο Εργαστήριο Ηλεκτρονικής και Η/Υ του τμήματος Φυσικής.

Από το Φεβρουάριο του 2000 έως τον Απρίλιο του 2004 ασχολήθηκε με την εκπόνηση της διδακτορικής του διατριβής με θέμα: *«Μελέτη και Υλοποίηση σε Υλικό Αλγορίθμων Κρυπτογραφίας και Συστημάτων Ασφαλούς Μετάδοσης Πληροφοριών για Ασύρματες Επικοινωνίες»*, η οποία ολοκληρώθηκε με απόδοση «Άριστα». Η διατριβή εκπονήθηκε στο Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας στο τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών.

Από το Μάιο του 2014 έως τον Μάιο του 2019 ήταν μέλος ΔΕΠ (Επίκουρος και έπειτα Αναπληρωτής Καθηγητής) στο τμήμα Μηχανικών Πληροφορικής Τ.Ε. του ΤΕΙ Δυτικής Ελλάδας. Από τον Μάιο του 2019 είναι Αναπληρωτής Καθηγητής στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου. Επίσης, από τον Ιανουάριο του 2012 συνεργάζεται με το Ινστιτούτο Βιομηχανικών Συστημάτων (ΙΝΒΙΣ) / Ερευνητικό Κέντρο ΑΘΗΝΑ σε ερευνητικά και αναπτυξιακά έργα. Επιπλέον, από το Μάιο του 2005 έως τον Μάιο του 2015 συνεργάζονταν με το εργαστήριο Ψηφιακών Συστημάτων & Επεξεργασίας Ψηφιακών Μέσων, της Σχολής Θετικών Επιστημών και Τεχνολογίας, στο Ελληνικό Ανοικτό Πανεπιστήμιο (ΕΑΠ). Επιπρόσθετα, έχει εργαστεί ως επισκέπτης καθηγητής στο Πανεπιστήμιο της Παβία, Ιταλία. Τέλος, από τον Οκτώβριο του 2020 είναι Διευθυντής του Προγράμματος Μεταπτυχιακών Σπουδών του τμήματος Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου με τίτλο «Τεχνολογίες και Υπηρεσίες Ευφυών Συστημάτων Πληροφορικής και Επικοινωνιών (Technologies and Services of Smart Informatics and Communication Systems)».

Συνεργάζεται με πολλούς ερευνητές στο εξωτερικό μία εκ των οποίων οδήγησε στη δημιουργία νέων αλγορίθμων κρυπτογραφίας και συστημάτων ασφάλειας επικοινωνιών. Ποιο συγκεκριμένα έχουν δημιουργηθεί οι αλγόριθμοι ροής Mosquito, “*The self-synchronizing stream cipher Mosquito*” και Moustique, “*The self-synchronizing stream cipher Moustique*” οι οποίοι είχαν υποβληθεί στο Ευρωπαϊκό Δίκτυο Βελτιστοποίησης της Κρυπτολογίας (ECRYPT - European Network of Excellence for Cryptology) για ευρεία χρήση τους σε μελλοντικές εφαρμογές (eSTREAM, the ECRYPT Stream Cipher Project) επικοινωνιών.

III. ΧΡΟΝΟΛΟΓΙΚΟΣ ΠΙΝΑΚΑΣ ΣΠΟΥΔΩΝ

2004 Διδακτορική διατριβή, Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων, τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών, Πολυτεχνική Σχολή, Πανεπιστήμιο Πάτρας.

1999 Πτυχίο Φυσικού, Σχολή Θετικών Επιστημών, Πανεπιστήμιο Πάτρας.

IV. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΔΡΑΣΤΗΡΙΟΤΗΤΑ

IV1. ΕΠΑΓΓΕΛΜΑΤΙΚΗ ΘΕΣΗ

09/2023 – Σήμερα	Πρόεδρος στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.
10/2020 – 08/2023	Διευθυντής του ΠΜΣ του τμήματος με τίτλο «Τεχνολογίες και Υπηρεσίες Ευφυών Συστημάτων Πληροφορικής και Επικοινωνιών (Technologies and Services of Smart Informatics and Communication Systems)» (ΑΔΑ: Ω068469Β7Δ-7ΓΨ).
05/2023 – Σήμερα	Καθηγητής στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.
05/2019 – 04/2023	Αναπληρωτής Καθηγητής στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.

IV2. ΔΙΔΑΚΤΙΚΗ ΕΜΠΕΙΡΙΑ

Η διδακτική του εμπειρία τα τελευταία χρόνια περιλαμβάνει μαθήματα του ΠΠΣ όπως Γλώσσες Περιγραφής Υλικού - θεωρία και εργαστήριο, Κυκλώματα και Συστήματα Συστημάτων Ασφαλείας, Ασφάλεια Υπολογιστικών Συστημάτων, Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs - θεωρία και εργαστήριο. Στο ΠΜΣ του τμήματος με τίτλο «Τεχνολογίες και Υπηρεσίες Ευφυών Συστημάτων Πληροφορικής και Επικοινωνιών» διδάσκει στα μαθήματα Προηγμένα Συστήματα Ασφάλειας και Κυβερνοφυσικά Συστήματα και τέλος στο ΠΠΣ Πληροφορική της Σχολής Θετικών Επιστημών και Τεχνολογίας του ΕΑΠ διδάσκει στη ΘΕ Εργαστηριακή Θεματική Ενότητα: Εργαστήριο Ψηφιακών Συστημάτων (ΠΛΗ-Ψ).

IV3. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΒΛΕΨΗ ΔΙΔΑΚΤΟΡΙΚΏΝ ΔΙΑΤΡΙΒΩΝ

Α. Επίβλεψη

1. Παπαδόπουλου Μάριου, στο θέμα «Τεχνικές Ασφάλειας FPGAs σε περιβάλλον Cloud», τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.
2. Καλαπόθα Σταύρου στο θέμα «Επεξεργασία δεδομένων που συλλέγονται από πολυτροπικούς αισθητήρες σε ολοκληρωμένα κυκλώματα», τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.
3. Φλαμή Γεώργιου στο θέμα «Αποδοτικές αρχιτεκτονικές σε υλικό διατάξεων Νευρωνικών Δικτύων», τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου.

Β. Συν-επίβλεψη

1. Τριμελής συμβουλευτική επιτροπή (συνέλευση τμήματος 59η /29.10.2021) του υποψήφιου διδάκτορα κ. Κωνσταντίνου Ρετσίνα στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Πελοποννήσου με θέμα «Συστήματα ανάκτησης δεδομένων εγκεφαλικών ρυθμών».

2. Τριμελής συμβουλευτική επιτροπή (συνέλευση τμήματος 10η /02.02.2021) της υποψήφιας διδάκτορα κας. Τσαντικίδου Κυριακής στο τμήμα Μηχανικών Η/Υ και Πληροφορικής του Πανεπιστημίου Πατρών με θέμα «Μηχανισμοί Κρυπτογραφίας και Ασφάλειας, με Εφαρμογή στην Ιατρική Τεχνολογία».
3. Τριμελής συμβουλευτική επιτροπή (συνέλευση τμήματος 184η /13.10.2021) του υποψήφιου διδάκτορα κ. Μανώλη Γαλετάκη στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Θεσσαλίας με θέμα «Αποδοτικές μέθοδοι υλοποίησης αλγορίθμων μηχανικής μάθησης σε συστήματα χαμηλών πόρων υλικού-Efficient Architectures of Machine Learning into Tiny Hardware Systems».
4. Τριμελής συμβουλευτική επιτροπή (συνέλευση τμήματος 102η /26.09.2018) του υποψήφιου διδάκτορα κ. Κωνσταντίνου Λιάκου στο τμήμα Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών του Πανεπιστημίου Θεσσαλίας με θέμα «Intelligent Computational System for Defects and Anomalies Detection in Electrical Engineering | Ευφυές υπολογιστικό σύστημα για ανίχνευση ελαττωμάτων και ανωμαλιών στην ηλεκτρολογία».
5. Διδακτορική Διατριβή του Ignacio Algredo Badillo με θέμα, «A Software-Radio Platform with Reconfigurable Architecture on MAC Layer for Security Systems", από το National Institute of Astrophysics, Optics and Electronics, Πουέμπλα, Μέξικο, Δεκέμβριος 2008. (Μέλος 3-μελούς Συμβουλευτικής και 7-μελους Εξεταστικής επιτροπής)
6. Διδακτορική Διατριβή του Miguel Morales Sandoval με θέμα, «An Interoperable and Reconfigurable Hardware Architecture for Elliptic Curve Cryptography", από το National Institute of Astrophysics, Optics and Electronics, Πουέμπλα, Μέξικο, Δεκέμβριος 2008. (Μέλος 3-μελούς Συμβουλευτικής και 7-μελους Εξεταστικής επιτροπής)

IV4. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΡΓΑ

Α/Α	Χρονική Διάρκεια	Πρόγραμμα	Φορέας Υλοποίησης
1	14/02/2000-30/09/2001	Ανάπτυξη μεθόδων για υλοποίηση αλγορίθμων κρυπτογράφησης με ολοκληρωμένα κυκλώματα (ερευνητικό πρόγραμμα)	(ΥΠΕΡ) Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
2	01/10/2001-28/02/2002	Ενοποίηση ασύρματης πρόσβασης τεχνολογίας DECT σε υφιστάμενα και μελλοντικά συστήματα-δίκτυα του ΟΤΕ (ερευνητικό πρόγραμμα)	Οργανισμός Τηλεπικοινωνιών Ελλάδας Α.Ε. (ΟΤΕ) σε συνεργασία με το Πανεπιστήμιο Πατρών
3	28/06/2002-27/12/2002	Σύστημα Bluetooth χαμηλής κατανάλωσης ισχύος (ερευνητικό πρόγραμμα)	(ΠΕΠΕΡ) Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
4	01/01/2003-31/05/2003	Asynchronous low power methodology and implementation of an encryption decryption design (ερευνητικό πρόγραμμα)	Ευρωπαϊκή Ένωση σε συνεργασία με το Πανεπιστήμιο Πατρών
5	01/11/2003-31/12/2004	Σύστημα Bluetooth χαμηλής κατανάλωσης ισχύος (ερευνητικό	(ΠΕΠΕΡ) Γενική Γραμματεία Έρευνας και

		πρόγραμμα)	Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
6	01/01/2005-28/02/2005	Flexible network and gateways architecture for enhanced access network services and applications (ερευνητικό πρόγραμμα)	Ευρωπαϊκή Ένωση σε συνεργασία με το Πανεπιστήμιο Πατρών
7	01/06/2005-31/12/2005	Ενίσχυση σπουδών Πληροφορικής στο Πρόγραμμα Σπουδών Πληροφορικής του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ)	Ευρωπαϊκή Ένωση και Εθνικοί Πόροι (ΕΡΕΑΕΚ-ΙΙ)-Γ’ ΚΠΣ
8	16/02/2007-31/10/2007	Σύστημα παροχής αλληλεπιδραστικών υπηρεσιών εξυπηρέτησης πολιτών (ερευνητικό και αναπτυξιακό πρόγραμμα)	Περιφερειακός πόλος καινοτομίας Δυτικής Ελλάδας σε Συνεργασία με το Πανεπιστήμιο Πατρών
9	08/06/2007 - 28/11/2008	Ανάπτυξη και βελτίωση της ποιότητας των παρεχόμενων υπηρεσιών του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ)	Ευρωπαϊκή Ένωση και Εθνικοί Πόροι (ΕΡΕΑΕΚ-ΙΙ)- Γ’ ΚΠΣ
10	01/05/2008 - 31/08/2008	Σύστημα παροχής αλληλεπιδραστικών υπηρεσιών εξυπηρέτησης πολιτών (ερευνητικό και αναπτυξιακό πρόγραμμα)	Περιφερειακός πόλος καινοτομίας Δυτικής Ελλάδας σε Συνεργασία με το Πανεπιστήμιο Πατρών
11	01/09/2008 - 30/06/2009	STREP VITAL: Enabling convergence of IP multimedia services over next generation networks technology-Εθνική συμμετοχή (ερευνητικό πρόγραμμα)	Γενική Γραμματεία Έρευνας και Τεχνολογίας σε συνεργασία με το Πανεπιστήμιο Πατρών
12	01/01/2012 – 28/02/2013	Σχεδιασμός και Ανάπτυξη Δομημένης Αρχιτεκτονικής Υλικού και Λογισμικού Κόμβων Δικτύου Αισθητήρων - ModSense (ερευνητικό πρόγραμμα)	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)
13	01/04/2012 – 31/03/2013	Πράξη: Υποδομές και Υπηρεσίες ΤΠΕ στο Μελλοντικό Διαδίκτυο. Υπό-έργο: Πρωτόκολλα, Μηχανισμοί και Υποσυστήματα Μετάδοσης Κλιμακωτού Video σε Ετερογενή Ασύρματα Δίκτυα (ερευνητικό πρόγραμμα)	ΤΕΙ Μεσολογγίου, τμήμα Τηλεπικοινωνιακών Συστημάτων και Δικτύων (Επιχειρησιακό πρόγραμμα «Δυτική Ελλάδα-Πελοπόννησος-Ιόνιοι Νήσοι» (ΟΠΣ 312180))
14	06/2012 - 06/2016	COST ACTION IC1204 “Trustworthy Manufacturing and Utilization of Secure Devices”	COST ACTION
15	01/07/2013 – 05/05/2014	Βιομηχανικά Συστήματα για την Αειφόρο Ανάπτυξη και το Ευ Ζην: Έρευνα, Τεχνολογική Ανάπτυξη και Καινοτομία (ΒΙΣΕΤΑΚ): Ανάπτυξη Μεθόδων και Τεχνικών Ανίχνευσης Ιόμορφου Υλικού (Hardware Trojan Horse Detection) σε συστήματα	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)

		υλικού (ερευνητικό πρόγραμμα)	
16	06/05/2014 – 31/12/2015	Βιομηχανικά Συστήματα για την Αειφόρο Ανάπτυξη και το Ευ Ζην: Έρευνα, Τεχνολογική Ανάπτυξη και Καινοτομία (ΒΙΣΕΤΑΚ): Ανάπτυξη Μεθόδων και Τεχνικών Ανίχνευσης Ιόμορφου Υλικού (Hardware Trojan Horse Detection) σε συστήματα υλικού (ερευνητικό πρόγραμμα)	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)
17	17/7/2017 - 31/10/2017	Διοικητική Υποστήριξη και Ανάπτυξη των Προγραμμάτων Σπουδών του ΕΑΠ. Συγγραφή του εργαστηριακού τόμου του Α΄ Κύκλου του Εργαστηρίου Ψηφιακών Συστημάτων του Προγράμματος Σπουδών Πληροφορικής.	Ελληνικό Ανοικτό Πανεπιστήμιο
18	17/01/2020 – 31/07/2020	Σχεδίαση Ενσωματωμένων Συστημάτων και Εφαρμογές Μικροελεγκτών στο Διαδίκτυο των πραγμάτων (IoT)	Ελληνικό Ανοικτό Πανεπιστήμιο
19	14/04/2020 - 14/11/2020	Technological and Business innovation services to stimulate the local Agrofood ecosystems and to support a Cross Border Collaboration among Local Action Groups (TAGs)	Interreg V/A Greece-Italy (EL-IT) 2014-2020
20	02/01/2018 - 30/06/2021	I3T - Καινοτόμος Εφαρμογή του Βιομηχανικού Διαδικτύου των Πραγμάτων σε Ευφυή Περιβάλλοντα	ΕΚ ΑΘΗΝΑ/ΙΝΒΙΣ (Ινστιτούτο Βιομηχανικών Συστημάτων)
21	10/06/2020-28/02/2022	MeACT – Ολοκληρωμένο Σύστημα Υποστήριξης της Ενεργούς Διαβίωσης Βασισμένο σε ΤΠΕ	RIS3, «ΜΙΚΡΟΗΛΕΚΤΡΟΝΙΚΗ» Δυτική Ελλάδα
22	03/02/2020 - 31/08/2022	IEnGreen - Ανάπτυξη ευφυούς και ενεργειακά αυτόνομου θερμοκηπίου με χρήση καινοτόμων τεχνολογιών για βελτίωση της παραγωγικότητας και της ποιότητας των προϊόντων	RIS3, «ΑΓΡΟΔΙΑΤΡΟΦΗ», Δυτική Ελλάδα
23	01/04/2024 – 31/12/2024	CONSOLE: Cybersecurity for Resilient Software Development	Digital Eurore (European Cybersecurity Competence Centre-ECCC)
24	01/01/2025 – Σήμερα	SAND5G: Security Assessments for Networks anD services in 5G	Digital Eurore (European Cybersecurity Competence Centre-ECCC)

IV6. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΟΥΣ ΟΡΓΑΝΙΣΜΟΥΣ

- Μέλος του Ελληνικού Επιστημονικού Δυναμικού για την αξιολόγηση προτάσεων ερευνητικών και τεχνολογικών έργων που υποβάλλονται στο πλαίσιο Εθνικών Προγραμμάτων, Γενική Γραμματεία Έρευνας και Τεχνολογίας.
- Μέλος στο Institute of Electrical and Electronics Engineers (IEEE).

V. ΕΜΠΕΙΡΙΑ ΥΠΟΛΟΓΙΣΤΙΚΩΝ ΣΥΣΤΗΜΑΤΩΝ

1. Εκτεταμένη γνώση της γλώσσας περιγραφής υλικού, VHSIC Hardware Description Language (VHDL).
2. Εκτεταμένη γνώση εργαλείων σχεδιασμού, σύνθεσης και εξομοίωσης ολοκληρωμένων κυκλωμάτων FPGA και ASIC (Xilinx, Mentor Graphics, Synopsis) και εξομοίωσης συστημάτων (Questa, ModelSIM, Microwind).
3. Εργαλεία ανάπτυξης FPGA: VIVADO, QUESTA, ISE, Sinplify, LeonardoSpecrum.

VI. ΔΗΜΟΣΙΕΥΜΕΝΟ ΕΡΓΟ

VI1. ΔΙΑΤΡΙΒΕΣ

1. Παρασκευάς Κίτσος. «Μελέτη και Υλοποίηση σε Υλικό Αλγορίθμων Κρυπτογραφίας και Συστημάτων Ασφαλούς Μετάδοσης Πληροφοριών για Ασύρματες Επικοινωνίες», Εργαστήριο Σχεδιασμού Ολοκληρωμένων Κυκλωμάτων Μεγάλης Κλίμακας, τμήμα Ηλεκτρολόγων Μηχανικών και Τεχνολογίας Υπολογιστών του Πανεπιστημίου Πατρών. Απρίλιος 2004.
2. Παρασκευάς Κίτσος. «Επεξεργασία Ψηφιακών Συστημάτων με το SIMULINK του MATLAB». Διπλωματική εργασία στο Εργαστήριο Ηλεκτρονικής και Η/Υ, τμήμα Φυσικής του Πανεπιστημίου Πατρών. Σεπτέμβριος 1999.

VI2. ΒΙΒΛΙΑ / ΕΚΠΑΙΔΕΥΤΙΚΟ ΥΛΙΚΟ

X2I. Ελληνόγλωσσα

E7. Νικόλαος Σκλάβος, Παρασκευάς Κίτσος, «Ασφάλεια σε Υλικό», Κεφάλαιο 24 στο σύγγραμμα Ασφάλεια Πληροφοριών και Συστημάτων στον Κυβερνοχώρο,

E6. Παρασκευάς Κίτσος, Προπτυχιακό Πρόγραμμα Σπουδών «Πληροφορική» του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ), Εργαστηριακή Θεματική Ενότητα: Ψηφιακά Συστήματα, «Εργαστηριακός Οδηγός – ΠΛΗΨ Ι», 2019.

E5. Παρασκευάς Κίτσος, Προπτυχιακό Πρόγραμμα Σπουδών «Πληροφορική», του Ελληνικού Ανοικτού Πανεπιστημίου (ΕΑΠ), Εργαστηριακή Θεματική Ενότητα: Ψηφιακά Συστήματα, «Συνοδευτικό Υλικό – ΠΛΗΨ Ι», 2019.

E4. Νικόλαος Σκλάβος και Παρασκευάς Κίτσος, "Ένας Πρακτικός Οδηγός για τη Συσχεδίαση Υλικού και Λογισμικού", Εκδόσεις Νέων Τεχνολογιών, 2019. ISBN: 978-960-578-039-5.

E3. Παρασκευάς Κίτσος και Νικόλαος Σκλάβος, "Σχεδιασμός Ψηφιακών Συστημάτων σε FPGAs", Εκδόσεις Νέων Τεχνολογιών, 2014. ISBN: 978-960-6759-88-8.

E2. Παρασκευάς Κίτσος, Εκπαιδευτικό υλικό (Webcast, Υπερκείμενο και Ασκήσεις) για τη θεματική ενότητα ΠΛΣ51 (Βασικές Εξειδικεύσεις σε Αρχιτεκτονική και Δίκτυα των Υπολογιστών) του Μεταπτυχιακού Προγράμματος Σπουδών «Μεταπτυχιακή Εξειδίκευση στα Πληροφοριακά Συστήματα» του Ελληνικού Ανοικτού Πανεπιστημίου, Πάτρα, 2008.

E1. Παρασκευάς Κίτσος, Εκπαιδευτικό υλικό (Ασκήσεις) για τη θεματική ενότητα ΠΛΣ62 (Εξειδικεύσεις Δικτύων και Επικοινωνιών) του Μεταπτυχιακού Προγράμματος Σπουδών

«Μεταπτυχιακή Εξειδίκευση στα Πληροφοριακά Συστήματα» του Ελληνικού Ανοικτού Πανεπιστημίου, Πάτρα, 2005.

Χ2ΙΙ. Ξενόγλωσσα

Ξ6. Nikos Konofaos and Paris Kitsos, "Digital System Design: Architectures, Methods and Tools", Proceedings of 22nd EUROMICRO Conference on Digital System Design (DSD), Kallithea-Chalkidiki, Greece, 28-30 August 2019. Published by the IEEE Computer Society, ISBN: 978-1-7281-2861-0.

Ξ5. Paris Kitsos, "Digital System Design: Architectures, Methods and Tools", Proceedings of 19th EUROMICRO Conference on Digital System Design (DSD), Limmasol, Cyprus, August 31st - September 2nd, 2016. Published by the IEEE Computer Society, ISBN-13: 978-1-5090-2816-0.

Ξ4. Nicolas Sklavos, Michael Huebner, Diana Goehringer, Paris Kitsos, "System-Level Design Methodologies for Telecommunication", Springer-USA, ISBN 978-3-319-00663-5, 2013.

Ξ3. Paris Kitsos, "Digital System Design: Architectures, Methods and Tools", Proceedings of 14th EUROMICRO Conference on Digital System Design (DSD), Oulu, Finland, August 31st - September 2nd, 2011. Published by the IEEE Computer Society, ISBN 978-0-7695-4494-6.

Ξ2. Y. Zhang and P. Kitsos, "Security in RFID and Sensor Networks", Auerbach Publications, ISBN-10: 1420068393, ISBN-13: 978-1420068399, 2009.

Ξ1. P. Kitsos and Y. Zhang, "RFID Security: Techniques, Protocols and System-On-Chip Design", Springer-USA, ISBN-10: 0387764801, ISBN-13: 978-0387764801, 2008.

Χ2ΙΙΙ. Εργαστηριακές Σημειώσεις

ΕΡ11. Α. Φούρναρης, Λ. Πύργας, Π. Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης", Έκδοση 2η, του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2017.

ΕΡ10. Α. Φούρναρης, Π. Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Κρυπτογραφία και Ασφάλεια Υπολογιστών", του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2015.

ΕΡ9. Α. Φούρναρης, Π. Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Σχεδιασμός Ολοκληρωμένων Κυκλωμάτων ", του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2015.

ΕΡ8. Α. Φούρναρης, Π. Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Συστήματα Πολύ Μεγάλης Κλίμακας Ολοκλήρωσης", του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2015.

ΕΡ7. Α. Φούρναρης, Π. Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Αναλογικά – Ψηφιακά Συστήματα ", του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2014.

ΕΡ6. Α. Φούρναρης, Π. Κίτσος, Ν. Σκλάβος, Σ. Λούβρος, "Εργαστηριακές Σημειώσεις του μαθήματος Ψηφιακή Σχεδίαση", του προγράμματος σπουδών του τμήματος Μηχανικών Πληροφορικής ΤΕ, ΤΕΙ Δυτικής Ελλάδας, 2014.

ΕΡ5. Παρασκευάς Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Σχεδιασμός Συστημάτων Υλικού", του προγράμματος σπουδών του τμήματος Τηλεπικοινωνιακών Συστημάτων και Δικτύων, ΑΤΕΙ Μεσολογγίου, 2011.

ΕΡ4. Παρασκευάς Κίτσος, "Εργαστηριακές Σημειώσεις/Ασκήσεις του μαθήματος Ασφάλεια και Αξιοπιστία Δικτυακών Συστημάτων", του προγράμματος σπουδών του τμήματος Τηλεπικοινωνιακών Συστημάτων και Δικτύων, ΑΤΕΙ Μεσολογγίου, 2011.

ΕΡ3. Παρασκευάς Κίτσος, "Εργαστηριακές Σημειώσεις του μαθήματος Εκπαιδευτικά Multimedia Προγράμματα", του προγράμματος σπουδών του τμήματος Πληροφορικής και ΜΜΕ, ΑΤΕΙ Πάτρας, 2008.

ΕΡ2. Παρασκευάς Κίτσος, "Εργαστηριακές Σημειώσεις/Ασκήσεις του μαθήματος Σχεδίαση Ψηφιακών Ολοκληρωμένων Κυκλωμάτων", του προγράμματος σπουδών του τμήματος Επιστήμης και Τεχνολογίας Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, 2008.

ΕΡ1. Παρασκευάς Κίτσος, "Εργαστηριακές Σημειώσεις/Ασκήσεις του μαθήματος Σχεδίαση Ψηφιακών Κυκλωμάτων και Συστημάτων με FPGAs", του προγράμματος σπουδών του τμήματος Επιστήμης και Τεχνολογίας Υπολογιστών, Πανεπιστήμιο Πελοποννήσου, 2007.

VI3. ΚΕΦΑΛΑΙΑ ΣΕ ΒΙΒΛΙΑ ΜΕ ΚΡΙΤΕΣ

Κ8. Paris Kitsos, Nicolas Sklavos and Artemios G. Voyiatzis, "Ring Oscillators and Hardware Trojan Detection", Hardware Security and Trust: Design and Deployment of Integrated Circuits in a Threatened Environment, Springer, 2017, ISBN: 978-3-319-44316-4.

Κ7. Ricardo Chaves, Leonel Sousa, Nicolas Sklavos, Apostolos P. Fournaris, Georgina Kalogeridou, Paris Kitsos, Farhana Sheikh, "Secure Hashing: SHA-1, SHA-2, and SHA-3", Circuits and Systems for Security and Privacy, CRC Press, ISBN: 9781482236880, 2016.

Κ6. Apostolos P. Fournaris, Paris Kitsos and Nicolas Sklavos, "Security and Cryptographic Engineering in Embedded Systems", Embedded Computing Systems: Applications, Optimization, and Advanced Design, IGI Global, ISBN13: 9781466639225, 2013.

Κ5. G. Kalogeridou, N. Sklavos, P. Kitsos, "System Design and FPGA Implementation for a Cognitive Radio Wireless Device", Chapter in the book Cognitive Radio and its Technological Impact on Wireless Cellular and Vehicular Networks, Series Lectures Notes in Electrical Engineering, Vol. 116, Springer, ISBN: 978-94-007-1826-5, 2012.

Κ4. Joan Daemen and Paris Kitsos, "The Self-Synchronizing Stream Cipher Moustique", Chapter in the book *The eStream Finalists*, Lecture Notes in Computer Science, Volume 4986/2008, ISBN: 978-3-540-68350, Springer, 2008.

Κ3. Giorgos Kostopoulos, Paris Kitsos and Odysseas Koufopavlou, "Mobile Pervasive Computing Security Implementations: The Bluetooth Example", *Chapter in the book The Internet of Things: From RFID to the Next-Generation Pervasive Networked Systems*, Auerbach Publications, Taylor&Francis Group, ISBN: 1420052810, USA, February, 2008.

Κ2. Paris Kitsos, "System-on-chip Design of the Whirlpool Hash Function", chapter in the book *Handbook of Research on Wireless Security*, Idea Group Inc., ISBN-10: 159904899X, 2007.

Κ1. Paris Kitsos and Nikos Sklavos, "Security Architecture and Implementation of the Universal Mobile Telecommunication System (UMTS)", chapter in the book *Handbook of Wireless Security: From Specifications to Implementations*, CRC-Press, ISBN: 9780849387715, 2007.

VI4. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΠΕΡΙΟΔΙΚΑ ΜΕ ΚΡΙΤΕΣ

Π30. Constantinos Efstathiou, Ioannis Kouretas, Paris Kitsos, "On the modulo 2^n+1 addition and subtraction for weighted operands", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 101, September 2023. (περιλαμβάνεται στο ISI/SCI)

Π29. Stavros Kalapothas, Manolis Galetakis, Georgios Flamis, Fotis Plessas, Paris Kitsos, "A Survey on RISC-V-Based Machine Learning Ecosystem", Information – Open Access Journal, Vol. *14, No.* 2, 2023, 64. (περιλαμβάνεται στο ISI/SCI)

Π28. Stavros Kalapothas, Georgios Flamis, Paris Kitsos, "Efficient Edge-AI Application Deployment for FPGAs", *Information* – Open Access Journal, Vol. *13, No.* 6, 2022, 279; (περιλαμβάνεται στο ISI/SCI)

Π27. Ludwig Kapmel, Paris Kitsos, Dimitris Simos, "Locating Hardware Trojans Using Combinatorial Testing for Cryptographic Circuits", IEEE Access, Vol. 10, pp: 18787 - 18806, 2022, DOI: 10.1109/ACCESS.2022.3151378. (περιλαμβάνεται στο ISI/SCI)

Π26. Konstantinos G. Liakos, Georgios K. Georgakilas, Fotis C. Plessas, Paris Kitsos, "GAINESIS: Generative Artificial Intelligence NEtlists SynthesIS", Electronics – Open Access Journal, Vol. 11, No. 2, 2022. (περιλαμβάνεται στο ISI/SCI)

Π25. Georgios Flamis, Stavros Kalapothas, Paris Kitsos, "Best practices for the deployment of edge inference: The conclusions to start designing", Electronics – Open Access Journal, Vol. 10, 2021. (περιλαμβάνεται στο ISI/SCI)

Π24. Kostas Efstathiou, Paris Kitsos, "Efficient Majority Logic Magnitude Comparator Design", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 82, April 2021. (περιλαμβάνεται στο ISI/SCI)

Π23. Lampros Pyrgas, Paris Kitsos, "Compact Hardware Architectures of Enocoro-128v2 Stream Cipher for Constrained Embedded Devices", Electronics – Open Access Journal, Vol. 9, Issue. 9, 1505-1519, 2020. (περιλαμβάνεται στο ISI/SCI)

Π22. Filippos Pirpilidis, Lampros Pyrgas, Paris Kitsos, "An 8-bit Serialized Architecture of SEED Block Cipher for Constrained Devices", IET Circuits, Devices & Systems, Vol. 14, Issue 3, 2020. (περιλαμβάνεται στο ISI/SCI)

Π21. Apostolos P. Fournaris, Lampros Pyrgas, Paris Kitsos, "An efficient multi-parameter approach for FPGA hardware Trojan detection", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 71, November 2019. (περιλαμβάνεται στο ISI/SCI)

Π20. Lampros Pyrgas, Paris Kitsos, Athanassios Skodras, "Compact FPGA Architectures for the Two-Band Fast Discrete Hartley Transform", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 61, September 2018. (περιλαμβάνεται στο ISI/SCI)

Π19. Filippos Pirpilidis, Kyriakos G. Stefanidis, Artemios G. Voyiatzis, and Paris Kitsos, "Effect analysis of ring oscillator length and hardware Trojan size on an FPGA-based Implementation of the AES algorithm", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol: 54, October 2017. (περιλαμβάνεται στο ISI/SCI)

Π18. Apostolos P. Fournaris, Ioannis Zafeirakis, Paris Kitsos and Odysseas Koufopavlou, "Comparing Elliptic Curve Point Multiplication Design Approaches for Cryptography", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, 2015. (περιλαμβάνεται στο ISI/SCI)

Π17. E. Cuevas-Farfan, M. Morales-Sandoval, A. Morales-Reyes, C. Feregrino-Uribe, I. Algredo-Badilio, P. Kitsos, R. Cumplido, "Karatsuba-Ofman Multiplier with Integrated Modular Reduction for (2^m)", Advances in Electrical and Computer Engineering, Volume 13, Number 2, 2013. (περιλαμβάνεται στο ISI/SCI)

Π16. Paris Kitsos, Nicolas Sklavos, George Provelengios, Athanassios Skodras, "FPGA-based Performance Analysis of Stream Ciphers ZUC, Snow3g, Grain v1, Mickey v2, Trivium and E0", Microprocessors and Microsystems: Embedded Hardware Design της Elsevier, Vol. 37, Issue 2, 2013. (περιλαμβάνεται στο ISI/SCI)

Π15. Morales-Sandoval, C. Feregrino-Uribe, R. Cumplido, P. Kitsos, "Area/performance trade-off analysis of an FPGA digit-serial GF(2^m) Montgomery Multiplier based on LFSR", Computer and Electrical Engineering της Elsevier, Vol. 39, Issue 2, 2013. (περιλαμβάνεται στο ISI/SCI)

Π14. P. Kitsos, N. Sklavos, M. Parousi, A. N. Skodras, “A Comparative Study of Hardware Architectures for Lightweight Block Ciphers”, Computer and Electrical Engineering, Elsevier, Vol. 38, Issue 1, 2012. (περιλαμβάνεται στο ISI/SCI)

Π13. M. Morales-Sandoval, C. Feregrino-Uribe, P. Kitsos, “Bit-Serial and Digit-Serial GF(2^m) Montgomery Multipliers using Linear Feedback Shift Registers”, IET Computers & Digital Techniques journal, Vol. 5, Issue. 2, March 2011. (περιλαμβάνεται στο ISI/SCI)

Π12. P. Kitsos, N. Sklavos, and O. Koufopavlou, “UMTS Security: System Architecture and Hardware Implementation”, Wireless Communications and Mobile Computing Journal, Wiley, Volume 7, Issue 4, May 2007. (περιλαμβάνεται στο ISI/SCI)

Π11. P. Kitsos, “Hardware Implementations for the ISO/IEC 18033-4:2005 Standard for Stream Ciphers”, International Journal of Signal Processing (IJSP), Vol: 3, No. 2, 2007.

Π10. P. Kitsos, M. D. Galanis, and O. Koufopavlou, “Architectures and FPGA Implementations of the 64-bit MISTY1 Block Cipher”, World Scientific Journal of Circuits, Systems, and Computers (JCSC), Vol. 15, No. 6, December 2006. (περιλαμβάνεται στο ISI/SCI)

Π9. N. Sklavos, P. Kitsos, K. Papadopoulos and O. Koufopavlou, “Design, Architecture and Performance Evaluation of the Wireless Transport Layer Security (WTLS)”, Journal of Supercomputing, Kluwer Academic Publishers, Volume 36, No. 1, pp: 33-50, 2006. (περιλαμβάνεται στο ISI/SCI)

Π8. M. D. Galanis, P. Kitsos, G. Kostopoulos, N. Sklavos, and C. E. Goutis, “Comparison of the Hardware Implementation of Stream Ciphers”, The International Arab Journal of Information Technology (IAJIT), Colleges of Computer and Information Society, Vol. 2, No. 4, October 2005, pp. 267-274. (περιλαμβάνεται στο ISI/SCI)

Π7. P. Kitsos, M. D. Galanis, and O. Koufopavlou, “An FPGA Implementation of the GPRS Encryption Algorithm 3 (GEA3)”, Journal of Circuits, Systems, and Computers (JCSC), World Scientific Publishing Company, Vol. 14, No. 2, pp: 217-231, 2005. (περιλαμβάνεται στο ISI/SCI)

Π6. N. Sklavos, P. Kitsos, E. Alexopoulos, and O. Koufopavlou, “Open Mobile Alliance (OMA) Security Layer: Architecture Implementation and Performance Evaluation of the Integrity Unit”, New Generation Computing: Computing Paradigms and Computational Intelligence, Springer- Verlag, Vol. 23, No 1, pp. 77-100, 2005. (περιλαμβάνεται στο ISI/SCI)

Π5. P. Kitsos, N. Sklavos, M. D. Galanis, and O. Koufopavlou, “64-bit Block Ciphers: Hardware Implementation and Comparison Analysis”, Computers and Electrical Engineering, Elsevier Science, Vol. 30, Issue: 8, pp. 593-604, November 2004. (περιλαμβάνεται στο ISI/SCI)

Π4. P. Kitsos and O. Koufopavlou, “Efficient Architecture and Hardware Implementation of the Whirlpool Hash Function”, IEEE Transactions on Consumer Electronics, Vol. 50, Issue 1, February 2004, pp. 208-213. (περιλαμβάνεται στο ISI/SCI)

Π3. P. Kitsos and O. Koufopavlou, “Configurable Hardware Implementations of Bulk Encryption Units for Wireless Communications”, The International Arab Journal of Information Technology (IAJIT), Colleges of Computer and Information Society, Vol. 1, No. 1, January 2004, pp. 122-126. (περιλαμβάνεται στο ISI/SCI)

Π2. P. Kitsos, G. Theodoridis, and O. Koufopavlou, “An Efficient Reconfigurable Multiplier Architecture for Galois field GF(2^m)”, Elsevier Microelectronics Journal, Vol. 34, Issue 10, October 2003, pp. 975-980. (περιλαμβάνεται στο ISI/SCI)

Π1. P. Kitsos, N. Sklavos, K. Papadomanolakis and O. Koufopavlou, “Hardware Implementation of the Bluetooth Security”, IEEE Pervasive Computing, Mobile and Ubiquitous Systems, Vol. 2, No. 1, Jan.-Mar. 2003, pp. 21-29. (περιλαμβάνεται στο ISI/SCI)

VI5. ΑΡΘΡΑ ΣΕ ΕΠΙΣΤΗΜΟΝΙΚΑ ΣΥΝΕΔΡΙΑ ΜΕ ΚΡΙΤΕΣ

Α. Δημοσιεύσεις σε πρακτικά διεθνών συνεδρίων

Σ72. Marios Papadopoulos, Kostas Lampropoulos, Paris Kitsos, "FPGA-based Cloud Security Solutions for 5G Networks", IEEE International Conference on Cyber Security and Resilience, London, UK, September 2-4, 2024.

Σ71. Aimilia Bantouna, Paris Kitsos, Kostas Lampropoulos, Kostas Poulios, Omar Qaise, Lampros Raptis, Andreas Stamoulis and Christos Tranoris, "Security Assessments for Networks and Services in 5G Networks", 27th Euromicro Conference Series on Digital System Design (DSD 2024), Paris, France, Aug. 28 – 30, 2024.

Σ70. Manolis Galetakis, Stavros Kalapothas, Georgios Flamis, Paris Kitsos and Fotis Plessas, "Design and implementation of a compact RISC-V based Machine Learning accelerator on Low End FPGA", 2nd Emerging Tech Conference: Edge Intelligence (ETCEI 2023), Thessaloniki, Greece, October 19-20, 2023.

Σ69. Marios Papadopoulos, Paris Kitsos, "FPGA-based Encryption System for Cloud Security", 26th Euromicro Conference on Digital Systems (DSD'23), Durres, Albania, September 6-8, 2023.

Σ68. L Kampel, P Kitsos, DE Simos, "Summary of Locating Hardware Trojans using Combinatorial Testing for Cryptographic Circuits", 2023 IEEE International Conference on Software Testing, Verification and Validation Workshops (ICSTW), 16 - 20 April 2023, Dublin, Ireland.

Σ67. Georgios Flamis, Stavros Kalapothas and Paris Kitsos, "FPGA-SoC deployment of complex deep neural network for magnitude and phase computations in denoising of speech signal", 30th IFIP/IEEE International Conference on Very Large Scale Integration (VLSI SOC 2022), October 3-5, Patras, Greece.

Σ66. Georgios Flamis, Stavros Kalapothas and Paris Kitsos, "Workflow on CNN utilization and inference in FPGA for embedded applications", IEEE – 6th South-East Europe Design Automation, Computer Engineering, Computer Networks and Social Media Conference (SEEDA-CECNSM 2021), Preveza, Greece, September 24th-26th 2021.

Σ65. L. Pyrgas, P. Kitsos, "5G Security: FPGA Implementation of SNOW-V Stream Cipher", 24th Euromicro Conference on Digital Systems (DSD'21), Palermo, Italy, September 1-3, 2021.

Σ64. Stavros Kalapothas, Georgios Flamis and Paris Kitsos, "Importing Custom DNN Models on FPGAs", 9th International Conference on Cyber-Physical Systems and Internet-of-Things (CPS&IoT' 2021), Budva, Montenegro, June 7-10, 2021.

Σ63. L. Pyrgas, A. Panagiotarou and P. Kitsos, "Are ring oscillators without a combinatorial loop good enough for Hardware Trojan detection?", 23rd Euromicro Conference on Digital Systems (DSD'20), Slovenia, August 26 – August 28, 2020.

Σ62. L. Pyrgas, P. Kitsos, "An 8-Bit Compact Architecture of Lesamnta-LW Hash Function for Constrained Devices", 26th IEEE International Conference on Electronics Circuits and Systems (ICECS 2019), Genova, Italy, November 27 to 29, 2019.

Σ61. K. Ampatzidis, D. Oikonomou, P. Kitsos, M. Rigou, "A Smart Home Energy Management System Based on Internet-of-Things", 5th Panhellenic Conference on Electronics and Telecommunications-PACET (2019), November 8-9, 2019, Volos, Greece.

Σ60. L. Pyrgas, P. Kitsos, "A Very Compact Architecture of CLEFIA Block Cipher for Secure IoT Systems", 22nd Euromicro Conference on Digital Systems (DSD '19), Kallithea, Chalkidiki, Greece, August 28 - August 30, 2019.

Σ59. A. Fanariotis, T. Orphanoudakis, V. Fotopoulos, P. Kitsos, "DSD-i1: A mixed functionality development board geared towards digital systems design education", 22nd

Euromicro Conference on Digital Systems (DSD ‘19), Kallithea, Chalkidiki, Greece, August 28 - August 30, 2019.

Σ58. Filippos Pirpilidis, Lampros Pyrgas, Paris Kitsos, “A 4-bit Architecture of SEED Block Cipher for IoT Applications”, 25th IEEE International Conference on Electronics Circuits and Systems (ICECS 2018), Bordeaux, France, 9-12 December 2018.

Σ57. Apostolos Fournaris, Lampros Pyrgas, Paris Kitsos, “An FPGA Hardware Trojan Detection Approach Based on Multiple Parameter Analysis”, 21st Euromicro Conference on Digital Systems (DSD'18), Prague, Czech Republic, August 29 - August 31, 2018.

Σ56. Lampros Pyrgas, Paris Kitsos, “A Hybrid FPGA Trojan Detection Technique Based-on Combinatorial Testing and On-chip Sensing”, 14th International Symposium on Applied Reconfigurable Computing (ARC 2018), Santorini, Greece, May 2-4, 2018.

Σ55. Lampros Pyrgas, Filippos Pirpilidis, Aliki Panayiotarou, Paris Kitsos, “Thermal Sensor Based Hardware Trojan Detection in FPGAs”, 20th Euromicro Conference on Digital Systems Design (DSD 2017), Vienna, Austria, August 30-September 1, 2017.

Σ54. Fotios Kounelis, Nicolas Sklavos, Paris Kitsos, “Run-Time Effect by Inserting Hardware Trojans, in Combinational Circuits”, 20th Euromicro Conference on Digital Systems Design (DSD 2017), Vienna, Austria, August 30-September 1, 2017.

Σ53. Lampros Pyrgas, Paris Kitsos and Athanassios N. Skodras, “An FPGA Design for the Two-Band Fast Discrete Hartley Transform”, 16th IEEE International Symposium on Signal Processing and Information Technology (ISSPIT 2016), Limassol, Cyprus, 12-14 December, 2016.

Σ52. N. Sklavos, P. Kitsos, A. G. Voyiatzis, “On the Hardware Implementation Efficiency of CAESAR Authentication Ciphers for FPGA Devices”, Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE'16), Barcelona, Spain, November 14-16, 2016.

Σ51. Filippos Pirpilidis, Artemios G. Voyiatzis, Lampros Pyrgas, Paris Kitsos, “An Efficient Reconfigurable Ring Oscillator for Hardware Trojan Detection”, 20th Pan-Hellenic Conference on Informatics (PCI 2016), Patras, Greece, November 10th-12th, 2016.

Σ50. Paris Kitsos, Kyriakos G. Stefanidis, Artemios G. Voyiatzis, “TERO-based Detection of Hardware Trojans on FPGA Implementation of the AES Algorithm”, 19th Euromicro Conference on Digital Systems Design (DSD 2016), Limassol, Cyprus, August 31-September 2, 2016.

Σ49. Artemios G. Voyiatzis, Kyriakos G. Stefanidis, Paris Kitsos, “Efficient Triggering of Trojan Hardware Logic”, 19th IEEE International Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS 2016), Kosice, Slovakia, April 20-22, 2016.

Σ48. Paris Kitsos, Dimitris Simos, Kyriakos Stefanidis and Artemios G. Voyiatzis, “Malicious hardware logic detection based on combinatorial testing”, Fourth Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2016), co located with Design Automation and Test in Europe (DATE 2016), Dresden, Germany, 14-18 March, 2016.

Σ47. Paris Kitsos, Dimitris. E. Simos, Jose Torres-Jimenez, Artemios G. Voyiatzis “Exciting FPGA Cryptographic Trojans using Combinatorial Testing”, 26th IEEE International Symposium on Software Reliability Engineering (ISSRE 2015), Gaithersburg, MD, USA, November 2-5, 2015.

Σ46. Paris Kitsos and Artemios G. Voyiatzis, “TERO vs. RO for Hardware Trojan Horse Detection”, *18th Euromicro Conference on Digital Systems Design (DSD'15),* Madeira, Portugal, 26-28 August, 2015.

Σ45. Filippos Pirpilidis, Paris Kitsos, Athanasios Kakarountas, “A Compact Design of SEED Block Cipher”, *4th Mediterranean Conference on Embedded Computing (MECO 2015),* Budva, Montenegro, 14-18, June 2015.

Σ44. Paris Kitsos and Artemios G. Voyiatzis, “Investigating TERO for Hardware Trojan Horse Detection”, Third Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2015), co located with Design Automation and Test in Europe (DATE 2015), Grenoble, France, 9-13 March, 2015.

Σ43. Paris Kitsos and Artemios G. Voyiatzis, “FPGA Trojan Detection Using Length-optimized Ring Oscillators”, *17th Euromicro Conference on Digital Systems Design (DSD'14)*, Verona, Italy, 27-29 August, 2014.

Σ42. Paris Kitsos and Artemios G. Voyiatzis, “Towards a Hardware Trojan Detection Methodology”, *3rd Mediterranean Conference on Embedded Computing (MECO 2014)*, Budva, Montenegro, 15-19, June 2014.

Σ41. Epameinontas Hatzidimitriou, Athanasios Kakarountas, Paris Kitsos, “Cipher Text Stealing Integrated in Implementations of IEEE P1619 for Shared Storage Media”, *6th International Symposium on Communications, Control, and Signal Processing (ISCCSP 2014)*, Athens, Greece, May 21-23, 2014.

Σ40. F. Pirpilidis, P. Kitsos, N. Sklavos, “An Efficient FPGA-Based Architecture of Skein for Simple Hashing and MAC Function”, *16th Euromicro Conference on Digital Systems Design (DSD'13)*, Santander, Cantabria, Spain, 4-6 September, 2013.

Σ39. Paris Kitsos, Nikolaos S. Voros, Tasos Dagiuklas, Athanassios N. Skodras, “A High Speed FPGA Implementation of the 2D DCT for Ultra High Definition Video Coding”, *18th International Conference on Digital Signal Processing (DSP 2013)*, Island of Santorini, Greece, July 1-3, 2013.

Σ38. G. Provelengios, P. Kitsos, N. Sklavos, C. Koulamas, “FPGA-based Design Approaches of Keccak Hash Function”, *15th Euromicro Conference on Digital Systems Design (DSD'12)*, Izmir, Turkey, 5-8 September, 2012.

Σ37. N. Sklavos, P. Kitsos, “Architectural Optimizations & Hardware Implementations of WLANs Encryption Standard”, *5th International Conference on New Technologies, Mobility and Security (NTMS’12)*, Istanbul, Turkey, May 7-10, 2012.

Σ36. P. Kitsos, N. Sklavos and A. N. Skodras, “A FPGA Implementation of the ZUC Stream Cipher”, *14th Euromicro Conference on Digital Systems Design (DSD'11)*, Oulu, Finland, August 31 - September 2, 2011.

Σ35. G. Provelengios, N. Voros and P. Kitsos, “Low Power FPGA Implementations of JH and Fugue Hash Functions”, *14th Euromicro Conference on Digital Systems Design (DSD'11)*, Oulu, Finland, August 31 - September 2, 2011.

Σ34. P. Kitsos and A. N. Skodras, “An FPGA Implementation and Performance Evaluation of the Seed Block Cipher”, *17th Int. Conference on Digital Signal Processing (DSP'11)*, Corfu, Greece, 6-8 July 2011.

Σ33. P. Kitsos, N. Sklavos, “On the Hardware Implementation Efficiency of SHA-3 Candidates”, 17th *IEEE International Conference on Electronics, Circuits, and Systems, (ICECS'10)*, December 12-15, Athens, Greece, 2010.

Σ32. Paris Kitsos, Nicolas Sklavos, Athanassios N. Skodras, “Low Power FPGA Implementations of 256-bit Luffa Hash Function”, *13th Euromicro Conference on Digital Systems Design (DSD'10)*, Lille, France, September 1-3, 2010.

Σ31. Nicolas Sklavos and Paris Kitsos, “BLAKE HASH Function Family on FPGA: From the Fastest to the Smallest”, *IEEE Computer Society Annual Symposium on VLSI (IEEE ISVLSI'10)*, Kefalonia, Greece, July 5-7, 2010.

Σ30. P. Kitsos, G. Selimis, O. Koufopavlou, “High Performance ASIC Implementation of the SNOW 3G Stream Cipher”, *IFIP/IEEE VLSI-SOC 2008 - International Conference on Very Large Scale Integration (VLSI SOC)*, Rhodes Island, Greece, October 13-15, 2008.

Σ29. P. Kitsos, G. Selimis, O. Koufopavlou, A. N. Skodras, “A Hardware Implementation of CURUPIRA Block Cipher for Wireless Sensors”, *11th Euromicro Conference on Digital*

System Design Design, Architectures, Methods and Tools, DSD 2008, Parma Italy, 3 - 5 September, 2008.

Σ28. Paris Kitsos and Ulrich Kaiser, "A High-Speed Hardware Implementation of the Hermes8-128 Stream Cipher", *18th European Conference on Circuit Theory and Design 2007 - ECCTD 2007*, August 26- 30, 2007, Seville, Spain.

Σ27. Paris Kitsos and Odysseas Koufopavlou, "An FPGA-Based Implementation of the Pomaranch Stream Cipher", *3rd International Mobile Multimedia Communications Conference (MSAN) - MobiMedia 2007*, August 27-29, 2007, Nafpaktos, Greece.

Σ26. Paris Kitsos and Bhanu Prasad, "A System-on-Chip Design of the RadioGatún Hash Function", *International Conference on High Performance Computing, Networking and Communication Systems*, 9-12 of July 2007 in Orlando, FL, USA.

Σ25. J. Daemen and P. Kitsos, "The self-synchronizing stream cipher Moustique", *eSTREAM Phase 2, the ECRYPT Stream Cipher Project, (ECRYPT NoE*). August 2006.

Σ24. P. Kitsos and A. N. Skodras, "On the Hardware Implementation of the MUGI Pseudorandom Number Generator", In proc. *of the Fifth International Symposium on Communications Systems, Networks and Digital Signal Processing, (CSNDSP'2006)*, Patras, Greece, 19-21 July, 2006.

Σ23. P. Kitsos, N. Sklavos and O. Koufopavlou, "A High-Speed Hardware Implementation of the LILI-II Keystream Generator", In proc. *of the Fifth International Symposium on Communications Systems, Networks and Digital Signal Processing, (CSNDSP'2006)*, Patras, Greece, 19-21 July, 2006.

Σ22. J. Daemen and P. Kitsos, "The self-synchronizing stream cipher Mosquito", *First Phase of ECRYPT Stream Cipher* Project Report 2005/018, 2005, Scandinavian Congress Center, Aarhus, Denmark, 26-27 May 2005. Η εργασία αυτή έχει παρουσιαστεί επίσης και στο *Symmetric Key Encryption Workshop (SKEW)* κατά την διάρκεια της παρουσίασης του ECRYPT project, Scandinavian Congress Center, Aarhus, Denmark, 26-27 May 2005.

Σ21. P. Kitsos, M. D. Galanis, and O. Koufopavlou, "A RAM-Based FPGA Implementation of the 64-bit MISTY1 Block Cipher", In proc. *of IEEE International Symposium on Circuits & Systems (ISCAS'05)*, Kobe, Japan, May 23-26, 2005.

Σ20. M. D. Galanis, P. Kitsos, G. Kostopoulos, N. Sklavos, O. Koufopavlou, and C. E. Goutis, "Comparison of the Hardware Architectures and FPGA Implementations of Stream Ciphers", In proc. *of 11th IEEE International Conference on Electronics, Circuits and Systems, (ICECS 2004)*, Tel-Aviv, Israel, December 13-15, 2004.

Σ19. G. Selimis, P. Kitsos and O. Koufopavlou, "High Performance Cryptographic Engine PANAMA: Hardware Implementation", In proc. *of 11th IEEE International Conference on Electronics, Circuits and Systems, (ICECS 2004)*, Tel-Aviv, Israel, December 13-15, 2004.

Σ18. M. D. Galanis, P. Kitsos, G. Kostopoulos and O. Koufopavlou, "Comparison of the Performance of Stream Ciphers for Wireless Communications", In proc. *of International Conference on Computing, Communications and Control Technologies 2004 (CCCT'04)*, Austin, Texas, USA, August 14-17, 2004.

Σ17. P. Kitsos, N. Sklavos, M. D. Galanis and O. Koufopavlou, "An FPGA-Based Performance Comparison of the 64-bit Block Ciphers", In proc. *of World Automation Congress 2004 (WAC 2004)*, Spain, Seville, June 28-July 1, 2004 (προσκαλεσμένη εργασία).

Σ16. P. Kitsos, M. D. Galanis and O. Koufopavlou, "High-Speed Hardware Implementations of the KASUMI Block Cipher", In proc. *of IEEE International Symposium on Circuits & Systems (ISCAS'04)*, Canada, May 23-26, 2004.

Σ15. P. Kitsos and O. Koufopavlou, “Whirlpool Hash Function: Architecture and VLSI Implementation”, In proc. *of IEEE International Symposium on Circuits & Systems (ISCAS'04)*, Canada, May 23-26, 2004.

Σ14. P. Kitsos and O. Koufopavlou, “A Reconfigurable Most/Least Significant Bit Multiplier for GF(2^m)”, In proc. *of IEEE Workshop on Wireless Circuits and Systems (WoWCAS 2004)*, Canada, May 21-22, 2004.

Σ13. P. Kitsos, N. Sklavos, and O. Koufopavlou, “An End-to-End Hardware Approach Security for the GPRS”, In proc. *of The 12th IEEE Mediterranean Electrotechnical Conference - MELECON 2004*, Croatia, Dubrovnic, May 12-15, 2004.

Σ12. P. Kitsos and O. Koufopavlou, “A Time and Area Efficient Hardware Implementation of the MISTY1 Block Cipher”, In proc. *of 46th IEEE Midwest Symposium on Circuits & Systems '03*, December 27-30, Cairo, Egypt, 2003.

Σ11. P. Kitsos, G. Kostopoulos, N. Sklavos and O. Koufopavlou, “Hardware Implementation of the RC4 stream Cipher”**,** In proc. *of 46th IEEE Midwest Symposium on Circuits & Systems '03*, December 27-30, Cairo, Egypt, 2003.

Σ10. N. Sklavos, A. Priftis, P. Kitsos and O. Koufopavlou, “Reconfigurable Crypto-Processor Design of Encryption Algorithms Operation Modes: Methods and FPGA Integration”, In proc. *of 46th IEEE Midwest Symposium on Circuits & Systems '03,* December 27-30, Cairo, Egypt, 2003.

Σ9. P. Kitsos, S. Goudevenos and O. Koufopavlou, “VLSI Implementations of the Triple-DES Block Cipher”**,** In proc. *of 10th IEEE International Conference on Electronics, Circuits and Systems (ICECS'03)*, United Arab Emirates, December 14-17, 2003.

Σ8. P. Kitsos, G. Theodoridis, and O. Koufopavlou, “An Reconfigurable Multiplier in GF(2^m) for Elliptic Curve Cryptosystem”, In proc. *of 10th IEEE International Conference on Electronics, Circuits and Systems (ICECS'03)*, United Arab Emirates, December 14-17, 2003.

Σ7. N. Sklavos, P. Kitsos and O. Koufopavlou, “VLSI Implementation of Password (PIN) Authentication Unit”, In proc. *of IEEE International Conference on Electronics, Circuits and Systems (ICECS'02)*, Croatia, September 15-18, 2002.

Σ6. P. Kitsos, N. Sklavos and O. Koufopavlou, “An Efficient Implementation of the Digital Signature Algorithm”, In proc. *of IEEE International Conference on Electronics, Circuits and Systems (ICECS'02)*, Croatia, September 15-18, 2002.

Σ5. N. Sklavos, K. Papadomanolakis, P. Kitsos and O. Koufopavlou, “Euclidean Algorithm VLSI Implementations”, In proc. *of IEEE International Conference on Electronics, Circuits and Systems (ICECS'02)*, Croatia, September 15-18, 2002.

Σ4. P. Kitsos, N. Sklavos and O. Koufopavlou, “Hardware Implementation of the SAFER+ Encryption Algorithm for the Bluetooth System”, In proc. *of IEEE International Symposium on Circuits & Systems (ISCAS'02)*, USA, May 26-29, 2002.

Σ3. N. Sklavos, P. Kitsos, K. Papadomanolakis and O. Koufopavlou, “Random Number Generator Architecture and VLSI Implementation”, In proc. *of IEEE International Symposium on Circuits & Systems (ISCAS'02)*, USA, May 26-29, 2002.

Σ2. P. Kitsos, N. Sklavos, N. Zervas and O. Koufopavlou, “A Reconfigurable Linear Feedback Shift Register (LFSR) for the Bluetooth System”, In proc. *of IEEE International Conference on Electronics, Circuits and Systems (ICECS'01)*, Malta, September 2-5, 2001.

Σ1. N. Sklavos, P. Kitsos, N. Zervas and O. Koufopavlou, “A New Low Power and High Speed Bidirectional Shift Register Architecture”, In proc. *of International Workshop on Power And Timing Modeling, Optimization and Simulation (PATMOS'01)*, Switzerland, September 26-28, 2001.

Β. Διαλέξεις (Tutorials) σε διεθνή συνέδρια

Δ6. O. Koufopavlou, G. Selimis, N. Sklavos, and P. Kitsos, "Cryptography: Circuits and Systems Approach", 5th IEEE International Symposium on Signal Processing and Information Technology (ISSPIT'05), Greece, December 18-21, 2005.

Δ5. O. Koufopavlou, G. Selimis, N. Sklavos, P. Kitsos, "Cryptography: Circuits and Systems Approach", *International Workshop on Power And Timing Modelling, Optimization and Simulation (PATMOS'05*), Leuven, Belgium, September 20-23, 2005.

Δ4. P. Kitsos, O. Koufopavlou, G. Selimis, and N. Sklavos, "Low Power Cryptography", *Second Conference On Microelectronics, Microsystems and NanoTechnology, (MMN'04)*, Greece, November 14-17, 2004.

Δ3. O. Koufopavlou, N. Sklavos and P. Kitsos, "Cryptography: Circuits and Systems Approach", in *4th Marlow Workshop*, September 14th 2004, Isle of Santorini, Greece.

Δ2. P. Kitsos, O. Koufopavlou, and N. Sklavos, "Cryptography: Circuits and Systems Approach", tutorial proceedings of *IEEE International Symposium on Circuits & Systems (ISCAS'04)*, Canada, May 23-26, 2004.

Δ1. O. Koufopavlou, N. Sklavos and P. Kitsos, "Cryptography in Wireless Protocols: Hardware and Software Implementations", *IEEE International Symposium on Circuits and Systems (ISCAS'03)*, Thailand, May 25-28, 2003.

VI6. ΑΛΛΕΣ ΑΝΑΚΟΙΝΩΣΕΙΣ

A10. Kostas Lampropoulos, Kostas Pournaras, Christos Tranoris, Odysseas Koufopavlou, Spyros Denazis, Paris Kitsos, "SAND5G - Security Assessments for Networks and Services in 5G Networks: From 5G to Edge", 3rd Emerging Tech Conference: Edge Intelligence (ETCEI 2024), Volos, Greece, October 17-18, 2024.

A9. Joao Ferreira and Paris Kitsos, "Guest Editors' Introduction to the Special Issue on Selected Papers from Digital System Design 2015", *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.),* 2016.

A8. Lilian Bossuet, Giorgio Di Natale, Paris Kitsos, "Guest Editors' Introduction to the Special Issue on Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE)", *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.),* Volume 47, Part A, November 2016.

A7. Seong-Lyun Kim, Paris Kitsos, Maziar Nekovee, Richard Yu, Yan Zhang, "Guest Editors' Introduction to the Special Issue on Smart Grid Communications Systems", IEEE Systems Journal, 2014.

A6. Hana Kubatova and Paris Kitsos, "Guest Editors' Introduction to the Special Issue on Digital System Security and Safety", *Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.),* 2012.

A5. Shiguo Lian, Yan Zhang, Jong Hyuk Park, Paris Kitsos, "Guest Editors' Introduction to the Special Issue on Secure Multimedia Communication", *Security and Communication Networks* (Wiley), Volume 1, Issue 6, pages 437–440, November/December 2008.

A4. J.H. Park, H.-C. Chao, W.-E. Chen and P. Kitsos, "Guest Editors' Introduction to the Special Issue on Information Security and Data Protection in Future Generation Communication and Networking", *Wireless Personal Communications, An International Journal (Springer),* Volume 51, Number 1 2008.

A3. P. Kitsos and N. Sklavos, "Guest Editors' Introduction to the Special Issue on Security of Computers and Networks", *Computers and Electrical Engineering Journal (Elsevier Ltd.),* Volume 33, Issue 5-6, Pages 321-323, September, 2007.

A2. P. Kitsos, “System-on-Chip Architectures and Implementations for Private-Key Data Encryption-A Review”, *IEEE Circuits and Devices Magazine*, Volume 21, Issue 6, Jan.-Feb. 2006, Page(s): 54 – 56.

A1. Paris Kitsos, “On the hardware implementation of the Mickey-128 stream cipher”, Cryptology ePrint Archive, Report 2005/301, 2005. Η εργασία αυτή παρουσιάζεται, επίσης, στη λίστα εργασιών (δημοσιεύσεων) του eSTREAM, http://www.ecrypt.eu.org/stream/papersdir/2006/059.pdf

VII. ΣΥΜΜΕΤΟΧΗ ΣΕ ΕΠΙΤΡΟΠΕΣ, ΟΜΑΔΕΣ ΕΡΓΑΣΙΑΣ ΚΑΙ ΘΕΣΕΙΣ ΔΙΟΙΚΗΣΗΣ

VII1. ΣΕ ΔΙΕΘΝΗ ΠΕΡΙΟΔΙΚΑ

20. Συν - διοργανωτής Special Issue με θέμα “Digital Systems Design – Architecture and Hardware for Security Applications (AHSA) and State-of-the-Art Nanoelectronics in the Framework of Security and Artificial Intelligence (NanoSecAI)”, στο περιοδικό Elsevier Microprocessors and Microsystems journal, 2023.
19. Διοργανωτής Special Issue με θέμα “Circuits and Systems of Security Applications”, στο περιοδικό Electronics, An Open Access Journal by MDPI, 2022.
18. Συν - διοργανωτής Special Issue με θέμα “Feature Papers in Circuit and Signal Processing”, στο περιοδικό Electronics, An Open Access Journal by MDPI, 2022.
17. Διοργανωτής Special Issue με θέμα “Special Issue on Securing Critical Infrastructure on Internet of Things for Smarter Cities”, στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)”, 2021.
16. Editorial Board Member for “Electrical, Electronics and Communications Engineering” στο περιοδικό Applied Sciences — Open Access Journal (MDPI - ISSN 2076-3417). Από Σεπτέμβριο 2021 έως σήμερα.
15. Editorial Board Member for “Circuit and Signal Processing Section” στο περιοδικό Electronics — Open Access Journal (MDPI - ISSN 2079-9292). Από Απρίλιο 2020 έως σήμερα.
14. Associate Editor στο περιοδικό “IEEE Systems Journal (ISJ)”. Από Ιανουάριο 2011 έως Δεκέμβριο 2019.
13. Διοργανωτής Special Issue με θέμα “Security and Dependability of Embedded Systems and IoT”, στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)”, 2020.
12. Διοργανωτής Special Issue με θέμα “Επιλεγμένες Εργασίες του Special Session AHSA (Architectures and Hardware for Security Applications) του συνεδρίου DSD 2018”, στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)”, 2018.
11. Συν-διοργανωτής Special Issue με θέμα “Επιλεγμένες Εργασίες του DSD 2016”, στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)”, 2016.
10. Συν-διοργανωτής Special Issue με θέμα “Επιλεγμένες Εργασίες του DSD 2015”, στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)”, 2015.
9. Συν-διοργανωτής Special Issue με θέμα “Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE)”, στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)”, 2015.

8. Συν-διοργανωτής και υπεύθυνος για τις εργασίες σχετικές με υλοποιήσεις συστημάτων ασφάλειας στο Special Issue με θέμα "Smart Grid Communications Systems", στο περιοδικό IEEE Systems Journal (ISJ), 2014.
7. Συν-διοργανωτής Special Issue με θέμα "Digital System Security and Safety", στο περιοδικό Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.), 2012.
6. Μέλος της ομάδας εργασίας (Editorial Board Member) στο "Microprocessors and Microsystems: Embedded Hardware Design (MICPRO) (Elsevier Ltd.)". Από Σεπτέμβριο 2010 έως σήμερα.
5. Συν-διοργανωτής Special Issue με θέμα "Information Security and Data Protection in Future Generation Communication and Networking", στο περιοδικό Wireless Personal Communications, An International Journal (Springer), Volume 51, Number 1 2008.
4. Συν-διοργανωτής Special Issue με θέμα "Secure Multimedia Communication", στο περιοδικό Wiley Journal: Security and Communication Network (SCN), Volume 1, Issue 6 (November/December 2008).
3. Associate Editor στο περιοδικό "International Journal of Reconfigurable Computing (Hindawi Journal)". Από τον Μάιο 2007 έως σήμερα.
2. Συν-διοργανωτής Special Issue με θέμα "Security of Computers & Networks", στο περιοδικό Computer and Electrical Engineering, An International Journal (Elsevier Ltd.), Vol. 33, Issues 5-6, 2007.
1. Μέλος της ομάδας εργασίας (Editorial Board Member) στο "Computer and Electrical Engineering, An International Journal (Elsevier Ltd.)". Από Ιανουάριο 2006 έως Μάρτιο 2011.

VII2. ΣΕ ΣΥΝΕΔΡΙΑ

VII2A. Μέλος Επιτροπών Διοργάνωσης

32. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "26th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2023", Durres, Albania, Sept. 6th – Sept. 8th, 2023.
31. Μέλος της οργανωτικής επιτροπής- υπεύθυνος για την έκδοση των πρακτικών (Publication chair) του συνεδρίου IEEE VLSI-SOC 30th IFIP/IEEE International Conference on Very Large Scale Integration (VLSI SOC 2022), October 3-5, Patras, Greece.
30. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*25th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2022*", Gran Canaria, Spain, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2022.
29. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*24th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2021*", Palermo, Italy από 1 έως 3 Σεπτεμβρίου 2021.
28. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*23th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2020*", Portorož, Slovenia από 26 έως 28 Αυγούστου 2020.
27. Διοργανωτής Special Session με θέμα "Secure Hardware Implementations of Lightweight Cryptography" κατά την διάρκεια του συνεδρίου "*ICECS 2019 - 25th IEEE International Conference on Electronics Circuits and System*", Genova, Italy από 27 έως 29 Νοεμβρίου 2019.

26. Πρόεδρος της επιτροπής προγράμματος (Technical Program co-chair) στο συνέδριο "*22th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2019*", Θεσσαλονίκη, Ελλάδα από 28 έως 30 Αυγούστου 2019.
25. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*22th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2019*", Θεσσαλονίκη, Ελλάδα από 28 έως 30 Αυγούστου 2019.
24. Υπεύθυνος για τη προβολή και τη δημοσιότητα (Publicity Chair) του συνεδρίου "*29th International Symposium on Power and Timing Modeling, Optimization and Simulation – PATMOS 2019*", Ρόδος, Ελλάδα από 1 έως 3 Ιουλίου, 2019.
23. Συν-διοργανωτής (Local Chair) του συνεδρίου "*International Conference on Omni-layer Intelligent systems - COINS*", Limenas Hersonissou, Heraklion, Crete, Greece από 5 έως 7 Μαίου 2019.
22. Διοργανωτής Special Session με θέμα "Secure Hardware for IoT Applications" κατά την διάρκεια του συνεδρίου "*ICECS 2018 - 25th IEEE International Conference on Electronics Circuits and System*", Bordeaux, Γαλλία από 9 έως 12 Δεκεμβρίου 2018.
21. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*21th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2018",* Πράγα, Τσεχία από 29 έως 31 Αυγούστου 2018.
20. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*20th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2017",* Βιέννη, Αυστρία από 31 Αυγούστου έως 2 Σεπτέμβριου 2017.
19. Μέλος της οργανωτικής επιτροπής (Organizing Committee Chairs) του συνεδρίου "*20th Pan-Hellenic Conference on Informatics (PCI 2016)*", Patras, Greece, November 10th – 12th, 2016.
18. Πρόεδρος της επιτροπής προγράμματος (Technical Program chair) στο συνέδριο "*19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016",* Λεμεσός, Κύπρος, από 31 Αυγούστου έως 2 Σεπτέμβριου 2016.
17. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016",* Λεμεσός, Κύπρος, από 31 Αυγούστου έως 2 Σεπτέμβριου 2016.
16. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου "*18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015",* Μαδέιρα, Πορτογαλία, από 26 έως 28 Αυγούστου 2015.
15. Technical Program Co-chair στο συνέδριο "*18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015",* Μαδέιρα, Πορτογαλία, από 26 έως 28 Αυγούστου 2015.
14. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου *17th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2014,* Βερόνα (Ιταλία), από 27 έως 29 Αυγούστου, 2014.
13 Υπεύθυνος για τη προβολή και τη δημοσιότητα (Publicity Chair) του συνεδρίου "*17th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2014*", Βερόνα (Ιταλία), από 27 έως 29 Αυγούστου, 2014.
12. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου *16th Euromicro Conference*

on Digital System Design, Architectures, Methods and Tools – DSD 2013, Santander (Ισπανία), από 4 έως 6 Σεπτεμβρίου, 2013.

11. Exhibits Chair του συνεδρίου "*18th International Conference on Digital Signal Processing*", 1-3 July 2013, Santorini, Greece.
10. Διοργανωτής Special Session με θέμα "Architectures and Hardware for Security Applications (AHSA)" κατά την διάρκεια του συνεδρίου *15th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2012,* Cesme-Izmir (Τουρκία), από 5 έως 7 Σεπτεμβρίου, 2012.
9. Συν-διοργανωτής Special Session με θέμα "VLSI Architectures, Designs, and Implementations of Cryptographic Systems for Constrained Resources Environments" κατά την διάρκεια του συνεδρίου *IEEE Computer Society Annual Symposium on VLSI* (ISVLSI 2012), University of Massachusetts, Amherst, USA, August 19-21, 2012.
8. Technical Program Chairman στο συνέδριο "*14th Euromicro Conference on Digital System Design, Architectures, Methods and Tools - DSD'2011*", Ούλου, Φιλανδία, 31 Αυγούστου -2 Σεπτεμβρίου, 2011.
7. Συν-διοργανωτής Special Session με θέμα "*Cryptographic Hardware & Embedded Systems*" κατά την διάρκεια του συνεδρίου *17th IEEE International Conference on Electronics, Circuits, and Systems (ICECS 2010),* Αθήνα, 12-15 Δεκεμβρίου 2010, Ελλάδα.
6. Deputy Program Chair στο συνέδριο "*13th Euromicro Conference on Digital System Design: Architectures, Methods and Tools - DSD'2010*", Lille, Γαλλία, 1-3 Σεπτεμβρίου, 2010.
5. Συν-διοργανωτής (General Local Chair) του συνεδρίου "*12th Euromicro Conference on Digital System Design: Architectures, Methods and Tools - DSD'2009*", Πάτρα - Ελλάδα, 27-29 Αυγούστου, 2009.
4. Track Co-chair του συνεδρίου "*The 4th International Conference on ReConFigurable Computing and FPGA's, ReConFig'08*", 3-5 Δεκεμβρίου, 2008, Cancun, Mexico.
3. Publicity Co-Chair *"The 2007 International Conference on Future Generation Communication and Networking (FGCN 2007)",* December 6th ~ 8th, 2007, in Jeju Island, Korea.
2. Συν-διοργανωτής Special Session με θέμα "Information Security and Hardware Implementations" κατά την διάρκεια του συνεδρίου "*World Automation Congress* (*WAC*)", 25 έως 28 Ιουλίου 2006.
1. Συν-διοργανωτής Special Session με θέμα "New Generation Architectures/Implementations for Security Protocols and Cryptography Applications" κατά την διάρκεια του συνεδρίου "*IEEE International Symposium on Circuits and Systems (ISCAS 2006)",* Κως, 21-24 Μαΐου, 2006, Ελλάδα.

VII2B. Μέλος Επιτροπών Προγράμματος

129. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 21st International Symposium on Applied Reconfigurable Computing - ARC 2025*", Sevilla – Spain April 9-11, 2025.
128. Μέλος της επιτροπής προγράμματος του συνεδρίου "Emerging Tech Conference – Edge Intelligence", Thessaloniki - Greece, από 19 έως 20 Οκτωβρίου 2023.
127. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 19th International Symposium on Applied Reconfigurable Computing - ARC 2023*", Cottbus - Germany, από 27 έως 29 Σεπτεμβρίου 2023.

126. Μέλος της επιτροπής προγράμματος του συνεδρίου "*26th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2023*", Durres, Albania, Sept. 6th – Sept. 8th, 2023.
125. Μέλος της επιτροπής προγράμματος του συνεδρίου "*6th Panhellenic Conference on Electronics and Telecommunications (PACET)*", December 2-3, 2022, Tripolis, Greece.
124. Μέλος της επιτροπής προγράμματος του συνεδρίου "*25th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2022*", Gran Canaria, Spain, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2022.
123. Μέλος της επιτροπής προγράμματος του συνεδρίου, "*The 11th Meditherannean Conference on Embedded Computing (MECO'2022)*", 07-10 June 2022, Budva, Montenegro.
122. Μέλος της επιτροπής προγράμματος του συνεδρίου "*24th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2021*", Palermo, Italy από 1 έως 3 Σεπτεμβρίου 2021.
121. Μέλος της επιτροπής προγράμματος του συνεδρίου, "*The 10th Meditherannean Conference on Embedded Computing (MECO'2021)*", 07-11 June 2021, Budva, Montenegro.
120. Μέλος της επιτροπής προγράμματος του συνεδρίου "*24th European Conference on Circuit Theory and Design - ECCTD 2020*", September 7-10, 2020, Sofia, Bulgaria.
119. Μέλος της επιτροπής προγράμματος του συνεδρίου "*23th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2020*", Portorož, Slovenia, 26 - 28 August 2020.
118. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2nd CyberSECurity on HARDware Workshop*", in conjunction with the 11th IFIP International Conference on New Technologies, Mobility & Security, 6 to 8 July 2020, Paris, France.
117. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2020)*", Co-located with DATE 2020, Grenoble, France March 13, 2020.
116. Μέλος της επιτροπής προγράμματος του συνεδρίου "*26th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*", November 27-29, 2019, Genova, Italy.
115. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2019 PAnhellenic Conference on Electronics and Telecommunications (PACET 2019)*", Βόλος, Ελλάδα από 8 έως 9 Νοεμβρίου 2019.
114. Μέλος της επιτροπής προγράμματος του συνεδρίου "*International workshop on Information & Operational Technology (IT & OT) security systems (IOSec 2019)*", 26-27 September 2019 - Luxembourg.
113. Μέλος της επιτροπής προγράμματος του συνεδρίου "*24th IEEE International Conference on Emerging Technologies And Factory Automation (ETFA 2019) - Track 9 - Complex Engineering Systems and Systems Engineering*", September 10-13, 2019, Zaragoza, Spain.
112. Μέλος της επιτροπής προγράμματος του συνεδρίου "*22th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2019*", Θεσσαλονίκη, Ελλάδα από 28 έως 30 Αυγούστου 2019.
111. Μέλος της επιτροπής προγράμματος του συνεδρίου "*10th International Conference on Information, Intelligence, Systems and Applications – IISA 2019*", 15-17 Ιουλίου 2019, Πάτρα, Ελλάδα.

110. Μέλος της επιτροπής προγράμματος του συνεδρίου "*29th International Symposium on Power and Timing Modeling, Optimization and Simulation – PATMOS 2019*", Ρόδος, Ελλάδα από 1 έως 3 Ιουλίου, 2019.
109. Μέλος της επιτροπής προγράμματος του συνεδρίου "*22nd IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Cluj-Napoca, Romania, April 24-26, 2019.
108. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Sixth Workshop on Cryptography and Security in Computing Systems (CS2 2019)*", 21 January 2019, Co-located with HiPEAC 2019 Conference, Valencia, Spain.
107. Μέλος της επιτροπής προγράμματος του συνεδρίου "*25th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*", December 9-12, 2018, Bordeaux, France.
106. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2018 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2018)*", December 3-5, 2018, Cancun, Mexico.
105. Μέλος της επιτροπής προγράμματος του συνεδρίου *"2018 European Conference on Ambient Intelligence (AmI 2018)"*, 12-14 November 2018, Larnaca, Cyprus.
104. Μέλος της επιτροπής προγράμματος του συνεδρίου "23nd IEEE International Conference on Emerging Technologies And Factory Automation (ETFA 2018) - Track 9 - Complex Engineering Systems and Systems Engineering", September 4-7, 2018, Turin, Italy.
103. Μέλος της επιτροπής προγράμματος του συνεδρίου "*21th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2018*", Πράγα, Τσεχία από 29 έως 31 Αυγούστου 2018.
102. Μέλος της επιτροπής προγράμματος του συνεδρίου "*6th EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (ECYPS2018)*", Budva, Montenegro, June 11-14, 2018
101. Μέλος της επιτροπής προγράμματος του συνεδρίου "*21st IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Budapest, Hungary, April 25-27, 2018.
100. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2018)*", Co-located with DATE 2018, Dresden, March 23, 2018.
99. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Fifth Workshop on Cryptography and Security in Computing Systems (CS2 2018)*", 24 January 2018, Co-located with HiPEAC 2018 Conference, Manchester, UK.
98. Μέλος της επιτροπής προγράμματος του συνεδρίου "*24th IEEE International Conference on Electronics, Circuits and Systems (ICECS)*", December 5-8, 2017, Batumi, Georgia.
97. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2017 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2017)*", December 4-6, 2017, Cancun, Mexico.
96. Μέλος της επιτροπής προγράμματος του συνεδρίου "*22nd IEEE International Conference on Emerging Technologies And Factory Automation (ETFA 2017) - Track 9 - Complex Engineering Systems and Systems Engineering*", September 12-15, 2017, Limassol, Cyprus.
96. Μέλος της επιτροπής προγράμματος του συνεδρίου "*23rd edition of the European Conference on Circuit Theory and Design 2017 (ECCTD2017*)", September 4-6, 2017, Catania, Italy.

95. Μέλος της επιτροπής προγράμματος του συνεδρίου "*20th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2017"*, Βιέννης, Αυστρία, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2017.
94. Μέλος της επιτροπής προγράμματος του συνεδρίου "22nd International Conference on Digital Signal Processing (DSP 2017)", August 23-25, London, United Kingdom.
93. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2017 International Conference on Computer, Information and Telecommunication Systems (CITS 2017)*", July 21-23, 2017, Dalian, China.
92. Μέλος της επιτροπής προγράμματος του συνεδρίου "*19th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Dresden, Germany, April 18-21, 2017.
91. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Fourth Workshop on Cryptography and Security in Computing Systems (CS2 2017)*", 24 January 2017, Co-located with HiPEAC 2017 Conference, Stockholm.
90. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2016 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2016)*", November 30 - December 2, 2016, Cancun, Mexico.
89. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Fourth Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2016)"*, UPC (BarcelonaTech) - ETSEIB, Barcelona (Spain), November 14th - 16th, 2016.
88. Μέλος της επιτροπής προγράμματος του συνεδρίου "*20th Pan-Hellenic Conference on Informatics (PCI 2016)*", Patras, Greece, November 10th – 12th, 2016.
87. Μέλος της επιτροπής προγράμματος του συνεδρίου "*19th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2016"*, Λεμεσσός, Κύπρος, από 31 Αυγούστου έως 2 Σεπτεμβρίου 2016.
86. Μέλος της επιτροπής προγράμματος του συνεδρίου "The 4th Prague Embedded Systems Workshop (PESW 2016)", Roztoky u Prahy, Czech Republic, June 30 - July 2, 2016.
85. Μέλος της επιτροπής προγράμματος του συνεδρίου "*4th EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (*ECYPS 2016)", Bar, Montenegro, June 12-16, 2016.
84. Μέλος της επιτροπής προγράμματος του συνεδρίου "*18th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Kosice, Slovakia, April 20-22, 2016.
83. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2015 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2015)*", December 7-9, 2015 Cancun, Mexico.
82. Μέλος της επιτροπής προγράμματος του συνεδρίου "*18th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2015"*, Μαδέιρα, Πορτογαλία, από 26 έως 28 Αυγούστου 2015.
81. Μέλος της επιτροπής προγράμματος του συνεδρίου "*22nd European Conference on Circuit Theory and Design (ECCTD 2015)*", 24 – 26 Αυγούστου 2015, Trondheim, Νορβηγία.
80. Μέλος της επιτροπής προγράμματος του συνεδρίου "*EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (*ECYPS'2015)", Montenegro, Budva, June 14-18, 2015.
79. Μέλος της επιτροπής προγράμματος του συνεδρίου "*17th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Belgrade, Serbia, April 22-24, 2015.

78. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Third Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (Trudevice 2015)"*, co located with *Design Automation and Test in Europe (DATE 2015)*, Grenoble, France, 9-13 March 2015.
77. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2nd Workshop on Cryptography and Security in Computing Systems*", co-located with HiPEAC 2015 Conference, Άμστερνταμ, Ολλανδία, 19-21 Ιανουαρίου 2015.
76. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2014 International Conference on Reconfigurable Computing and FPGAs (ReConFig 2014)*", December 8-10, 2014, Cancun, Mexico.
75. Μέλος της επιτροπής προγράμματος του συνεδρίου "*17th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2014"*, Βερόνα, Italy, από 27 έως 29 Αυγούστου, 2014.
74. Μέλος της επιτροπής προγράμματος του συνεδρίου "*EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (*ECYPS'2014)", Montenegro, Budva, June 16-19, 2014.
73. Μέλος της επιτροπής προγράμματος του συνεδρίου "*16th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Warsaw, Poland, April 23-25, 2014.
72. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 4th International Symposium on Electronic System Design (ISED 2013)"*, 12-13 December, 2013, NTU, Singapore.
71. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 9th International Conference on ReConFigurable Computing and FPGA's, (ReConFig'13)*", Dec 9, 2013 - Dec 11, 2013, Cancun, Mexico.
70. Μέλος της επιτροπής προγράμματος του συνεδρίου "*21st European Conference on Circuit Theory and Design (ECCTD 2013)*", 8 – 12 September 2013, Dresden, Germany.
69. Μέλος της επιτροπής προγράμματος του συνεδρίου "*16th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2013"*, Santander, Spain, από 4 έως 6 Σεπτεμβρίου, 2013.
68. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The third International Conference on Advances in Computing and Communications (ACC-2013)*", Kochi, Kerala, India, August, 29-31, 2013.
67. Μέλος της επιτροπής προγράμματος του συνεδρίου *"Engineering of Reconfigurable Systems and Algorithms - ERSA'13"*, 22-25 Ιουλίου 2013, Las Vegas, Nevada, USA.
66. Μέλος της επιτροπής προγράμματος του συνεδρίου "*EUROMICRO/IEEE Workshop on Embedded and Cyber-Physical Systems (*ECYPS'2013)", Montenegro, Budva, June 19, 2013.
65. Μέλος της επιτροπής προγράμματος του συνεδρίου "*First Workshop on Trustworthy Manufacturing and Utilization of Secure Devices (TRUDEVICE 2013)*", Avignon – France, May 30th-31st, 2013.
64. Μέλος της επιτροπής προγράμματος του συνεδρίου "*16th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS)*", Karlovy Vary, Czech Republic, April 8-10, 2013.
63. Μέλος της επιτροπής προγράμματος του συνεδρίου *"International Symposium on Electronic System Design (ISED) 2012",* 21-23 December 2012, Kolkata, India.
62. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 8th International Conference on ReConFigurable Computing and FPGA's, (ReConFig'12)*", Dec 5, 2012 - Dec 7, 2012, Cancun, Mexico.

61. Μέλος της επιτροπής προγράμματος του συνεδρίου "*15th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2012"*, Izmir (Τουρκία), από 3 έως 5 Σεπτεμβρίου, 2012.
60. Μέλος της επιτροπής προγράμματος του Special Session με θέμα "*European Projects in Digital System Design - (EPDSD)*" κατά τη διάρκεια του συνεδρίου *15th Euromicro Conference on Digital System Design, Architectures, Methods and Tools – DSD 2012*, Izmir (Τουρκία), από 3 έως 5 Σεπτεμβρίου, 2012.
59. Μέλος της επιτροπής προγράμματος του συνεδρίου *"International Symposium on Electronic System Design (ISED) 2011",* 19-21 December 2011, Kochi, India.
58. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 7th International Conference on ReConFigurable Computing and FPGA's, (ReConFig'11)*", Nov 30, 2011 - Dec 2, 2011, Cancun, Mexico.
57. Μέλος της επιτροπής προγράμματος του συνεδρίου "*Workshop on Cryptographic Hardware and Embedded Systems 2011 (CHES 2011)*", September 28th - October 1st 2011, Nara, Japan.
56. Μέλος της επιτροπής προγράμματος του συνεδρίου *"ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'11"*, 18-21 Ιουλίου, Las Vegas, Nevada, USA.
55. Μέλος της επιτροπής προγράμματος του συνεδρίου "*3rd International ICST Conference on Security and Privacy in Mobile Information and Communication Systems (Mobisec 2011)*", May 17-19, 2011 - Aalborg, Denmark.
54. Μέλος της επιτροπής προγράμματος του συνεδρίου *"Fourth International Conference on New Technologies, Mobility and Security (NTMS 2011)",* 7 – 10 Φεβρουαρίου 2011, Παρίσι, Γαλλία.
53. Μέλος της επιτροπής προγράμματος του συνεδρίου *"International Symposium on Electronic System Design (ISED) 2010",* 20-22 December 2010, Bhubaneswar, India.
52. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 6th International Conference on ReConFigurable Computing and FPGA's, ReConFig'10*", 6-8 Δεκεμβρίου, 2010, Cancun, Mexico.
51. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 2nd International Workshop on Security in Cloud Computing (SCC'2010)*", 13-15 Σεπτεμβρίου 2010, San Diego, California, USA.
50. Μέλος της επιτροπής προγράμματος του συνεδρίου *"ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'10"*, 12-15 Ιουλίου, Las Vegas, Nevada, USA.
49. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2010 International Conference on High Performance Computing Systems (HPCS-10)",* 12-14 Ιουλίου 2010, Orlando, FL, USA.
48. Μέλος της επιτροπής προγράμματος του συνεδρίου *"IEEE Computer Society Annual Symposium on VLSI (ISVLSI 2010)"*, 5-7 Ιουλίου 2010, Kefalonia, Greece.
47. Μέλος της επιτροπής προγράμματος του συνεδρίου *"2010 IEEE International Conference on Wireless Communications, Networking and Information Security (WCNIS2010)"*, June 25-27, 2010 in Beijing, China.
46. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2nd International ICST Conference on Security and Privacy in Mobile Information and Communication Systems-MOBISEC 2010*", 26-28 Μαΐου 2010, Catania, Sicily, Italy.
45. Μέλος της επιτροπής προγράμματος του συνεδρίου *"The 5th International Conference on Future Information Technology (FutureTech 2010)"*, May 21-23, 2010, Busan, Korea.

44. Μέλος της επιτροπής προγράμματος του συνεδρίου *"Design, Analysis and Tools for Integrated Circuits and Systems - IMECS 2010-DATICS-IMECS'10"*, Hong Kong, 17-19 March, 2010.
43. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 5th International Conference on ReConFigurable Computing and FPGA's, ReConFig'09*", 9-11 Δεκεμβρίου, 2009, Cancun, Mexico.
42. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2009 International Conference on High Performance Computing, Networking and Communication Systems (HPCNCS-09)",* 13-16 Ιουλίου 2009, Orlando, FL, USA.
41. Μέλος της επιτροπής προγράμματος του συνεδρίου *"ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'09"*, 13-16 Ιουλίου, Las Vegas, Nevada, USA, τμήμα του συνεδρίου *"The 2009 World Congress in Computer Science, Computer Engineering, and Applied Computing (WORLDCOMP'09)".*
40. Μέλος της επιτροπής προγράμματος του συνεδρίου "*16th International Conference on Digital Signal Processing (DSP 2009)",* 5-7 Ιουλίου 2009, Σαντορίνη, Ελλάδα.
39. Μέλος της επιτροπής προγράμματος του συνεδρίου, "*IEEE DATICS-ICIEA'09, Design, Analysis and Tools for Integrated Circuits and Systems*", Xian, China, Μάιος 25-27, 2009.
38. Μέλος της επιτροπής προγράμματος του συνεδρίου "*DATICS-IMECS'09, Design, Analysis and Tools for Integrated Circuits and Systems"*, Hong Kong, Μάρτιος 18-20, 2009.
37. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 4th International Conference on ReConFigurable Computing and FPGA's, ReConFig'08*", 3-5 Δεκεμβρίου, 2008, Cancun, Mexico.
36. Μέλος της επιτροπής προγράμματος του συνεδρίου και επικεφαλής συνεδρίας (Session Chair) "*11th EUROMICRO CONFERENCE ON DIGITAL SYSTEM DESIGN, Architectures, Methods and Tools - DSD'2008*", Πάρμα, Ιταλία, 3 - 5 Σεπτεμβρίου, 2008.
35. Μέλος της επιτροπής προγράμματος του συνεδρίου *"ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'08"*, 14-17 Ιουλίου, Las Vegas, Nevada, USA, τμήμα του συνεδρίου *"The 2008 World Congress in Computer Science, Computer Engineering, and Applied Computing (WORLDCOMP'08)".*
34. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2008 International Conference on High Performance Computing, Networking and Communication Systems (HPCNCS-08)",* 7-10 Ιουλίου 2008, Orlando, FL, USA.
33. Μέλος της επιτροπής προγράμματος του συνεδρίου "*International Conference on Theoretical and Mathematical Foundations of Computer Science (TMFCS-08)",* 7-10 Ιουλίου 2008, Orlando, FL, USA.
32. Μέλος της επιτροπής προγράμματος του συνεδρίου *"The 5th International Conference on Ubiquitous Intelligence and Computing (UIC-08)"*, Organized by Oslo University College, Norway, June 23-25, 2008.
31. Μέλος της επιτροπής προγράμματος του συνεδρίου "*IWRT 2008 - the 2nd International Workshop on RFID Technology - Concepts, Applications, Challenges*", Barcelona, Spain, from 12 to 13 June 2008.
30. Μέλος της επιτροπής προγράμματος του συνεδρίου *"Workshop on Security of Communication Systems (SCS-2008)",* Damascus, Syria, April 9th, 2008.
29. Μέλος της επιτροπής προγράμματος του συνεδρίου *"The 9th International Conference on Information and Communications Security (ICICS 2007)"*, Zhengzhou, Henan Province, China, 12-15 December, 2007.

28. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 2nd International Workshop on Trustworthiness, Reliability and services in Ubiquitous and Sensor neTworks (TRUST 2007)*", Taipei, Taiwan, 10-13 Δεκεμβρίου 2007.
27. Μέλος της επιτροπής προγράμματος του συνεδρίου *"Multimedia Networking and QoS Track"*, που γίνεται ταυτόχρονα με το συνέδριο *"IEEE International Symposium on Multimedia 2007"*, Taichung, Taiwan, Δεκεμβρίου 10-12, 2007.
26. Μέλος της επιτροπής προγράμματος του συνεδρίου *"The 2007 International Conference on Future Generation Communication and Networking (FGCN 2007)"*, December 6th ~ 8th, 2007, in Jeju Island, Korea.
25. Μέλος της επιτροπής προγράμματος του συνεδρίου *"The 2nd International Symposium on Information Security (IS'07)"*, Vilamoura, Algarve, Portugal, Nov 25-30, 2007.
24. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The IEEE International Symposium on Integrated Circuits, ISIC-2007*", Orchard Hotel, Signapore, 26 - 28 Σεπτεμβρίου 2007.
23. Μέλος της επιτροπής προγράμματος του συνεδρίου "*3rd International Conference on Intelligent Environments (IE'07)*", University of Ulm, Southern Germany, 24 – 25 Σεπτεμβρίου, 2007.
22. Μέλος της επιτροπής προγράμματος του συνεδρίου *"The IEEE Region 8 EUROCON 2007, International Conference on "Computer as a Tool"*, Warsaw, Poland, 9-12 Σεπτεμβρίου 2007.
21. Μέλος της επιτροπής προγράμματος του συνεδρίου "*10th EUROMICRO CONFERENCE ON DIGITAL SYSTEM DESIGN, Architectures, Methods and Tools - DSD'2007*", Lübeck, Germany, 29 - 31 Αυγούστου, 2007.
20. Μέλος της επιτροπής προγράμματος του συνεδρίου *"International Conference on Security and Cryptography, SECRYPT 2007"*, Barcelona – Spain, 28-31 Ιουλίου 2007.
19. Μέλος της επιτροπής προγράμματος του συνεδρίου *"International Conference on Signal Processing and Multimedia Applications, SIGMAP 2007"*, Barcelona – Spain, 28-31 Ιουλίου 2007.
18. Μέλος της επιτροπής προγράμματος του συνεδρίου "*2007 International Conference on High Performance Computing, Networking and Communication Systems (HPCNCS-07)"*, 9-12 Ιουλίου 2007, Orlando, FL, USA.
17. Μέλος της επιτροπής προγράμματος του συνεδρίου *"ENGINEERING OF RECONFIGURABLE SYSTEMS AND ALGORITHMS - ERSA'07"*, June 25-28, Monte Carlo Resort, Las Vegas, Nevada, USA, τμήμα του συνεδρίου *"The 2007 World Congress in Computer Science, Computer Engineering, and Applied Computing (WORLDCOMP'07)".*
16. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 2007 international Workshop on Application and Security Service in Web and pervasive eNvirionments (ASWAN '07)*", 16-18 Ιουνίου 2007, HuangShan (Yellow Mountains), China.
15. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 4th International Workshop on Ubiquitous Computing (IWUC 2007)"* που γίνεται ταυτόχρονα με το συνέδριο *"9th International Conference on Enterprise Information Systems (ICEIS 2007)"*, 12-13 Ιουνίου 2007 - Funchal, Madeira – Portugal.
14. Μέλος της επιτροπής προγράμματος του συνεδρίου "*The 1st International Workshop on RFID Technology - Concepts, Applications, Challenges (IWRT 2007)"*, που γίνεται ταυτόχρονα με το συνέδριο *"9th International Conference on Enterprise Information Systems (ICEIS 2007)"*, 12 – 13 Ιουνίου 2007 - Funchal, Madeira – Portugal.

13. Μέλος της επιτροπής προγράμματος του συνεδρίου *“2007 International Conference on Multimedia and Ubiquitous Engineering (MUE 2007)”*, Seoul, Korea, 26 ~ 28 Απριλίου, 2007.
12. Μέλος της επιτροπής προγράμματος του συνεδρίου “*Eighth International Conference on Information and Communications Security (ICICS ’06)*”, Raleigh, North Carolina, USA, 4-7 Δεκεμβρίου 2006.
11. Μέλος της επιτροπής προγράμματος του συνεδρίου “*2006 International Conference on Hybrid Information Technology*”, International Convention Center, Cheju Island, Korea, 9 ~ 11 Νοεμβρίου, 2006.
10. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 3rd International Conference on ReConFigurable Computing and FPGA’s, ReConFig’06*”, San Luis Potosi, Mexico, 20-22 Σεπτεμβρίου 2006.
9. Μέλος της επιτροπής προγράμματος του συνεδρίου “*The 2006 International Conference on High Performance Computing and Communications*”, Munich, Germany, 13-15 Σεπτεμβρίου 2006.
8. Μέλος της επιτροπής προγράμματος του συνεδρίου *“International Conference on Security and Cryptography, SECRYPT 2006*”, Setibal – Portugal, 7-10 Αυγούστου 2006.
7. Μέλος της επιτροπής προγράμματος του συνεδρίου *“International Conference on Signal Processing and Multimedia Applications, SIGMAP 2006*”, Setibal – Portugal, 7-10 Αυγούστου 2006.
6. Μέλος της επιτροπής προγράμματος στο συνέδριο *“2nd IEE International Conference on Intelligent Environments, IE’06”*, 5-6 Ιουλίου 2006, National University of Athens, Greece.
5. Μέλος της επιτροπής προγράμματος στο συνέδριο *“The 2006 International Conference on Scientific Computing (CSC'06)”*, 26-29 Ιουνίου 2006, Las Vegas, USA.
4. Μέλος της επιτροπής προγράμματος στο συνέδριο *“The 2006 International Conference on Security and Management (SAM'06)”*, 26-29 Ιουνίου 2006, Las Vegas, USA.
3. Μέλος της επιτροπής προγράμματος στο συνέδριο *“The 2006 International Conference on Computer Design (CDES'06)”*, 26-29 Ιουνίου 2006, Las Vegas, USA.
2. Μέλος της επιτροπής προγράμματος στο συνέδριο *“The 2006 International Conference on Embedded Systems and Applications (ESA'06)”*, 26-29 Ιουνίου 2006, Las Vegas, USA.
1. Μέλος της τεχνικής επιτροπής (Technical Program Committee) του “*IEEE Workshop on Signal Processing Systems (SIPS) – Design and Implementations*”, November 2-4, 2005, Αθήνα, Ελλάδα.

VIII. ΓΝΩΣΤΙΚΕΣ ΠΕΡΙΟΧΕΣ ΕΝΔΙΑΦΕΡΟΝΤΟΣ ΚΑΙ ΕΡΕΥΝΑΣ

Σχεδιασμός αρχιτεκτονικών υλισμικού συστημάτων ασφαλείας. Μέθοδοι ανίχνευσης ιόμορφου υλισμικού (Hardware Trojan Horse Detection) σε ολοκληρωμένα κυκλώματα. Μελέτη και υλοποίηση σε υλικό αλγορίθμων κρυπτογραφίας και συστημάτων ασφαλούς μετάδοσης πληροφοριών. Μελέτη και υλοποίηση σε υλικό αλγορίθμων ψηφιακής επεξεργασίας σήματος και Μηχανικής Μάθησης. Σχεδιασμός ολοκληρωμένων κυκλωμάτων σε FPGA και σε ASIC τεχνολογίες.